

# 郴州职业院校学生专业技能考核题库

## (电子信息工程专业)

本题库依据 2014 年颁布的省教育厅《关于推进高职院校学生专业技能抽查标准开发与完善工作的通知》(湘教通(2014) 55 号) 要求命制。题库总共有 4 个模块, 分别为模块一电工电子测试(10 套试题), 模块二电子产品安装与调试(15 套试题), 模块三 PCB 版图设计(包含两个项目共 39 套试题); 模块四小型电子产品设计(共 20 套试题) 全套题库共 84 套试题。

### 模块一 电工电子测试

#### 1. 试题编号: J1-1 晶体三极管放大电路调试

##### 一、任务描述

根据提供的三极管放大电路电路板, 调试电路静态工作点, 测试电路放大倍数, 测试电路输出失真状态下的静态值, 并记录测试数据。

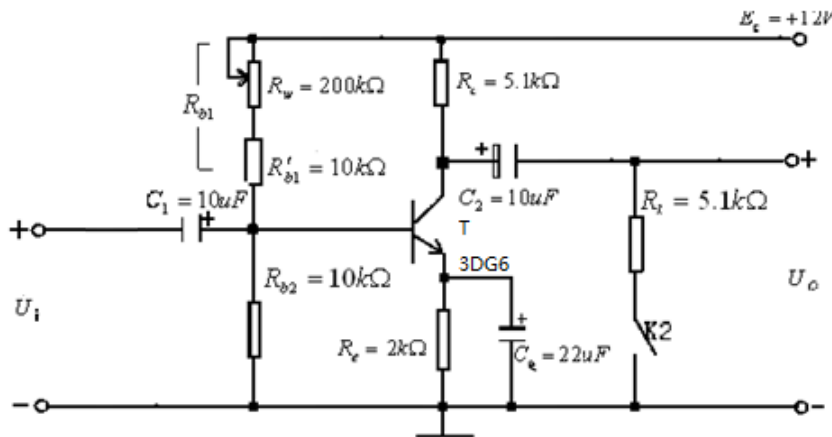


图 1-1-1 三极管放大电路原理图

元件参考参数:

$$R'_{b1} = 10k\Omega, \quad R_{b2} = 10k\Omega, \quad R_c = 5.1k\Omega, \quad R_e = 2k\Omega, \quad R_L = 5.1k\Omega, \quad C_1 = 10\mu F,$$

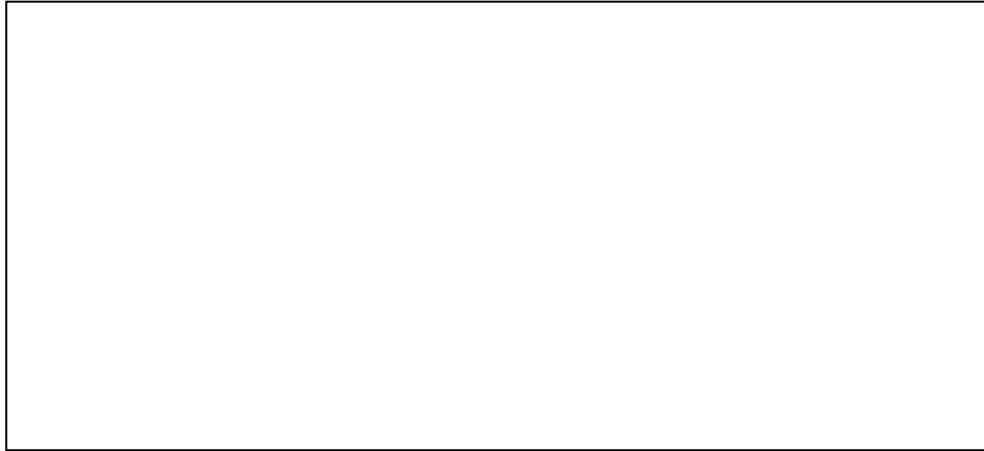
$$C_2 = 10\mu F, \quad C_e = 22\mu F, \quad R_w = 200k\Omega, \quad E_c = +12V, \quad T: 3DG6, \quad \beta = 50 \sim 60.$$

##### 1. 调试静态工作点

将输入端断开, 不接入交流信号, 测量电路静态工作点。本电路要求按指定工作点  $U_E = 2.1V$  调试工作点。

若  $U_E = 2.1V$ , 且三极管工作于放大状态, 写出理论计算步骤并将理论计算值填入表

记于表 1-1-1。



按  $U_E = 2.1V$  调整。调节  $R_W$ ，用万用表测  $U_E$  电位，使  $U_E$  等于或接近 2.1V。

绘出电路测试连线方框图：



在以上调整的基础上，测试三极管各极电位  $U_E$ 、 $U_C$ 、 $U_B$ ，并记于表 1-1-1。

表 1-1-1 静态工作点测试值

工作条件	$V_{CC} = 12V$ $U_E = 2.1V$			
	$U_B / V$	$U_C / V$	$U_E / V$	$U_{CE} / V$
理论计算值			2.1	
实际测试值				
三极管工作状态				

2. 放大倍数测量：

保持表 1-1-1 中的  $R_W$  的位置不变，低频信号发生器输出 1kHz 正弦波信号，并接入电路输入端  $U_i$  处，调节输入信号的大小，用数字示波器监测放大电路输出  $U_o$  波形，使得  $U_o$  波形为最大不失真。用毫伏表或数字示波器测量此时输入和输出信号的大小（有效值），将测量数值填入表 1-1-2，并计算电路放大倍数。

绘出电路测试连线方框图：



表 1-1-2 电路放大倍数测量

工作条件 项目	保持表 1-1-1 中的 $R_w$ 的位置不变, 低频信号发生器输入 1kHz 的正弦波信号, 用示波器监测放大电路输出 $U_o$ 为最大不失真		
	测 量		计 算
名称	$U_i$ /mV	$U_o$ /V	$A_U = U_o/U_i$
空载		$U_o$ (空载)=	
接入负载 $R_L$		$U_o$ (负载)=	

注: 当 K2 断开时, 电路处于空载状态; 而 K2 闭合时电路接入负载  $R_L = 5.1k\Omega$ 。

### 3. 研究静态工作点与输出波形失真关系

分别逆时针和顺时针调节  $R_w$ , 使输出波形出现明显失真, 用万用表测试三极管三个电极直流电位, 并填写表格 1-1-3。

表 1-1-3 波形失真时的工作点

测试条件	波形	$U_B$ /V	$U_C$ /V	$U_E$ /V	$U_{CE}$ /V	失真类型
上半周 失真						
下半周 失真						

### 二、实施条件

三极管放大电路测试板: 一块; 毫伏表: 一台; 数字示波器: 一台; 稳压电源: 一台; 数字万用表: 一块; 低频信号发生器: 一台; 测试导线若干。

### 三、考核时量

调试时间: 90 分钟

### 四、评分标准

表 1-1-4 电工电子电路的调试与测试评分细则

考核内容	分值	评分细则	备注
职业 工作前	10	做好测试前准备。不进行清点电路图、仪表、工具等操作	出现明显

素养 20分	准备		扣5分，摆放不整齐扣2分。	失误造成元件或仪表、设备损坏等安全事故或严重违反考场纪律，造成恶劣影响的本次考核记0分
	职业行为习惯	10	测试过程仪表、导线摆放凌乱，测试结束后工位清理不整齐、不整洁扣5分/次；未遵守安全规则，扣5分。	
操作规范 30分	操作过程规范	5	测试前未检查导线通断扣1分，连接测试仪表未区分导线颜色每处扣1分。	
		5	测试前未检查仪表状态扣1分；测试中带电操作每次扣一分；通电电压超过规定电压50%扣1分。不能识别输入输出及电源端子，接错一次扣1分。	
		10	正确选择和操作仪器设备对电路进行调试。仪器选择不当扣5分，仪器仪表使用不规范计1次扣5分，累计超过三次及以上扣10分。	
		5	测试步骤错误1次扣1分，大于等于5次扣5分。	
		5	不爱惜工具，扣3分；损坏工具、仪表扣本大项的30分；测试延时每分钟扣1分，累计不超过5分；选手发生严重违规操作，取消考生成绩。	
测试结果 50分	测试文件	20	1. 理论计算错误1处扣2分，无分析计算过程扣5分； 2. 测试方框图错画、漏画一处扣2分； 3. 测试值无单位或单位标注错误，1处扣1分。	
	功能	20	电路通电正常工作，且各项功能完好。功能缺失按比例扣分。	
	指标	10	测试参数正确，即各项技术参数指标测量值的上下限不超出要求的±10%。1项不符合要求扣2分。	

## 2. 试题编号：J1-2 三端集成稳压电源电路调试

### 一、任务描述

根据提供的集成稳压电源电路板，调试直流稳压电源整流、滤波、稳压过程，测试稳压系数，并完成相应数据的测试。

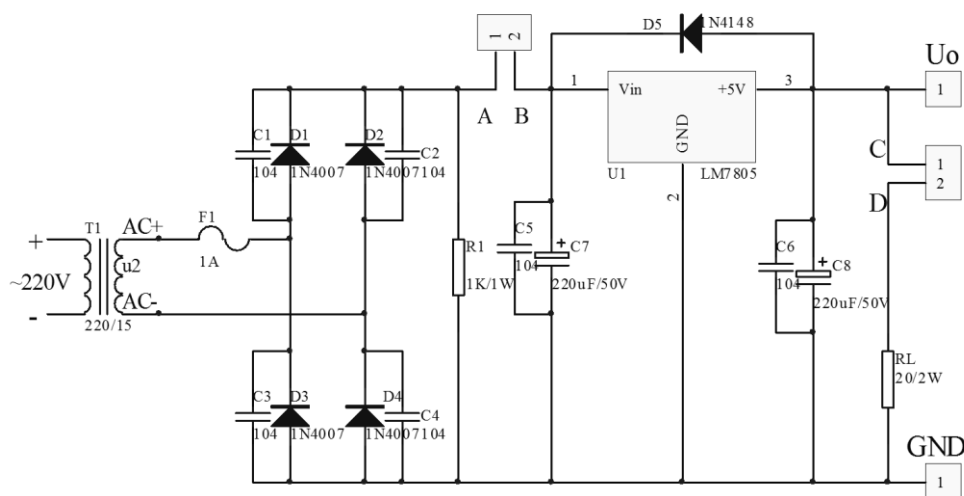


图 1-1-2 三端集成稳压电源电路原理图

元件参考参数：

$R_1 = 1K \Omega$  ,  $C_7 = C_8 = 220\mu F/50V$  ;  $C_1 = C_2 = C_3 = C_4 = C_5 = C_6 = 0.01\mu f$ ,  $D_1 \sim D_4 = 1N4007 \times 4$  ;  
 $D_5 = 1N4148$  ,  $R_L = 20 \Omega$  。

1. 整流调试

若全波整流电路输入交流电压为 10V，试计算整流后的平均电压值。

将电路板（断开 A、B 两点）接入交流电压使  $u_2 = 10V$ （有效值），用示波器分别观察  $u_2$ 、 $U_A$  的波形，画出波形并记录幅值，填于下表中；（有效值和平均值可用万用表测）。用毫伏表或示波器测量  $u_A$  的纹波电压（有效值），并将结果记如表 1-1-4 中。

绘出电路测试连线方框图：

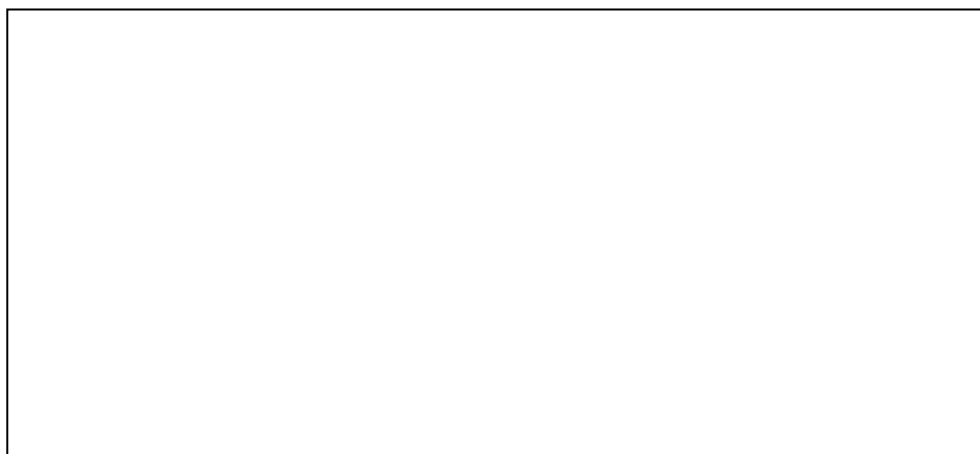


表.1-1-5 整流测试记录表

测试项目	$u_2$		$u_A$		
	波形	幅值	波形	平均值	纹波
理论值		10V			×
实测值					

2. 滤波调试：

（连接 A、B 两点）即考虑电容的滤波作用，再接入交流电压使  $u_2 = 10V$ （有效值），用示波器再观察  $u_2$ 、 $u_A$  的滤波波形，画出波形并记录幅值，填于下表中；（幅值和平均值可用万用表测）。用示波器或毫伏表测量  $u_A$  的纹波电压，并将结果记如表 1-1-6 中。

表.1-1-6 滤波测试记录表

测试项目	$u_2$		$u_A$		
	波形	幅值	波形	平均值	纹波
理论值		10V			
实测值					

3. 测量输出电压  $u_o$  的稳定性，稳压系数为  $S_r$ 。

接入 10 欧姆负载，改变输入交流电压  $u_2$  为  $10 \pm 1V$ （分别为 9V 和 11V），分别测量对应的输出电压  $u_o$  的大小，填入表 1-1-7 中。

表 1-1-7 稳压系数测试表

测试条件	$u_2$ 额定值	$u_2=10V$	$u_2=9V$	$u_2=11V$	$S_r = \frac{\Delta U_o / U_o}{\Delta U_2 / U_2}$
		$u_2$ 实测值			
$u_o$					

## 二、实施条件

集成稳压电源电路测试板：一块；毫伏表：一台；数字示波器：一台；变压器：一台；数字万用表：一块；测试导线若干。

## 三、考核时量

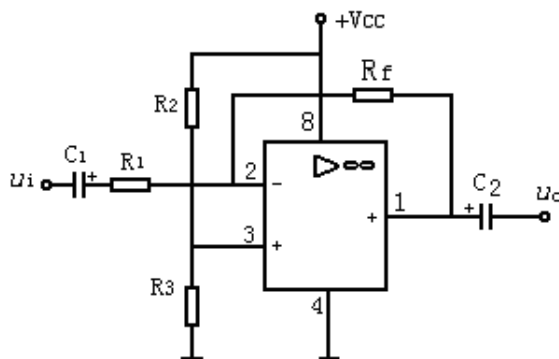
调试时间：90 分钟

## 四、评分标准（见本模块表 1-1-4）

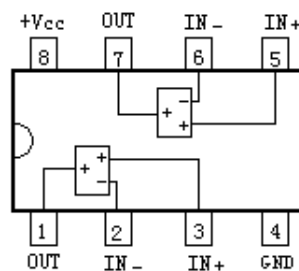
### 3. 试题编号：J1-3 集成运算放大电路的测试

#### 一、任务描述

集成运算放大器 LM358，与其它元件连成上述各种综合性电路，如图 1-1-3 所示。其中  $R_8$  用作配置直流平衡电阻； $R_5$ 、 $R_6$ 、 $R_7$  用作比例和比例加法运算电路电阻。



(1) 实验课题参考电路模型



(2) 集成运放 LM358 引脚功能图

图 1-1-3 集成运放电路原理图

元件参考参数：

$R_f = 51K\Omega$ ；  $R_1 = 5.1K\Omega$ ；  $R_2 = 10K\Omega$ ；  $R_3 = 10K\Omega$ ；  $C_1 = C_2 = 10\mu F$ ；

1. 静态测试

电路接入直流电源  $V_{CC}=15V$ ，输入端接地  $u_i=0$ ，用万用表测量运放各引脚的电位，并与理论值进行比较分析，填入下表 1-1-8。

理论推导过程：

表 1-1-8 各引脚的电位

引脚编号	$U_1$	$U_2$	$U_3$	$U_4$	$U_8$
理论值 (V)					
测量值 (V)					

2. 小信号交流放大倍数的测量

输入频率为 1KHz 的正弦信号，用示波器观测输入、输出波形与相位，改变输入信号大小，使输出波形不失真。用毫伏表测量此时输入、输出电压的大小，将测量数据记入表 1-1-9 内。

绘出电路测试连线方框图：

表 1-1-9 电压放大倍数测试

测试条件	测量数据		由测试值计算	
输出波形不失真	$U_i$ (V)	$\dot{U}_o$ (V)	$\dot{A}_u = \frac{\dot{U}_o}{\dot{U}_i}$	理论计算

--	--	--	--	--

3. 最大不失真输出电压  $U_{om}$  的测量:

输入 1 KHz 正弦波信号, 逐渐增大幅度, 用示波器观察波形, 可获得最大不失真输出电压  $U_{om}$ , 并用毫伏表测量最大不失真输出电压  $U_{om}$ 。

**表 1-1-10 最大不失真输出电压记录表**

测试条件	测量数据		
输出最大不失真	$U_i$ (V)	$\dot{U}_o$ (V)	$U_{O-PP}$ (峰峰值)

## 二、实施条件

运放测试电路板: 一块; 双路直流稳压电源: 一台; 数字示波器: 一台; 万用表: 一只; 音频信号发生器: 一台; 毫伏表一台; 测试导线若干。

## 三、考核时量

调试时间: 90 分钟

## 四、评分标准 (见本模块表 1-1-4)

### 4. 试题编号: J1-4 集成功率放大电路的测试

#### 一、任务描述

TDA2030 是最常用到的音频功率放大电路, 该集成电路广泛应用于汽车立体声收录音机、中功率音响设备, 具有体积小、输出功率大、谐波失真和交越失真小等特点。并设有短路和过热保护电路等, 下图为 TDA2030 构成的单电源功放电路。



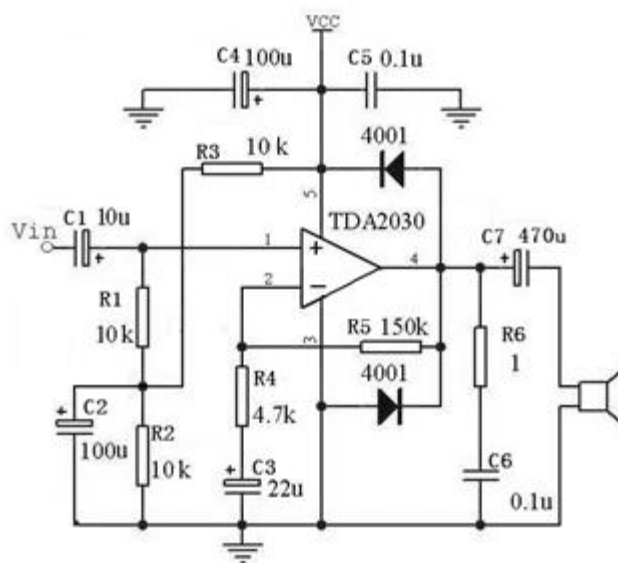


图 1-1-4 三极管放大电路原理图

元件参考参数:

$R1=R2=R3=10k\ \Omega$ ,  $R4=4.7k\ \Omega$ ,  $R5=150k\ \Omega$ ,  $R6=1\ \Omega$ ,  $C1=10\mu F$ ,  $C3=22\mu F$ ,  $C2=C4=100\mu F$ ,  $C7=470\mu F$ ,  $C5=C6=0.1\ \mu F$

### 1. 静态调试

电路接入电源  $VCC=9V$ , 用万用表测量功放各引脚的电位, 并与理论值进行比较分析, 填入表 1-1-11。

理论推导过程:

绘出电路测试连线方框图:

表 1-1-11 各引脚的电位

引脚编号	1	2	3	4	5
理论值					
测量值					

### 2. 最大输出功率 $P_{om}$ 的测量

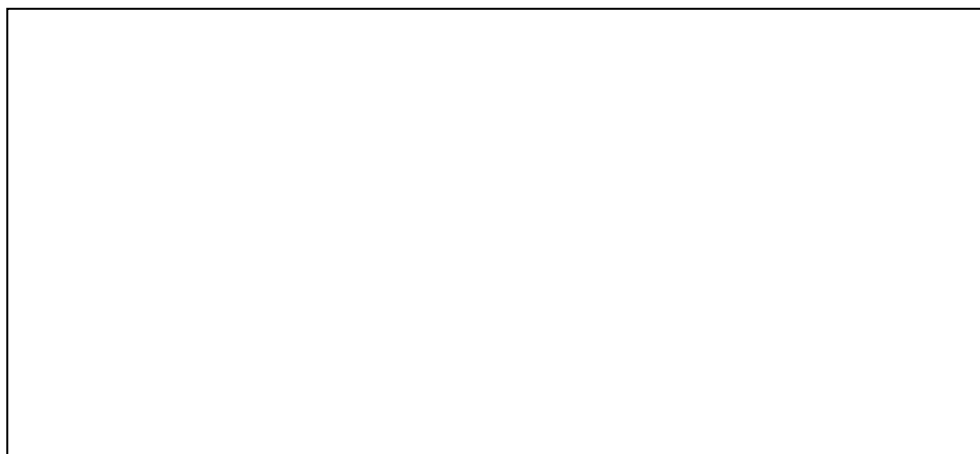
输入端  $u_i$ ，加入 1kHz 的正弦波信号，逐渐增加  $u_i$  的幅度，示波器测量最大不失真输出。计算最大输出功率 ( $R_L=8\Omega$ )。

表 1-1-12 电压放大倍数测试

测试条件	测量数据		由测试值计算	
输出波形最大不失真	$U_i$ (V)	$\dot{U}_o$ (V)	$P_{om} = \frac{U_o^2}{R_L}$	理论计算

### 3. 音响调试

将手机的音乐信号接到功放板的输入端，输出端接一个音箱，电源端接 9V 电源，观察音箱是否有声音，音量、音质如何？绘出电路测试连线方框图：



## 二、实施条件

功放电路板：一块；双路直流稳压电源：一台；示波器：一台；万用表：一只；音频信号发生器：一台；毫伏表一台；负载：8 欧姆小喇叭；手机：一台；测试导线若干。

## 三、考核时量

调试时间：90 分钟

## 四、评分标准（见本模块表 1-1-4）

## 5. 试题编号: J1-5 正弦波振荡器的测试

### 一、任务描述

集成运算放大器 LM358，与其它元件构成正弦波振荡器电路，如图 1-1-5 所示。其中 K 为切换开关。

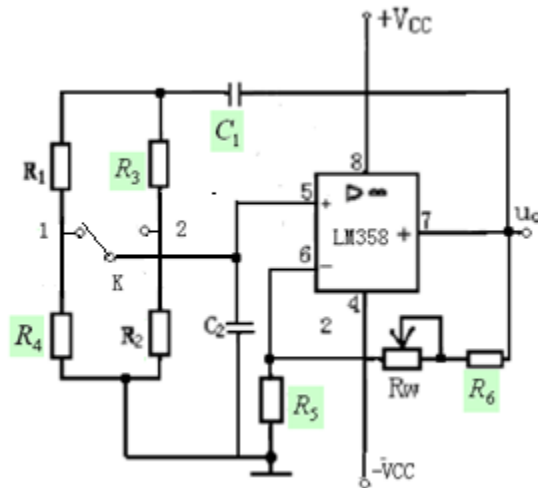


图 1-1-5-RC 正弦波振荡器原理图

元件参考参数:

$R_1 = R_4 = 10\text{k}\Omega$ ;  $R_2 = R_3 = 47\text{k}\Omega$ ;  $R_5 = 10\text{k}\Omega$ ;  $R_W = 4.7\text{k}\Omega$ ;  $R_6 = 18\text{k}\Omega$ ;  $C_1 = C_2 = 0.01\mu\text{F}$ ;

#### 1. 静态调试

根据原理图 1-1-5，接入直流正负电源  $V_{CC} = \pm 12\text{V}$ ，输出端接上示波器，调节  $R_W$  使振荡器不起振，用万用表测量运放各引脚的直流电位填入表 1-1-12，并与理论值进行比较分析。

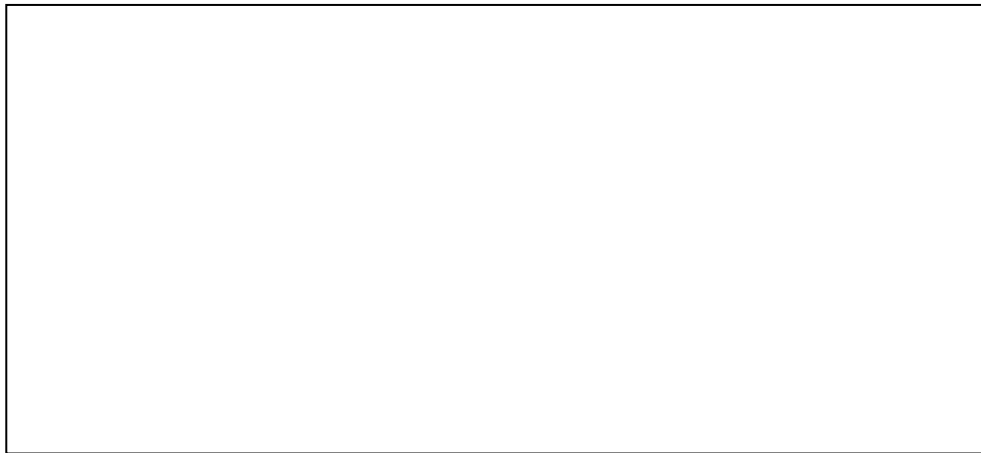
理论推导过程:

表 1-1-12 各引脚的电位

引脚编号	$U_4$	$U_5$	$U_6$	$U_7$	$U_8$
测量值					

理论值					
-----	--	--	--	--	--

绘出电路测试连线方框图：



## 2. 动态调试

a. 拨动开关 K 向左，调节 RW 使振荡器起振，用示波器观察振荡器输出的波形，再调节 RW 使输出波形为不失真正弦波，用毫伏表测出  $u_+$ 、 $u_o-$ 、 $u_o$  幅值，用示波器测出  $f_o$ ，将测试值与理论计算值进行比较，记于表 1-1-13。

表 1-1-13 动态调试测试表 1

测试项目	$u_+$	$u_-$	$u_o$	$f_o \approx \frac{1}{2\pi R_1 C_1}$	$F_+ = u_+ / u_o$	$A_{UF} = u_o / u_-$
测试值						
理论值						

b. 拨动开关 K 向右，调节 RW 使振荡器起振，用示波器观察振荡器输出的波形，再调节 RW 使输出波形为不失真正弦波，用毫伏表测出  $u_+$ 、 $u_o-$ 、 $u_o$  幅值，用示波器测出  $f_o$ ，将测试值与理论计算值进行比较，记于表 1-1-14。

表 1-1-14 动态调试测试表 2

测试项目	$u_+$	$u_-$	$u_o$	$f_o \approx \frac{1}{2\pi R_1 C_1}$	$F_+ = u_+ / u_o$	$A_{UF} = u_o / u_-$
测试值						
理论值						

## 二、实施条件

正弦波振荡电路板：一块；双路直流稳压电源：一台；示波器：一台；万用表：一只；毫伏表一台；测试导线若干。

## 三、考核时量

调试时间：90 分钟

#### 四、评分标准（见本模块表 1-1-4）

### 6. 试题编号：J1-6 门电路功能测试与转换

#### 一、任务描述

利用数字电路实验箱或电路板，完成与非门的测试，并利用集成与非门构成其他门电路，记录实验结果。

##### 1. 测试与非门 74LS00 的逻辑功能

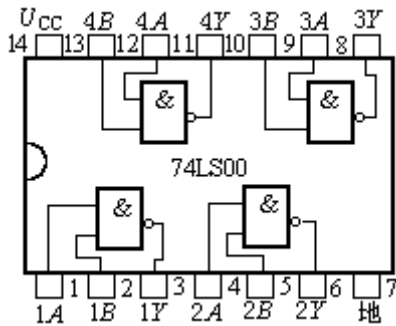


图 1-1-6 74LS00 外引线排列图

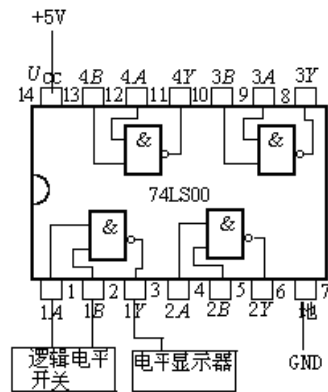


图 1-1-7 74LS00 测试示意图

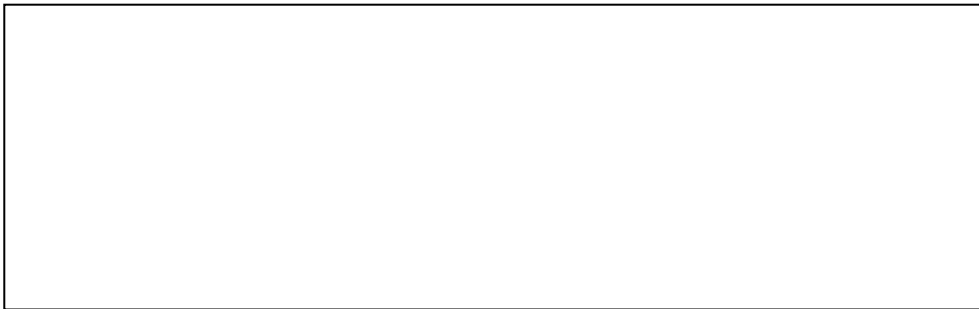
图 1-1-6 是 74LS00 的引脚图，图 1-1-7 是 74LS00 的测试示意图。按图 1-1-7 接好集成电路的电源、地线。用逻辑电平开关控制一个与非门的各输入端，用逻辑电平显示器显示输出端信号，分别测试一片 74LS00 上的四个与非门的逻辑功能，将测试结果记录于表 1-1-15 中。

表 1-1-15 74LS00 各与非门逻辑功能测试记录

1A	1B	1Y	2A	2B	2Y	3A	3B	3Y	4A	4B	4Y
0	0		0	0		0	0		0	0	
0	1		0	1		0	1		0	1	
0	0		0	0		0	0		0	0	
1	1		1	1		1	1		1	1	
1Y=			2Y=			3Y=			4Y=		

##### 2. 用集成与非门组成 2 输入端或门

将或门转换成与非式，并将推演过程书写在方框内。



画出其逻辑图，测试其逻辑功能，将结果填入表 1-1-16 中。

表 1-1-16 或门逻辑功能测试记录

A	B	Y	逻辑图
0	0		
0	1		
1	0		
1	1		
Y=			

### 3. 看图连线

根据连线方框图完成电路连接，并测试电路逻辑功能，将结果填入表 1-1-17 中。

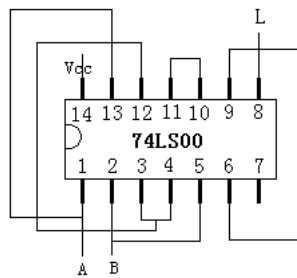
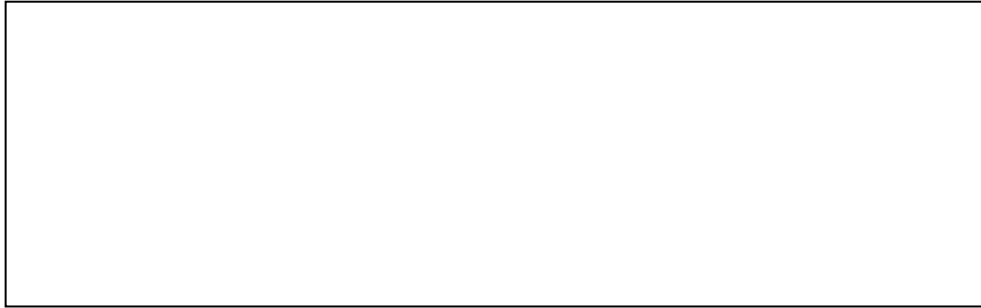


图 1-1-8 连线图

表 1-1-17 电路逻辑功能测试记录

A	B	Y
0	0	
0	1	
1	0	
1	1	
Y=		

画出图 1-1-8 图所示电路的逻辑图，并利用逻辑函数公式化简得出最简与或式：



## 二、实施条件

数字电路实验箱：1 个；测试导线若干。

## 三、考核时量

调试时间：90 分钟

## 四、评分标准（见本模块表 1-1-4）

### 7. 试题编号：J1-7 三人表决电路测试

#### 一、任务描述

利用数字电路实验箱或电路板，完成三人表决电路测试的测试，并记录实验结果。

#### 1. 测试与非门 74LS00 的逻辑功能

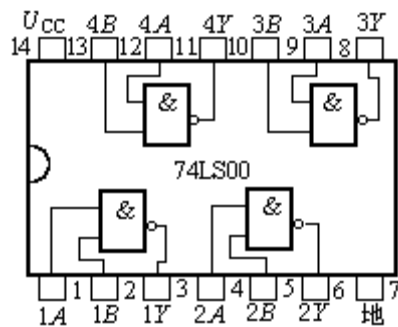


图 1-1-9 74LS00 外引线排列图

图 1-1-9 是 74LS00 的引脚图，测试一片 74LS00 上的四个与非门的逻辑功能，将测试结果记录于表 1-1-18 中。

表 1-1-18 74LS00 各与非门逻辑功能测试记录

1A	1B	1Y	2A	2B	2Y	3A	3B	3Y	4A	4B	4Y
0	0		0	0		0	0		0	0	
0	1		0	1		0	1		0	1	
0	0		0	0		0	0		0	0	
1	1		1	1		1	1		1	1	

#### 2. 测试与非门 74LS10 的逻辑功能

图 1-1-10 是 74LS10 的引脚图，测试一片 74LS10 上的三个与非门的逻辑功能，将测试

结果记录于表 1-1-20 中。

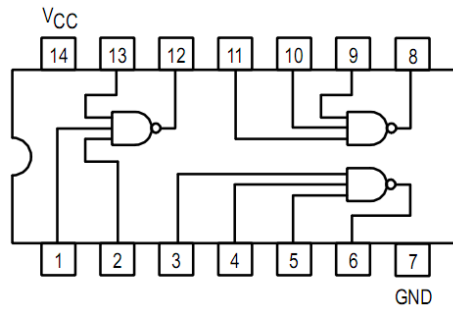


图 1-1-10 74LS10 外引线排列图

表 1-1-20 74LS10 各与非门逻辑功能测试记录

1A	1B	1C	1Y	2A	2B	2C	2Y	3A	3B	3C	3Y
0	0	0		0	0	0		0	0	0	
0	0	1		0	0	1		0	0	1	
0	1	0		0	1	0		0	1	0	
0	1	1		0	1	1		0	1	1	
1	0	0		1	0	0		1	0	0	
1	0	1		1	0	1		1	0	1	
1	1	0		1	1	0		1	1	0	
1	1	1		1	1	1		1	1	1	

### 3. 三人表决器逻辑功能测试

根据逻辑图完成电路连接，并测试电路逻辑功能，将结果填入表 1-1-21 中。

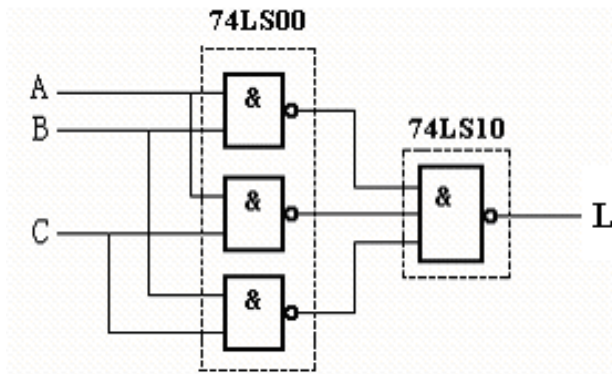


图 1-1-11 三人表决器逻辑电路

表 1-1-21 电路逻辑功能测试记录

A	B	C	Y
0	0	0	
0	0	1	
0	1	0	
0	1	1	
1	0	0	
1	0	1	



1	1	0	
1	1	1	

写出图 1-1-11 逻辑图的最简与或式：

## 二、实施条件

数字电路实验箱：1 个；测试导线若干。

## 三、考核时量

调试时间：90 分钟

## 四、评分标准（见本模块表 1-1-4）

### 8. 试题编号：J1-8 计数器电路测试

#### 一、任务描述

利用数字电路实验箱或电路板，完成计数器电路测试的测试，并记录实验结果。

1. 测试集成计数器 74LS161 的逻辑功能

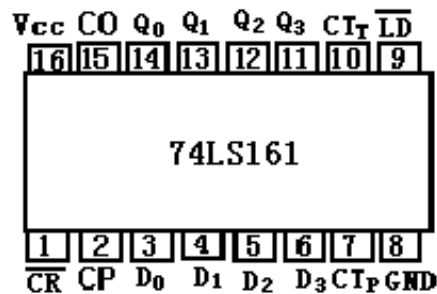


图 1-1-12 74LS161 外引线排列图

图 1-1-12 是 74LS161 的引脚图，测试一片 74LS161 的计数逻辑功能，将测试结果记录于表 1-1-22 中。

表 1-1-22 74LS161 各与非门逻辑功能测试记录

输 入					输 出（逻辑功能）			
$\overline{CR}$	$\overline{LD}$	$CT_P$	$CT_T$	CP	$Q_3$	$Q_2$	$Q_1$	$Q_0$
0	×	×	×	×				
1	0	×	×	↑				
1	1	0	1	×				

1	1	×	0	×
1	1	1	1	↑

## 2. N 进制计数器逻辑功能测试

根据连线方框图完成电路连接，并测试电路逻辑功能，将结果填入表 1-1-23 中。

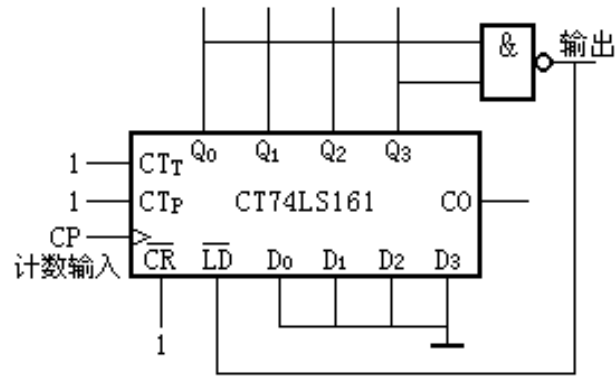


图 1-1-13 N 进制计数器逻辑电路

表 1-1-23 N 进制计数器逻辑功能测试记录

$D_3 \dots D_0$	$CP_U$ (上升沿)	$CP_U = CP$			
		$O_3$	$Q_2$	$Q_1$	$Q_0$
$D_3=0$	1				
	2				
$D_2=0$	3				
	4				
$D_1=0$	5				
	6				
$D_0=0$	7				
	8				
	9				
	10				
	11				
	12				
	13				
14					
15					
计数进制 N		N=			

## 二、实施条件

数字电路实验箱：1 个；测试导线若干。

### 三、考核时量

调试时间：90 分钟

### 四、评分标准（见本模块表 1-1-4）

## 9. 试题编号：J1-9 555 时基电路多谐振荡器测试

### 一、任务描述

利用电路板，完成 555 构成的多谐振荡电路的测试，并记录实验结果。

#### 1. 多谐电路振荡电路调试

图 1-1-14 是 555 构成的多谐振荡电路，按图所示接上 5V 电源，调节电位器  $R_{P1}$ 、 $R_{P2}$ ，使电路起振，用示波器观察第 6 端  $u_c$  及第 3 端  $u_{o1}$  的波形，并画出对应的波形于表 1-1-24 中。

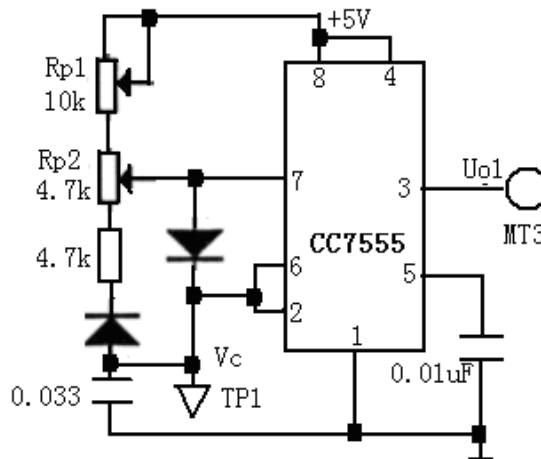


图 1-1-14 555 构成的多谐电路原理图

绘出电路测试连线方框图：

--

表 1-1-24 多谐振荡测试波形记录表

参 数	波 形
u <sub>c</sub> 波形	
u <sub>o1</sub> 波形	

### 2. 多谐电路振荡电路输出频率测试

按图所示接上 5V 电源，调节电位器  $R_{P1}$ 、 $R_{P2}$ ，用示波器观测  $U_{o1}$  波形的周期的变化范围，将结果记录于表 1-1-25 中。

表 1-1-25 多谐振荡测试频率记录表

输出频率	实测值
$f_{\max}$ (Hz)	
$f_{\min}$ (Hz)	

### 3. 多谐电路振荡电路输出波形测试

按图所示接上 5V 电源，调节电位器  $R_{P1}$ 、 $R_{P2}$ ，用示波器观测  $U_{o1}$  波形，使输出波形占空比约为 50%，将测试结果记录于表 1-1-26 中。

表 1-1-26 多谐振荡测试波形测试记录表

输出频率 $f_o$	波形占空比 $q$	输出电压 $u_{opp}$ (峰峰值)

## 二、实施条件

555 多谐振荡电路板：一块；双路直流稳压电源：一台；示波器：一台；万用表：一只；测试导线若干。

## 三、考核时量

调试时间：90 分钟

## 四、评分标准（见本模块表 1-1-4）

### 10. 试题编号：J1-10 线性串联直流稳压电源测试

#### 一、任务描述

线性串联直流稳压电源是早期的稳压电源电路，输出电压比输入电压低，反应速度快，输出纹波较小，效率较低。利用提供的电路板，完成线性串联直流稳压电源电路的测试，并记录实验结果。

##### 1. 滤波电路测试

图 1-1-15 是分立元件构成的线性串联稳压电源电路，按图所示接上 10V 交流电压，用示波器观察  $u_2$ 、 $u_A$  的波形，画出波形并记录幅值，并画出对应的波形于表 1-1-26 中。

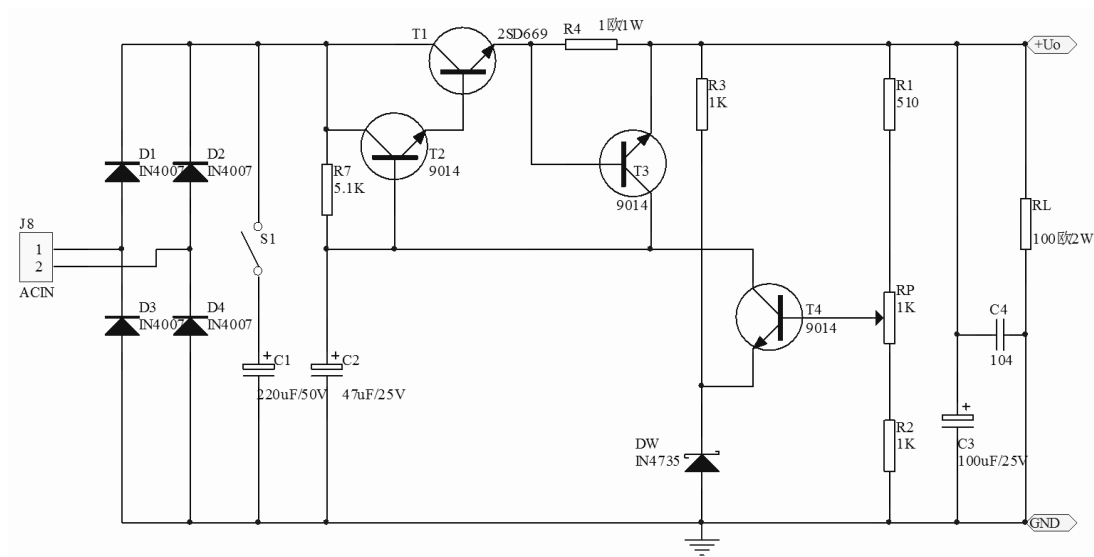


图 1-1-15 线性直流稳压电源原理图

绘出电路测试连线方框图：



表 1-1-26 滤波电路测试波形记录表

测试条件	u <sub>2</sub>		u <sub>A</sub>		
	波形	幅值	波形	平均值(V)	纹波值(mV)
空载					
负载 100 欧					

## 2. 串联稳压电源输出电阻 R<sub>o</sub> 的测试

输入电压固定(例如 u<sub>2</sub>=10V)时, 接入固定负载 (R<sub>L</sub>=100Ω), 测量 R<sub>L</sub>=∞和 R<sub>L</sub>=100Ω 的 U<sub>o</sub> 及 I<sub>o</sub> 值, 记录于表 1-1-27, 根据 R<sub>o</sub> 定义计算 R<sub>o</sub> 的值。

$$R_o = \frac{\Delta U_o}{\Delta I_o}$$

表 1-1-27 输出电阻测试记录表

测试条件 R <sub>L</sub> =∞~100 Ω	测量值 (R <sub>L</sub> =∞)		测量值 (R <sub>L</sub> =100Ω)		计算值		
	U <sub>o</sub>	I <sub>o</sub>	U <sub>o</sub>	I <sub>o</sub>	ΔI <sub>o</sub>	ΔU <sub>o</sub>	R <sub>o</sub>
U <sub>2</sub> =10V							

## 二、实施条件

串联稳压电源电路测试板: 一块; 毫伏表: 一台; 数字示波器: 一台; 变压器: 一台; 数字万用表: 一块; 测试导线若干。

## 三、考核时量

调试时间: 90 分钟

## 四、评分标准 ( 见本模块表 1-1-4 )

## 模块二 电子产品的组装与调试

### 1. 试题编号：J2-1 电平指示器的组装与调试

#### 一、任务描述

某企业承接了一批电平指示器的组装与调试任务，请按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。原理图如下。

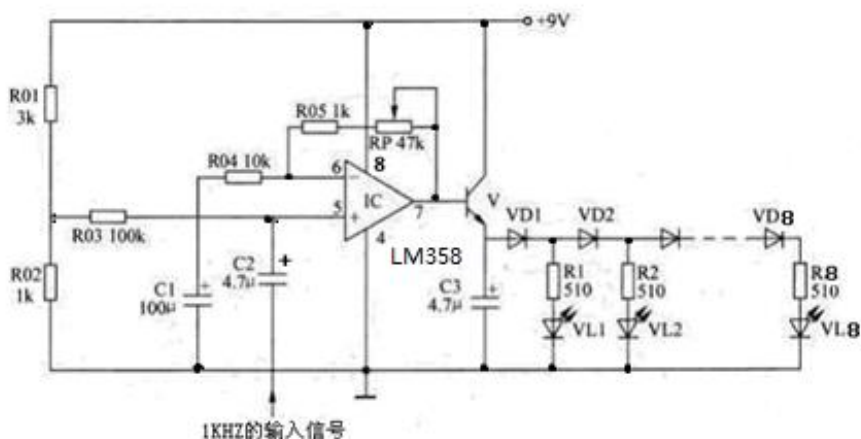


图 1-2-1 电平指示器原理图

#### 1. 元件测试

本套元件是按所需元件的 120% 配置，请准确清点和检查全套装配材料数量和质量，进行元器件的识别与检测，筛选确定元器件。

表 1-2-1 测试表

元器件	识别及检测内容		
电阻器 2 支	色环	标称值(含误差)	
	橙黑黑棕棕（五环电阻）		
	棕黑棕棕（四环电阻）		
LED	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>	
	万用表读数（含单位）	正测	
		反测	
二极管	万用表读数（含单位）	正测	
		反测	

2. 根据提供的印制电路板安装电路，印制电路板组件符合《IPC-A-610D 印制板组件可

接受性标准》的二级产品等级可接收条件。装配完成后，通电测试，先不接入音频信号，只接入 9V 电源，调节 RP，使电路只有三个灯亮，测试静态值记入表 1-2-2。

再接入 1kHz 音频信号，实现电平全亮指示效果，测试下列各点动态幅值，记入表 1-2-2。

绘出电路动态测试连线方框图：

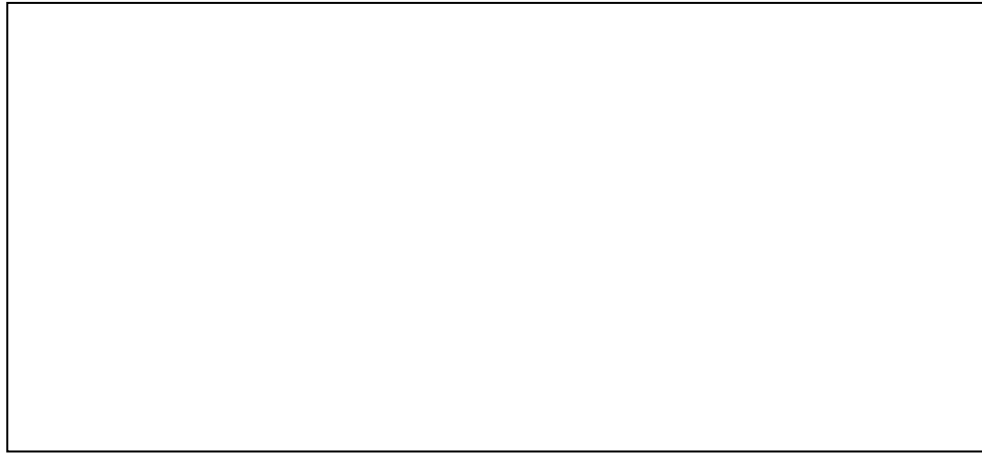


表 1-2-2 波形测试

测试点		IC 5 脚	IC 6 脚	IC7 脚	V 发射极
静态测试	电位				
动态测试	幅值(V)				

## 二、实施条件

直流稳压电源：一台；毫伏表：一台；数字示波器：一台；低频信号发生器：一台；数字万用表：一块；测试导线若干。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准

表 1-2-3 通孔和混合安装工艺电子产品的组装与调试评分细则

考核内容	分值	评分细则	备注
职业素养 20 分	10	做好装配前准备。不进行清点电路图、仪表、工具、材料等操作扣 5 分，摆放不整齐扣 2 分。	出现明显失误造成元件或仪表、设备损坏等安全事故或严重违反考场记
	10	测试过程仪表、导线摆放凌乱，测试结束后工位清理不整齐、不整洁扣 5 分/次；未遵守安全规则，扣 5 分。	
操作规范	5	不进行色环电阻识读，或不使用万用表检验电阻阻值扣 1 分。如有电容、晶体管等元件，不检验质量好坏扣 2 分。	



30分	规范	5	合理选择设备或工具对元件进行成型和插装。每2个成型或插装不符合要求的元件扣1分，累计超过10个元件本项记0分。	录，造成恶劣影响的本次考核0分
		5	正确选择装配工具和材料进行装配。恒温烙铁温度调节不准确，清洁海绵不准备扣2分；不能正确使用电烙铁扣2分；不能正确使用工具对导线进行处理扣2分。	
		10	正确选择和操作仪器设备对电路进行调试。仪器选择不当扣5分，仪器仪表使用不规范计1次扣5分，累计超过三次及以上本项计0分。	
		5	对耗材浪费，不爱惜工具，扣3分；损坏工具、仪表扣本大项的30分；测试延时每分钟扣1分，累计不超过5分；选手发生严重违规操作，取消考生成绩。	
作品 50分	工艺	10	<p>电路板作品要求符合IPC-A-610标准中各项可接受条件的要求（1级），即符合标准中的元件成型、插装、手工焊接等工艺要求的可接受最低条件。</p> <p>1. 元器件选择正确，选错1个扣1分。</p> <p>2. 成型和插装符合工艺要求，1处不符合扣1分。</p> <p>3. 元件引脚和焊盘浸润良好，无虚焊、空洞或堆焊现象。每出现1处虚焊、空洞或堆焊扣1分，短路扣3分，焊盘翘起、脱落（含未装元器件处）1处扣2分。</p> <p>4. 损坏1只元器件扣1分，烫伤导线、塑料件、外壳1处扣2分，连接线焊接处线头不外露，否则1处扣1分。</p> <p>5. 插座插针垂直整齐，否则1个扣1分，插孔式元器件引脚长度2~3mm，且剪切整齐，否则酌情扣1分。</p> <p>6. 整板焊接点未进行清洁处理扣5分。</p>	
		10	<p>1. 元件清单多列、少列、错列一处扣1分。</p> <p>2. 工具设备清单多列、少列、错列一处扣1分。</p> <p>3. 测试方框图错画、漏画一处扣0.5分。</p> <p>4. 电路组装与调试的步骤多写、少写、错写一处扣1分。</p>	
		20	电路通电正常工作，且各项功能完好。功能缺失按比例扣分。其中，开机烧电源或其它电路，本项记0分。	
		10	测试参数正确，即各项技术参数指标测量值的上下限不超出要求的±10%。1项不符合要求扣2分。	

## 2. 试题编号：J2-2 简易广告彩灯的组装与调试

### 一、任务描述

某企业承接了一批简易广告彩灯的组装与调试任务，请按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。原理图如下。

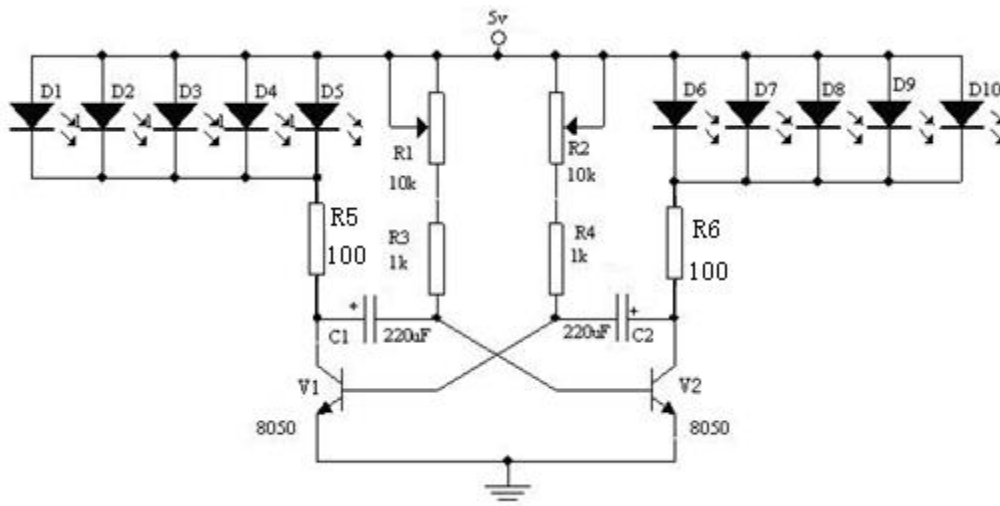


图 1-2-2 简易广告彩灯原理图

1.元件测试。本套元件是按所需元件的 120%配置，请准确清点和检查全套装配材料数量和质量，进行元器件的识别与检测，筛选确定元器件。

表 1-2-4 元件测试表

元器件	识别及检测内容	
电阻器 2 支	色环或	标称值(含误差)
	色环电阻：红白黑棕棕	
	贴片电阻：470	
发光二极管	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>
	万用表读数（含单位）	正测
		反测
三极管	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>
	标出三极管的管脚（在右框中画出三极管的管脚图，且标出各管脚对应的名称）	

2.根据提供的印制电路板安装电路，印制电路板组件符合 IPC-A-610D 印制板组件可接受性标准的二级产品等级可接收条件。装配完成后，通电测试，调节电位器，使电路起振，并使彩灯每秒闪烁 5 次。

绘出电路测试连线方框图：

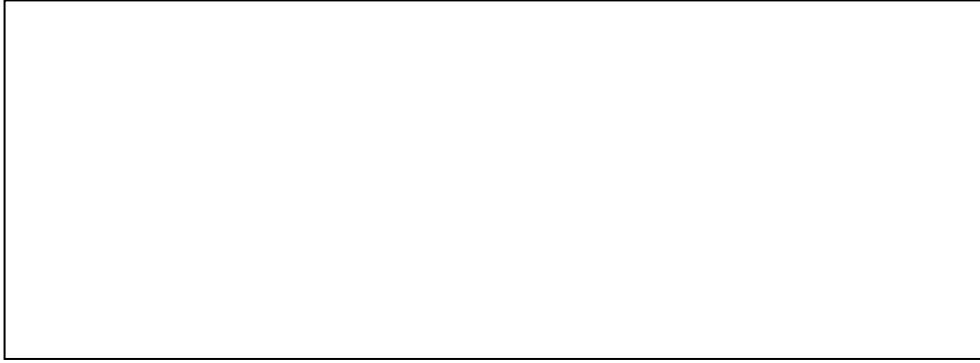


表 1-2-5 波形测试表

测试点	V1 基极	V2 基极
波形		
周 期 (mS)		
幅值(V)		

## 二、实施条件

双路直流稳压电源：一台；毫伏表：一台；数字示波器：一台；数字万用表：一块；测试导线若干。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准（见表 1-2-3）

### 3. 试题编号：J2-6 简易秒表的组装与调试

#### 一、任务描述

某企业承接了一批简易秒表的组装与调试任务，请按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。原理图如下。

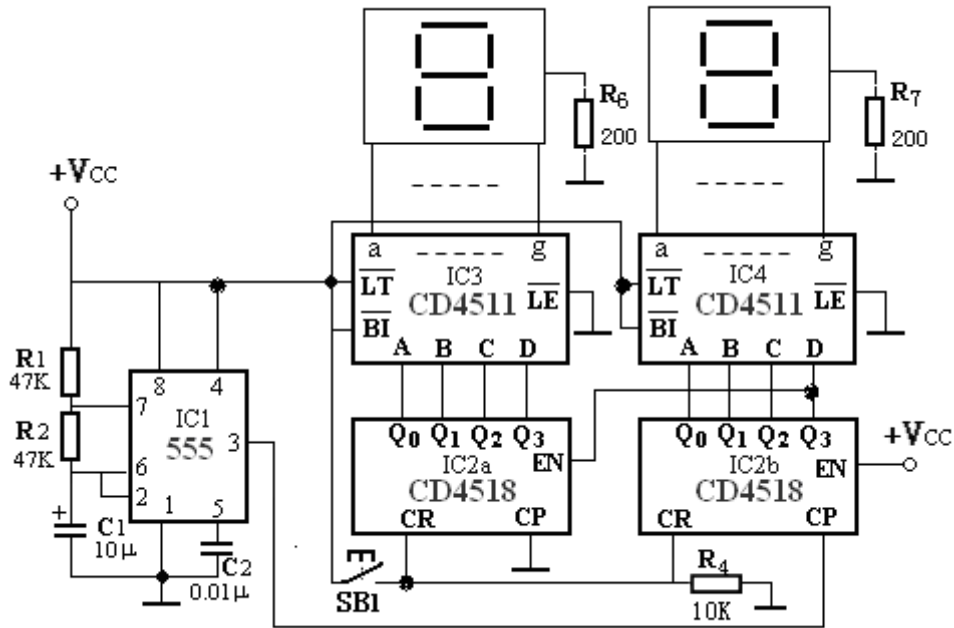


图 1-2-6 简易秒表原理图

1. 元件测试。本套元件是按所需元件的 120% 配置，请准确清点和检查全套装配材料数量和质量，进行元器件的识别与检测，筛选确定元器件。

表 1-2-12 元件测试表

元器件	识别及检测内容	
电阻	色环或数码	标称值(含误差)
	黄紫黑红棕	
电容	103	
数码管 数码管	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>
	标出数码管的管脚（在右框中画出数码的外形图，且标出各管脚对应的数码）	

2. 根据提供的印制电路板安装电路，印制电路板组件符合 IPC-A-610D 印制板组件可接

受性标准的二级产品等级可接收条件。装配完成后，通电测试电路；

绘出电路测试连线方框图：



按下 SB1，两位数码管显示的数字是\_\_\_\_\_，两位数码管计数显示的最大数值是\_\_\_\_\_。

## 二、实施条件

双路直流稳压电源：一台；数字万用表：一块；测试导线若干。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准（见表 1-2-3）

#### 4. 试题编号：J2-7 简易固定密码锁的组装与调试

##### 一、任务描述

某企业承接了一批简易密码锁的组装与调试任务，请按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。原理图如下。

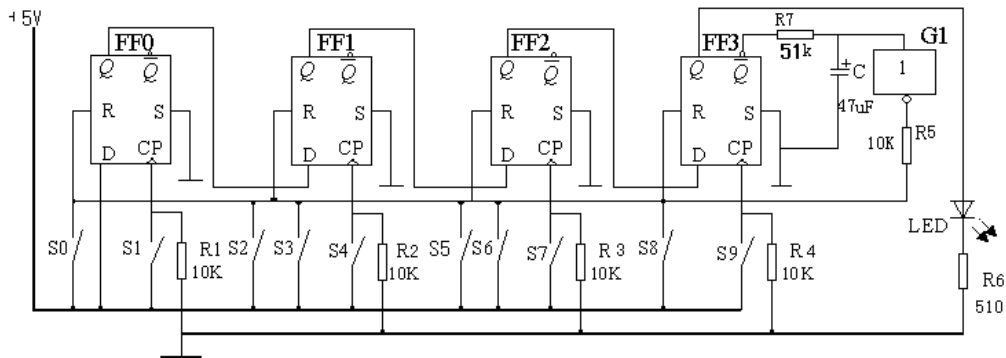


图 1-2-7 简易密码锁原理图

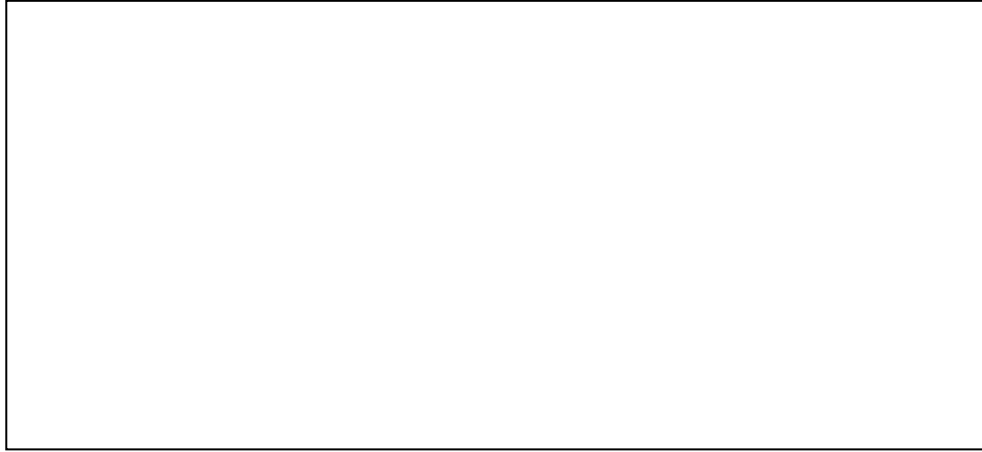
1. 元件测试。本套元件是按所需元件的 120%配置，请准确清点和检查全套装配材料数量和质量，进行元器件的识别与检测，筛选确定元器件。

表 1-2-13 元件测试表

元器件	识别及检测内容	
电阻 1 支	色环或数码	标称值(含误差)
	黄紫黑红棕	
电容	103	
LED	万用表读数（含单位）	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>
		正测
		反测

2. 根据提供的印制电路板安装电路，印制电路板组件符合 IPC-A-610D 印制板组件可接受性标准的二级产品等级可接收条件。装配完成后，通电测试电路；

绘出电路测试连线方框图：



按下 S1，测试 FF0 的 Q 端为\_\_\_电平，再按下 S4，测试 FF1 的  $\bar{Q}$  端为\_\_\_电平，接着按下 S7，测试 FF2 的 Q 端为\_\_\_电平，最后按下 S9，测试 FF3 的 Q 端为\_\_\_电平。

## 二、实施条件

双路直流稳压电源：一台；数字万用表：一块；测试导线若干。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准（见表 1-2-3）

## 5. 试题编号：J2-8 简易抢答器的组装与调试

### 一、任务描述

某企业承接了一批简易抢答器的组装与调试任务，请按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。原理图如下。

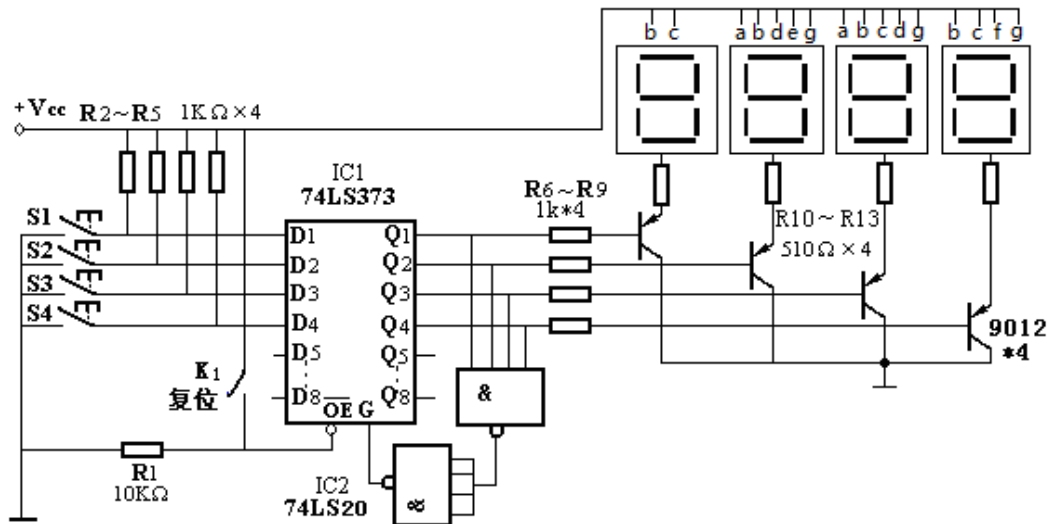


图 1-2-8 简易抢答器原理图

1. 元件测试。本套元件是按所需元件的 120%配置，请准确清点和检查全套装配材料数量和质量，进行元器件的识别与检测，筛选确定元器件。

表 1-2-14 测试表

元器件	识别及检测内容	
电阻	色环或数码	标称值(含误差)
	黄紫黑红棕	
三极管	绘出三极管外形并标出各引脚极性	
数码管	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>
	标出数码管的管脚（在右框中画出数码的外形图，且标出各管脚对应的数码）	



3. 根据提供的印制电路板安装电路,印制电路板组件符合 IPC-A-610D 印制板组件可接受性标准的二级产品等级可接收条件。装配完成后,通电测试电路;

绘出电路测试连线方框图:

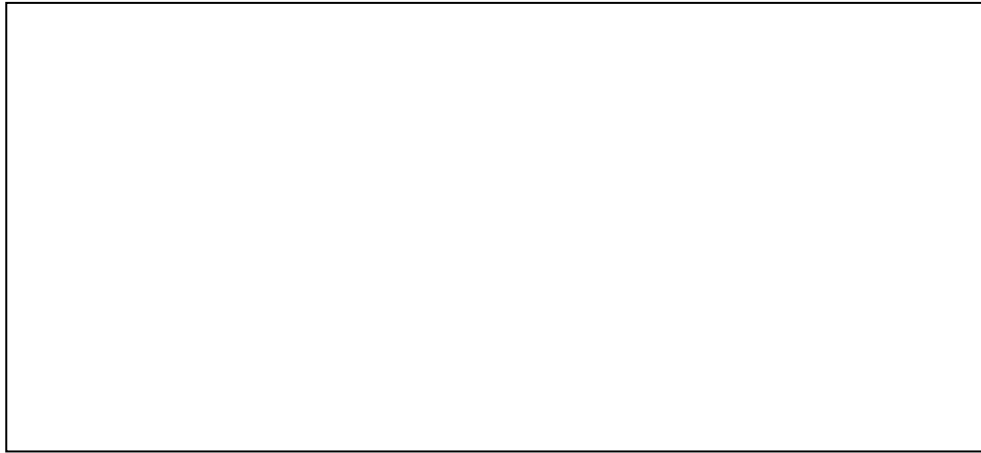


表 1-2-15 各点电平测试

测试点 测试条件	IC1 G 端	IC1 Q1 端	IC1 Q2 端	IC1 Q3 端	IC1 Q4 端
按下 K1					
按下 S1					

## 二、实施条件

双路直流稳压电源: 一台; 数字万用表: 一块; 测试导线若干。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 1-2-3)

## 6. 试题编号：J2-9 简易信号发生器的组装与调试

### 一、任务描述

某企业承接了一批简易信号发生器的组装与调试任务，请按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。原理图如下。

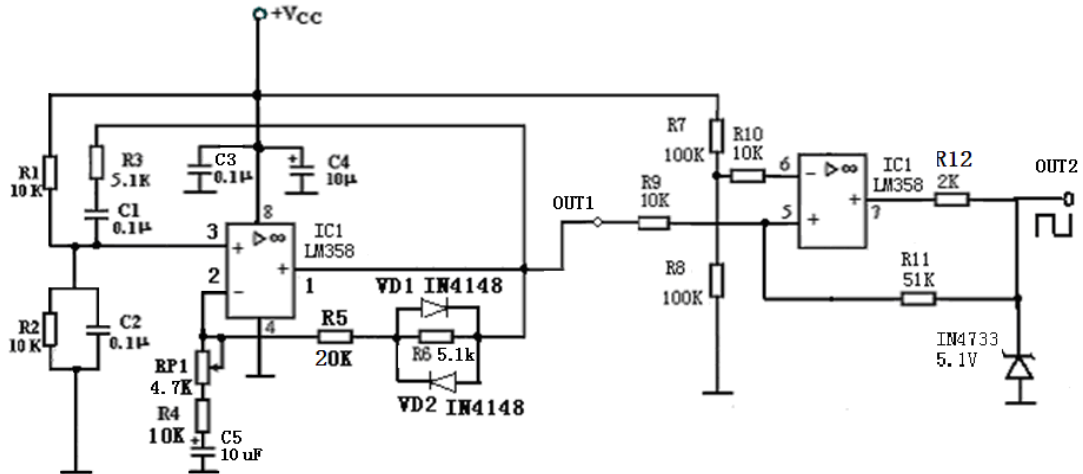


图 1-2-9 简易信号发生器原理图

1. 元件测试。本套元件是按所需元件的 120% 配置，请准确清点和检查全套装配材料数量和质量，进行元器件的识别与检测，筛选确定元器件。

表 1-2-16 测试表

元器件	识别及检测内容	
电阻 1 支	色环或数码	标称值(含误差)
	黄紫黑红棕	
电容 1 支	103	
稳压管	万用表读数(含单位)	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>
		正测
		反测

2. 根据提供的印制电路板安装电路，印制电路板组件符合 IPC-A-610D 印制板组件可接受性标准的二级产品等级可接收条件。装配完成后，接入直流电源 12V，调节 RP1，使电路起振，OUT1 输出波形不失真。

绘出电路测试连线方框图：



表 1-2-17

测试点	OUT1	OUT2
波形		
频率 (Hz)		
幅值 (V)		

## 二、实施条件

双路直流稳压电源：一台；毫伏表：一台；数字示波器：一台；数字万用表：一块；测试导线若干。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准（见表 1-2-3）

## 7. 试题编号：J2-10 电源欠压过压报警器的组装与调试

### 一、任务描述

某企业承接了一批电源欠压过压报警器的组装与调试任务，请按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。原理图如下。

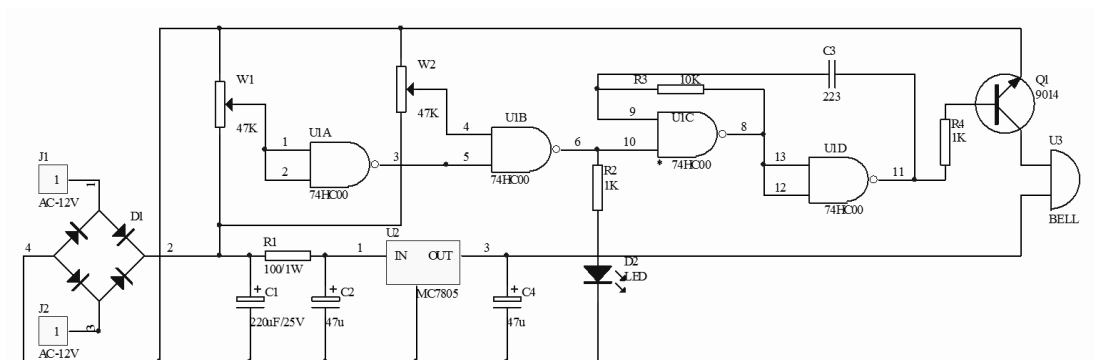


图 1-2-10 欠压过压报警器原理图

1. 元件测试。本套元件是按所需元件的 120% 配置，请准确清点和检查全套装配材料数量和质量，进行元器件的识别与检测，筛选确定元器件。

表 1-2-18 测试表

元器件	识别及检测内容	
电阻 1 支	色环或数码	标称值(含误差)
	黄紫黑红棕	
电位器	绘出电位器外形并标出各引脚极性	
三极管	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>
	标出三极管的管脚（在右框中画出三极管的外形图，且标出各管脚对应的极性）	

根据提供的印制电路板安装电路，印制电路板组件符合 IPC-A-610D 印制板组件可接受性标准的二级产品等级可接收条件。装配完成后，通过调压器接入交流通电测试，先调节 W1、W2，使输入电压低于 8V 或高于 12V 时，蜂鸣器报警。利用提供的仪表测试本电路；

绘出电路测试连线方框图：

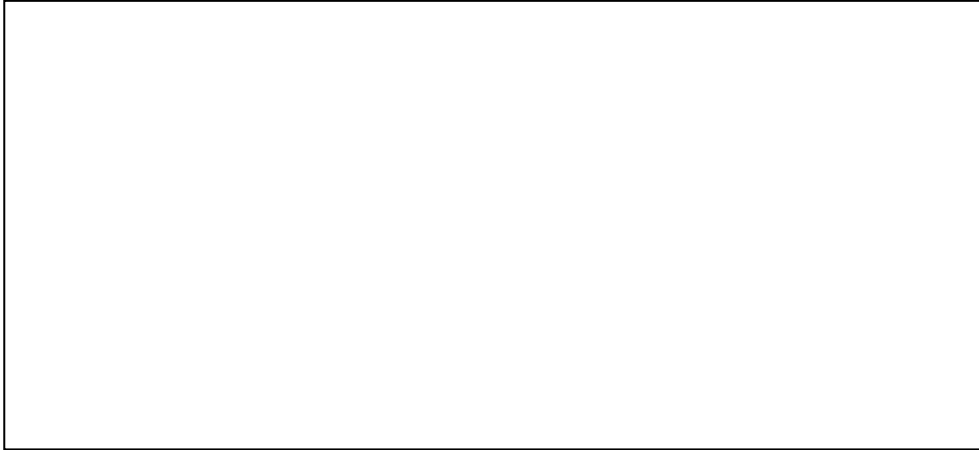


表 1-2-15 各点电平测试

测试点 测试条件	U1-1 端	U1-3 端	U1-4 端	U1-6 端
欠压				
正常				
过压				

## 二、实施条件

双路直流稳压电源：一台；调压变压器：一台；数字万用表：一块；数字示波器：一台；测试导线若干。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准（见表 1-2-3）

## 8. 试题编号：J2-12 简易测频仪电路的组装与调试

### 一、任务描述

某企业承接了一批简易测频仪的组装与调试任务，请按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。电路原理图如下。

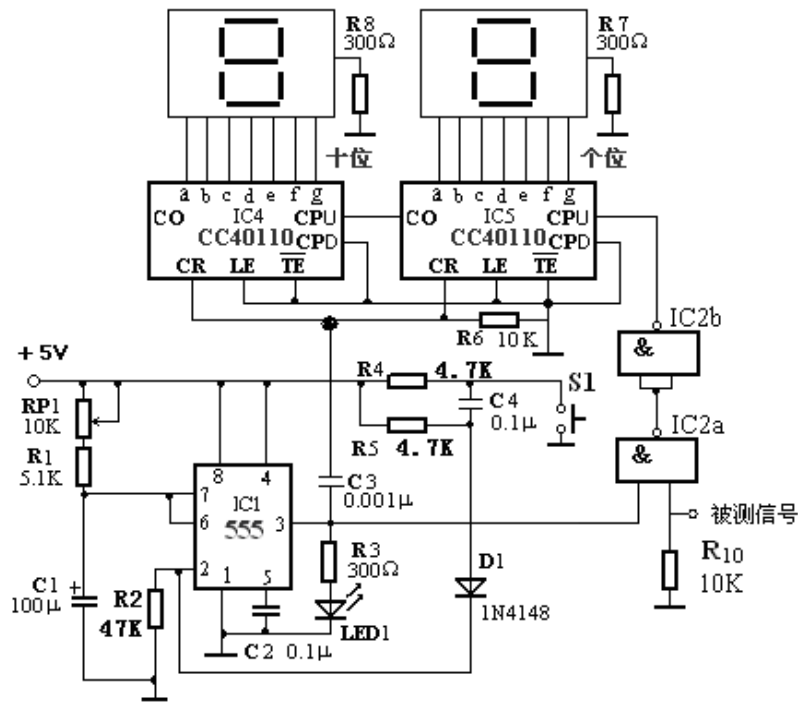


图 1-2-12 简易测频仪电路原理图

根据所提供的简易测频仪电路原理图和实际 PCB 装配电路板（裸板），按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。

1. 本套元件是按所需元件的 120% 配置，请准确清点和检查全套装配材料数量和质量，进行元器件的识别与检测，筛选确定元器件。

表 1-2-21 测试表

元器件	识别及检测内容	
电阻器	色环或数码	标称值(含误差)
	黄紫黑棕棕	
电容	104	
发光二极管	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>

管	万用表读数（含单位）	正测	
		反测	
NE555 集成块	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>	
	1. 在右框中画出 NE555 集成块的外形图,且标出管脚顺序及名称。 2. 列表测量出 NE555 集成块的电源脚、输出脚对接地脚的电阻值。		

2.根据提供的印制电路板安装电路,印制电路板组件符合 IPC-A-610D 印制板组件可接受性标准的二级产品等级可接收条件。装配完成后,调节电位器,利用提供的仪表校准本测频仪,要求全量程误差低于±5%,并填写下表。

绘出电路测试连线方框图:

表 1-2-22 测频仪校正表

序号	信号源输出频率 (Hz)	测频仪测量值 (Hz)
1	10	
2	50	
3	95	

## 二、实施条件

双路直流稳压电源:一台;数字示波器:一台;低频信号发生器:一台;数字万用表:一块;测试导线若干。

## 三、考核时量

调试时间:120分钟

## 四、评分标准(见表 1-2-3)

## 9. 试题编号：J2-13 串联型稳压电源电路的组装与调试

### 一、任务描述

某企业承接了一批串联型稳压电源电路的组装与调试任务，请按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。电路原理图如下。

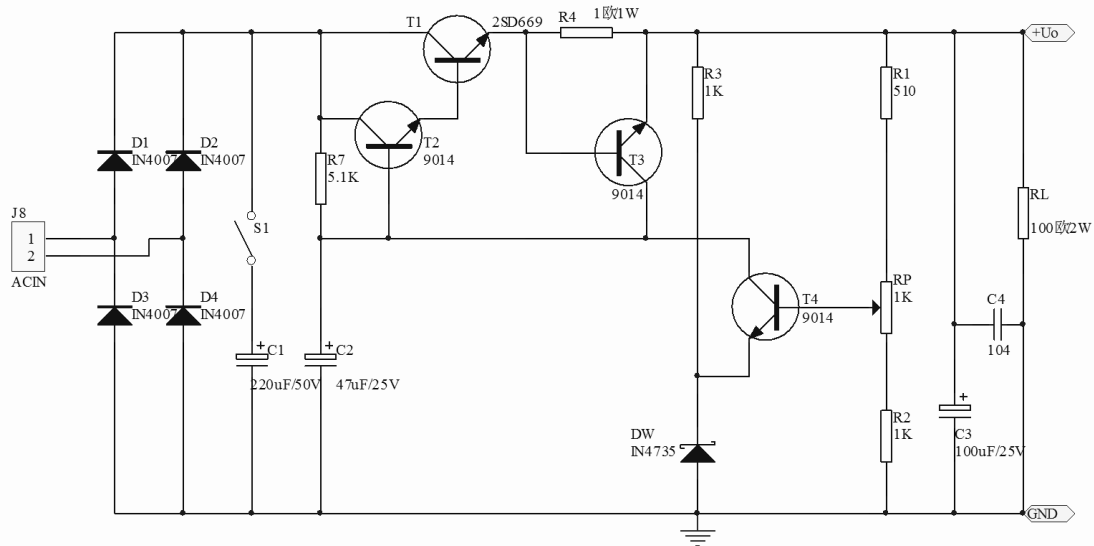


图 1-2-13 串联型稳压电源原理图

根据所提供的串联型稳压电源电路原理图和实际 PCB 装配电路板（裸板），按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。

1. 本套元件是按所需元件的 120% 配置，请准确清点和检查全套装配材料数量和质量，进行元器件的识别与检测，筛选确定元器件。

表 1-2-23 测试表

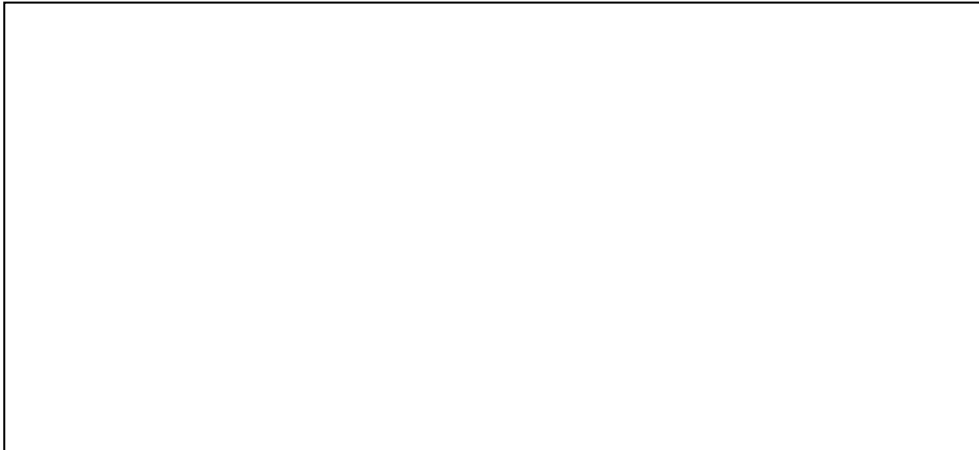
元器件	识别及检测内容	
电阻器	色环或数码	标称值(含误差)
	色环电阻：灰红黑棕棕	
电容	104	
稳压二极管	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>
	万用表读数（含单位）	正测
		反测
S9014 三极	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>



管	1. 在右框中画出三极管的外形图，且标出管脚名称。 2. 列表测量出 S9014 三极管各管脚间的正反向电阻值并判别好坏。
---	--

2. 根据提供的印制电路板安装电路，印制电路板组件符合 IPC-A-610D 印制板组件可接受性标准的二级产品等级可接收条件。装配完成后，通电测试，调节电位器，利用提供的仪表测试本稳压电源；

绘出电路在有载状态下纹波电压测试连线方框图：



- (1) 有载状态下，测量输出电压的范围  $V_{MAX} = \underline{\hspace{2cm}} V$ ， $V_{MIN} = \underline{\hspace{2cm}} V$ ；  
 (2) 调节电位器 RP，使输出为 12V，测量该电源的纹波电压（有效值）=  $\underline{\hspace{2cm}} mV$ ；

## 二、实施条件

双路直流稳压电源：一台；毫伏表：一台；数字示波器：一台；变压器：一台；数字万用表：一块；测试导线若干。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准（见表 1-2-3）

## 10.试题编号：J2-14 定时器电路的组装与调试

### 一、任务描述

某企业承接了一批定时器电路的组装与调试任务，请按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。电路原理图如下。

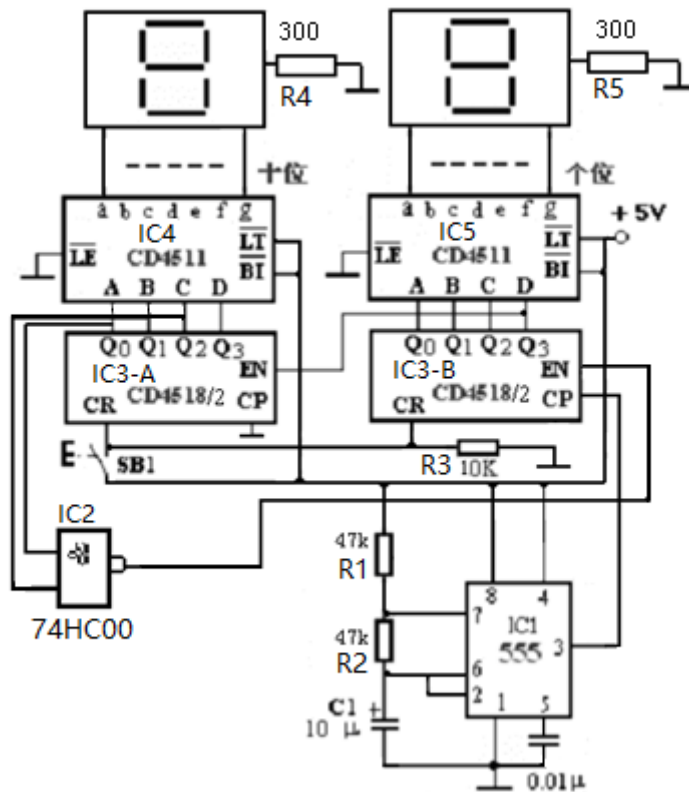


图 1-2-14 定时器电路原理图

根据所提供的定时器电路原理图和实际 PCB 装配电路板（裸板），按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。

1.本套元件是按所需元件的 120%配置，请准确清点和检查全套装配材料数量和质量，进行元器件的识别与检测，筛选确定元器件。

表 1-2-24 测试表

元器件	识别及检测内容	
电阻器	色环或数码	标称值(含误差)
	色环电阻：蓝灰黑棕棕	
发光二极管	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>
	万用表读数（含单位）	正测

		反测	
NE555 集成 块	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>	
	1. 在右框中画出 NE555 集成块的外形图, 且标出管脚顺序及名称。 2. 列表测量出 NE555 集成块的电源脚、输出脚对接地脚的电阻值。		

2. 根据提供的印制电路板安装电路, 印制电路板组件符合 IPC-A-610D 印制板组件可接受性标准的二级产品等级可接收条件。装配完成后, 通电测试并填写下表。

绘出电路测试连线方框图:

表 1-2-25 测试表

测试点	IC1-2	IC1-3
波形		
频率 (Hz)		
幅值 (V)		

## 二、实施条件

双路直流稳压电源: 一台; 数字示波器: 一台; 数字万用表: 一块; 测试导线若干。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 1-2-3)

## 11. 试题编号：J2-15 集成功放电路的组装与调试

### 一、任务描述

某企业承接了一批集成功放电路的组装与调试任务，请按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。电路原理图如下。

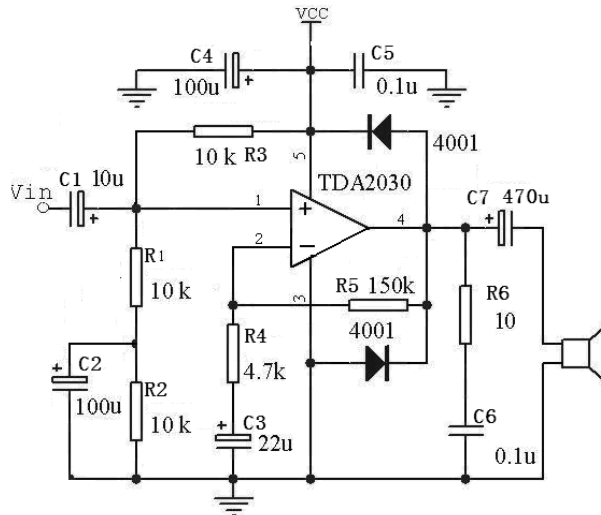


图 1- 2-15 集成功放电路原理图

根据所提供的集成功放电路原理图和实际 PCB 装配电路板（裸板），按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。

1.本套元件是按所需元件的 120%配置，请准确清点和检查全套装配材料数量和质量，进行元器件的识别与检测，筛选确定元器件。

表 1- 2-26 测试表

元器件	识别及检测内容	
电阻器	色环或数码	标称值(含误差)
	色环电阻：蓝灰黑棕棕	
470 $\mu$ F 电解电容	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>
	万用表读数（含单位）	正测
		反测
TDA2030 集成块	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>
	1. 在右框中画出 TDA2030 集成块的外形图，且标出管脚顺序及名称。 2. 列表测量出 TDA2030 集成块的电源脚、输出脚对接地脚的电阻值。	

2.根据提供的印制电路板安装电路，印制电路板组件符合 IPC-A-610D 印制板组件可接受性标准的二级产品等级可接收条件。装配完成后，接入 9V 电源，输入端接入 1kHz 正弦波信号，调节输入信号幅度，使输出波形不失真，利用提供的仪表测试 TDA2030 集成块输入、输出脚的波形，并填写下表。

绘出电路测试连线方框图：

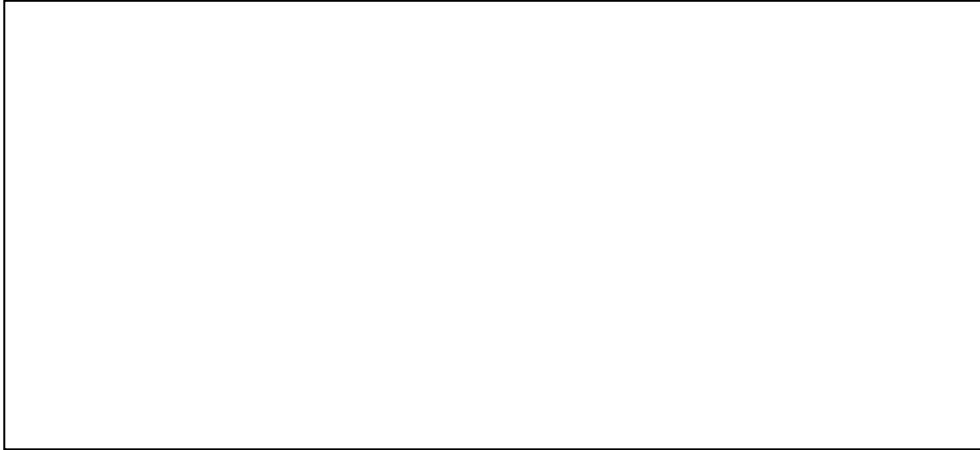


表 1-2-27 波形测试表

U <sub>in</sub> 波形图	
周期 (mS)	
有效值 (V)	
U <sub>o</sub> 波形图	
周期 (mS)	
有效值 (V)	

## 二、实施条件

双路直流稳压电源：一台；毫伏表：一台；数字示波器：一台；低频信号发生器：一台；数字万用表：一块；测试导线若干。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准（见表 1-2-3）

## 12. 试题编号：J2-16 开关电源电路的组装与调试

### 一、任务描述

某企业承接了一批开关电源电路的组装与调试任务，请按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。电路原理图如下。

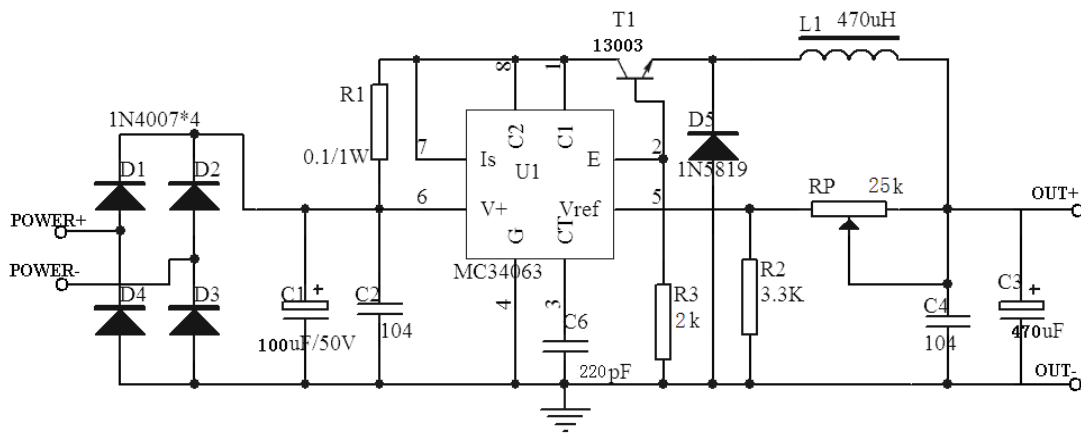


图 1—1-16 开关电源电路原理图

根据所提供的开关电源电路原理图和实际 PCB 装配电路板（裸板），按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。

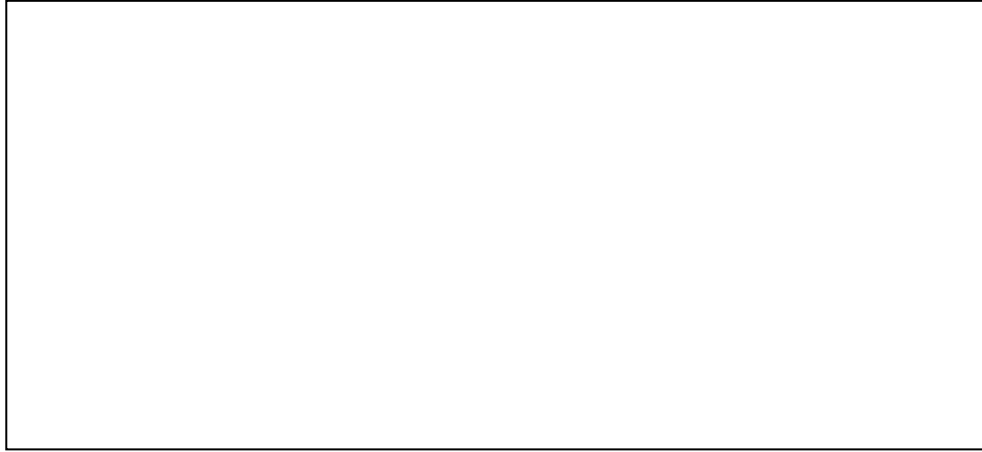
1. 本套元件是按所需元件的 120% 配置，请准确清点和检查全套装配材料数量和质量，进行元器件的识别与检测，筛选确定元器件。

表 1- 2-28 测试表

元器件	识别及检测内容	
电阻器	色环或数码	标称值(含误差)
	绿黑银金（四环电阻）	
电容器 1 支	数码标识	容量值(μ f)
	104（片式 0805）	
1N4007	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>
	万用表读数（含单位）	正测
		反测

2. 根据提供的印制电路板安装电路，印制电路板组件符合 IPC-A-610D 印制板组件可接受性标准的二级产品等级可接收条件。装配完成后，通电测试，调节电位器，利用提供的仪表测试本稳压电源；

绘出电路空载状态下纹波电压测试连线方框图：



3.空载状态下, 测量输出电压的范围  $V_{MAX}=\underline{\hspace{2cm}}V$ ,  $V_{MIN}=\underline{\hspace{2cm}}V$ ;

4.调节电位器  $RP$ , 使输出为 12V, 接入 100 欧负载, 测量该电源的纹波电压(有效值)  
= $\underline{\hspace{2cm}}$ mV;

## 二、实施条件

双路直流稳压电源: 一台; 毫伏表: 一台; 数字示波器: 一台; 变压器: 一台; 数字  
万用表: 一块; 负载电阻: 100 欧/2W 测试导线若干。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准(见表 1-2-3)

### 13. 试题编号：J2-17 数显逻辑笔的组装与调试

#### 一、任务描述

某企业承接了一批数显逻辑笔的组装与调试任务，请按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。电路原理图如下。

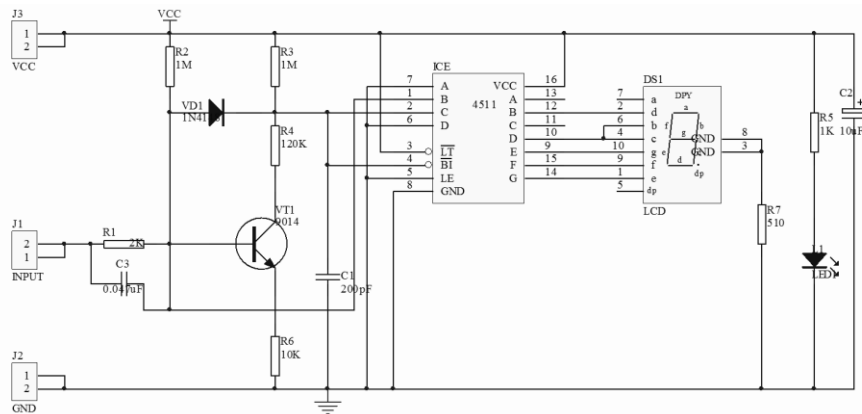


图 1-2-17 数显逻辑笔原理图

套根据所提供的数显逻辑笔电路原理图和实际 PCB 装配电路板（裸板），按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。

1. 本套元件是按所需元件的 120% 配置，请准确清点和检查全装配材料数量和质量，进行元器件的识别与检测，筛选确定元器件。

表 1-2-29 测试表

元器件	识别及检测内容	
电阻器	色环或	标称值(含误差)
	色环电阻：红白黑棕棕	
发光二极管	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>
	万用表读数（含单位）	正测
		反测
数码管	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>
	标出数码管的管脚（在右框中画出数码的外形图，且标出各管脚对应的数码）	

2. 根据提供的印制电路板安装电路，印制电路板组件符合 IPC-A-610D 印制板组件可接受性标准的二级产品等级可接收条件。装配完成后，通电测试，输入端在不同状态下，集成电路 CD4511 的 1、2、4、6、7 脚的电位；



绘出电路测试连线方框图：



表 1-2-30 测试表

管脚	电压大小 (V)		
	输入端开路	输入 5V	输入 0V
1			
2			
4			
6			
7			

## 二、实施条件

双路直流稳压电源：一台；数字万用表：一块；测试导线若干。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准（见表 1-2-3）

## 14. 试题编号: J2-18 三角波发生器的组装与调试

### 一、任务描述

某企业承接了一批三角波发生器的组装与调试任务, 请按照相应的企业生产标准完成该产品的组装与调试, 实现该产品的基本功能、满足相应的技术指标, 并正确填写相关技术文件或测试报告。电路原理图如下。

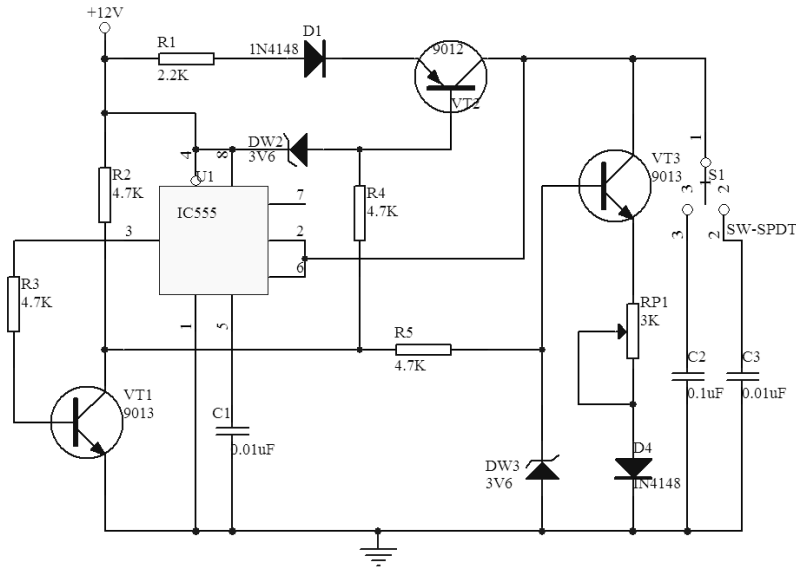


图 1-3 三角波发生器原理图

根据所提供的三角波发生器电路原理图和实际 PCB 装配电路板(裸板), 按照相应的企业生产标准完成该产品的组装与调试, 实现该产品的基本功能、满足相应的技术指标, 并正确填写相关技术文件或测试报告。

1. 本套元件是按所需元件的 120% 配置, 请准确清点和检查全套装配材料数量和质量, 进行元器件的识别与检测, 筛选确定元器件。

表 1-2-31 测试表

元器件	识别及检测内容	
电阻器 2 支	标识	标称值(含误差)
	黄紫黑棕棕 (五环电阻)	
	红红黑棕棕 (四环电阻)	
电容器 1 支	数码标识	容量值( $\mu$ f)
	103	
稳压管 3V6	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>
	万用表读数 (含单位)	正测
		反测

2.根据提供的印制电路板安装电路，印制电路板组件符合 IPC-A-610D 印制板组件可接受性标准的二级产品等级可接收条件。装配完成后，通电测试，调节电位器，使输出波形左右对称，利用提供的仪表测试本信号发生器；

绘出电路测试连线方框图：

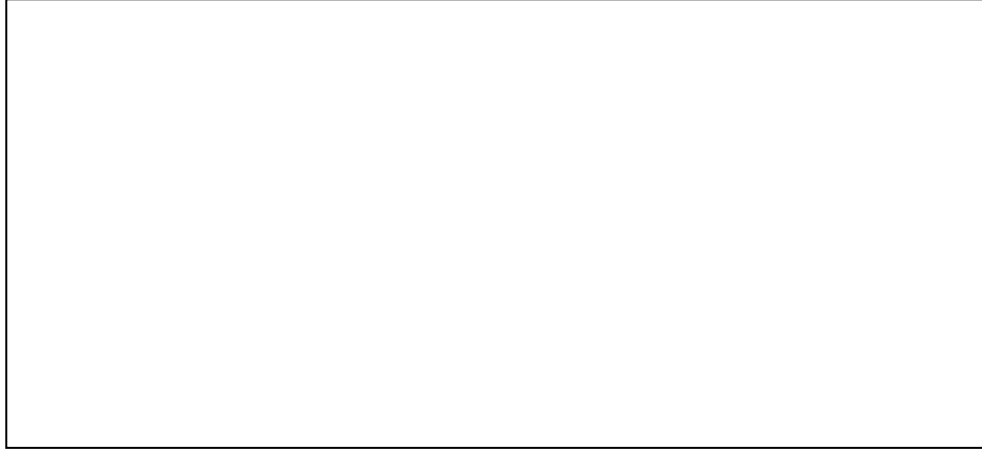


表 2 三角波发生器波形测试

表 1-2-32 波形测试表

名称	开关 1、3 脚连接	开关 1、2 脚连接
波形		
周 期 (mS)		
幅 值 (V)		

## 二、实施条件

双路直流稳压电源：一台；毫伏表：一台；数字示波器：一台；数字万用表：一块；  
测试导线若干。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准（见表 1-2-3）

## 15. 试题编号：J2-20 双路防盗报警器的组装与调试

### 一、任务描述

某企业承接了一批双路防盗报警器的组装与调试任务，请按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。电路原理图如下。

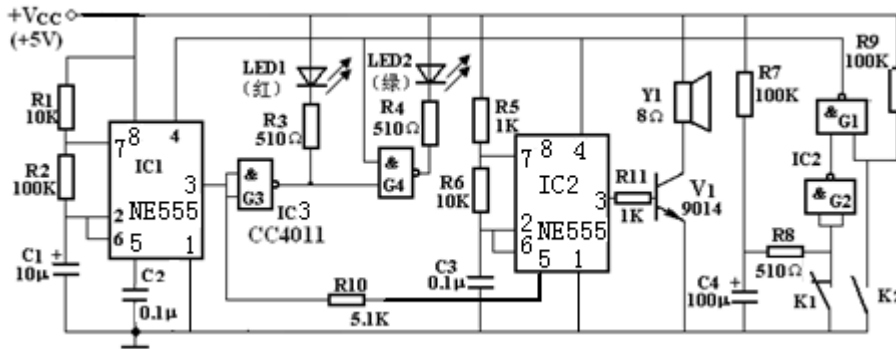


图 1-4 双路防盗报警器原理图

根据所提供的双路防盗报警器电路原理图和实际 PCB 装配电路板（裸板），按照相应的企业生产标准完成该产品的组装与调试，实现该产品的基本功能、满足相应的技术指标，并正确填写相关技术文件或测试报告。

1. 本套元件是按所需元件的 120% 配置，请准确清点和检查全套装配材料数量和质量，进行元器件的识别与检测，筛选确定元器件。

表 1-2-35 元件测试表

元器件	识别及检测内容	
电阻器	色环或数码	标称值(含误差)
	色环电阻：蓝灰黑棕棕	
发光二极管	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>
	万用表读数（含单位）	正测
		反测
NE555 块	所用仪表	数字表 <input type="checkbox"/> 指针表 <input type="checkbox"/>
	1. 在右框中画出 NE555 集成块的外形图，且标出管脚顺序及名称。 2. 列表测量出 NE555 集成块的电源脚、输出脚对接地脚的电阻值。	

2. 根据提供的印制电路板安装电路，印制电路板组件符合 IPC-A-610D 印制板组件可接受性标准的二级产品等级可接收条件。装配完成后，利用提供的仪表测试 CD4011（四二输入与非门）集成块 IC3 与非门输出端电压，并填写下表。

绘出电路测试连线方框图：



表 1-2-36 测试表

开关 K1 状态	IC3-G1 输出 (V)	IC3-G2 输出 (V)
闭合		
断开		

## 二、实施条件

双路直流稳压电源：一台；数字万用表：一块；测试导线若干。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准（见表 1-2-3）

# 模块三 PCB 版图绘制

## 项目 1 单面 PCB 版图设计

### 1. 试题编号：H1-1 单片机控制继电器 PCB 版图设计

#### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

##### 1. 电路原理图和元器件资料

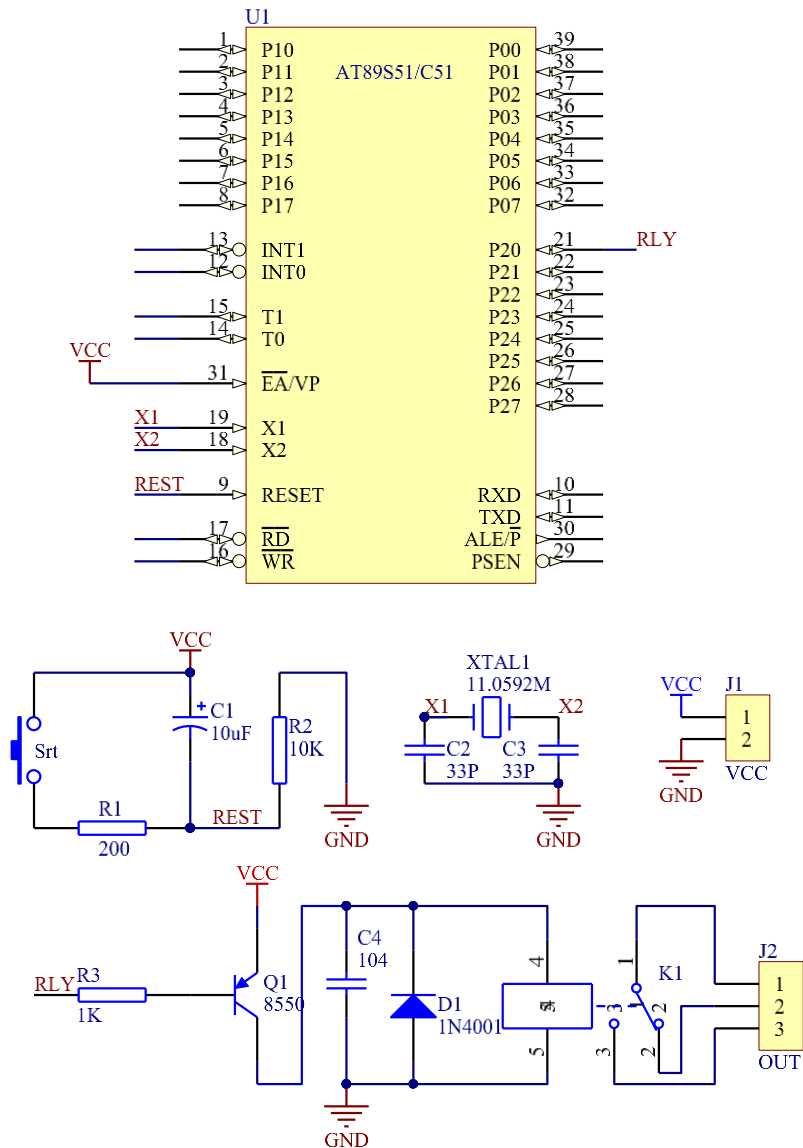


图 2-1-1 单片机控制开关灯原理图

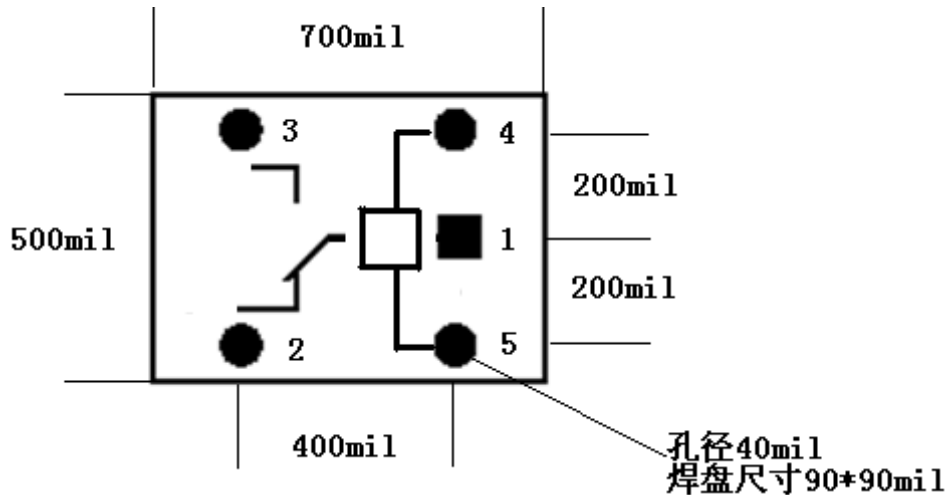


图 2-1-2 自制封装 JDQ

2. 元器件参数清单列表

表 2-1-1 元器件参数表

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	R1-R3		RES2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
2	C1	10uF	Cap Pol1	Miscellaneous Devices	EC2/5	考试下发库
3	C2, C3, C4		cap	Miscellaneous Devices	CC2.5	考试下发库
4	Q1	8550	2N3906	Miscellaneous Devices	TO-92A	Miscellaneous Devices
5	D1	1n4001	Diode	Miscellaneous Devices	D0-41	Miscellaneous Devices
6	K1	DC0-5V	RELAY-SPDT	Miscellaneous Devices	自制封装 JDQ	自制库
7	XTAL		XTAL	Miscellaneous Devices	X1	考试下发库
8	J1	VCC	Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
9	J2	OUT	Header 3	Miscellaneous Connectors	POWER SOCK3	考试下发库
10	U1	AT89S51	8051	考试下发库	DIP-40	考试下发库
11	Srt		SW-PB	Miscellaneous Devices	WD4	考试下发库

3. 步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 \_\_\_\_\_ (本项不做)。

- 
- (5) 创建封装库文件 test.pcblib, 新建封装元件 JDQ;
  - (6) 按照考题所提供的元件列表与电路图完成原理图
  - (7) 对原理图运行电气规则检查, 并排除错误。
  - (8) 创建 PCB, test.PcbDoc, 大小为 2500mil\*2000mil;
  - (9) 将原理图元件导入到 PCB 中。
  - (10) 设置布线设计规则,
    - PCB 为 单面板
    - 安全间距为 10mil;
    - 要求布线宽度
      - VCC 为 25~35mil, 典型值 30mil
      - GND 为 35~45mil, 典型值 40mil
      - 其他为 15~25mil, 典型值 20mil
  - (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个, 孔内径 100mil, 坐标为 (150mil, 150mil) (2350mil, 1850mil) (150mil, 1850mil) (2350mil, 150mil);
  - (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
  - (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
  - (14) 对 PCB 进行 DRC 校验修正错误
  - (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

#### 4.工艺要求:

- (1) 元件布局应模块化, 方便安装、调试, 布线规范。
- (2) PCB 应满足电子产品的工艺设计, 具有可测试性、可生产性和可维护性;
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;
- (4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存, 200G 以上硬盘, windowXP 以上系统): 一台; Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 2-1-2)

表 2-1-2 PCB 版图绘制评分细则

考核内容	考核点	配分	评分细则	备注
职业素养与操作规范 50%	平台使用	10	未正确进行电脑开关机, 扣 5 分, 不能正确开启设计平台软件扣 5 分	
	职业行为习惯	10	工位清理不整齐, 不整洁扣 5 分/次, 未遵守安全规则, 扣 5 分。	
操作	操作过程	30	1. 文件路径错误扣 2 分	



规范 30%	规范		<ol style="list-style-type: none"> <li>2. 文件命名错误扣 3 分</li> <li>3. 文件夹中存在无效文档扣 5 分</li> <li>4. ERC 校验错误一处扣 2 分</li> <li>5. DRC 检查错误一处扣 2 分</li> <li>6. 原理图, PCB 元件布局不规范不合理扣 3~5 分</li> <li>7. 丝印不整齐扣 1~3 分</li> </ol>	
作品 50%	原理图	20	<ol style="list-style-type: none"> <li>1. 未创建*.sch 扣 1 分</li> <li>2. 图纸尺寸设置错误扣 2 分</li> <li>3. 自制元件错误扣 1~5 分</li> <li>4. 元件标号、参数、网络标号、设置错误, 每处扣 1~5 分</li> <li>5. 连线、节点错误扣 1~5 分</li> <li>6. 未生成网络表扣 2 分</li> </ol>	
	PCB 版图	30	<ol style="list-style-type: none"> <li>1. 自制封装错误扣 1~5 分。</li> <li>2. 板框、尺寸错误, 扣 2 分。</li> <li>3. 单/双面板设置错误扣 3 分</li> <li>4. 元件调入错误扣 1~3 分</li> <li>5. 布线设置错误扣 1~5 分</li> <li>6. 元件布线遗漏、错误扣 1~5 分</li> <li>7. 未布泪滴扣 2 分。</li> <li>8. 元器件清单报表错误一处扣 1 分。</li> </ol>	

## 2. 试题编号：H1-2 单片机液晶显示 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料及所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

#### 1. 电路原理图和元器件资料

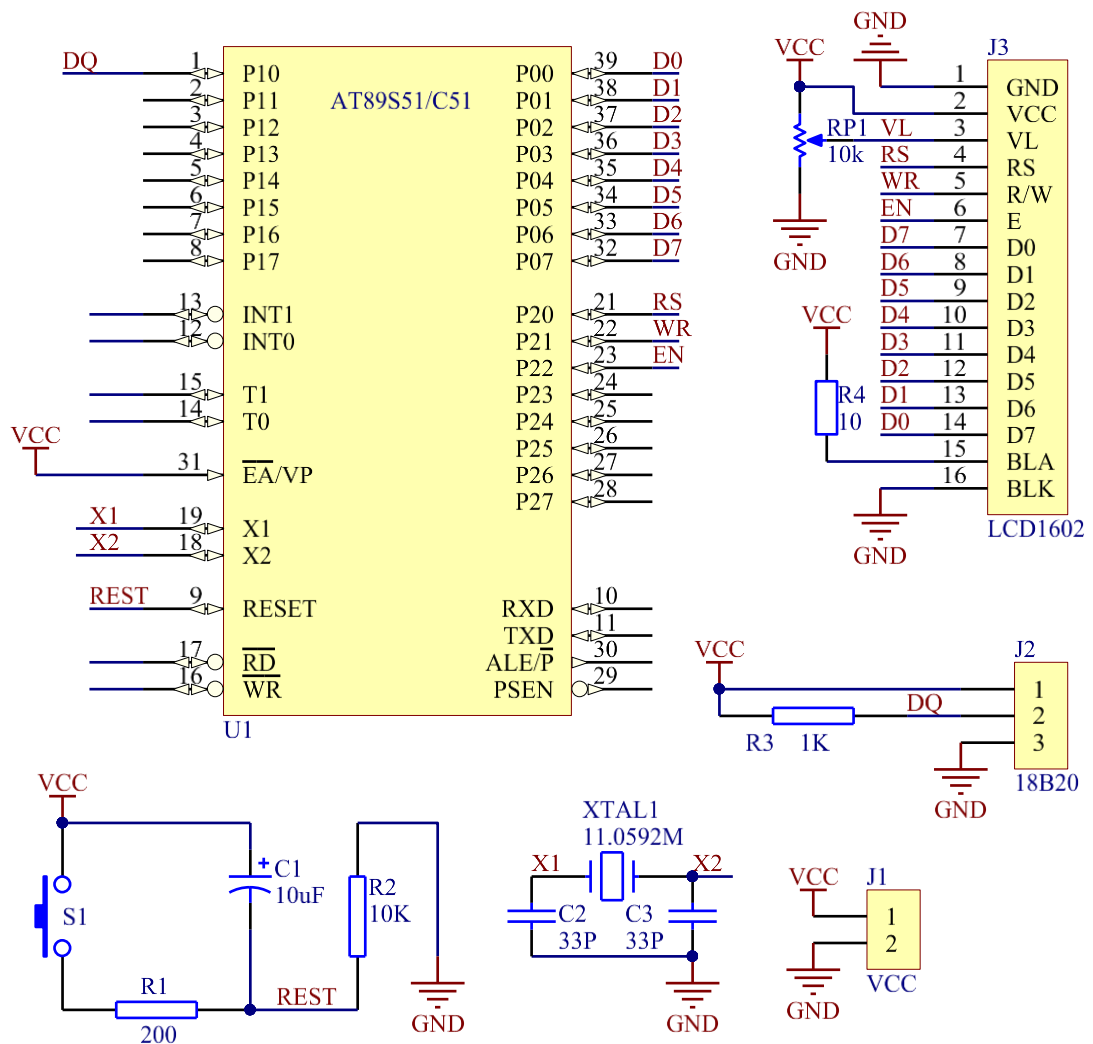


图 2-1-3 原理图

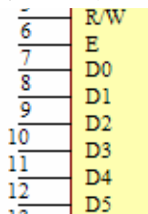


图 2-1-4 自制元件 LCD1602

#### 2. 元器件参数清单列表：

表 2-1-3 元器件参数清单列表：

Num	Designator	Comment	Component	LIB	Footprint	LIB
-----	------------	---------	-----------	-----	-----------	-----

1	R1-R4		RES2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
2	C1	10uF	Cap Pol1	Miscellaneous Devices	EC2/5	考试下发库
3	C2, C3		cap	Miscellaneous Devices	CC2.5	考试下发库
4	XTAL		XTAL	Miscellaneous Devices	X1	考试下发库
5	U1	AT89S51	8051	考试下发库	DIP-40	考试下发库
6	S1		SW-PB	考试下发库	WD4	考试下发库
7	J1	VCC	Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
8	J2		Header 3	Miscellaneous Connectors	HDR1X3	Miscellaneous Connectors
9	RP1		Rpot	Miscellaneous Devices	DWQ	考试下发库
10	J3	LCD1602	自制元件 LCD1602	自制库	HDR1X16	Miscellaneous Connectors

### 3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 LCD1602
- (5) 创建封装库文件 test.pclib, 新建封装元件 \_\_\_\_\_ (本项不做);
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 2500mil\*2000mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,  
PCB 为 单面板  
安全间距为 10mil;  
要求布线宽度  
VCC 为 25~35mil, 典型值 30mil  
GND 为 35~45mil, 典型值 40mil  
其他为 15~25mil, 典型值 20mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个, 孔内径 100mil, 坐标为 (150mil, 150mil) (2350mil, 1850mil) (150mil, 1850mil) (2350mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误

---

(15) 生成 BOM 文件，格式为 XLS 或 PDF。

#### 4.工艺要求：

- (1) 元件布局应模块化，方便安装、调试，布线规范。
- (2) PCB 应满足电子产品的工艺设计，具有可测试性、可生产性和可维护性；
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符；
- (4) 器件之间的最小间距应满足基本间距要求；

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准（见表 2-1-2）

### 3. 试题编号：H1-3 直流稳压电源 PCB 版图设计

#### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

##### 1. 电路原理图和元器件资料

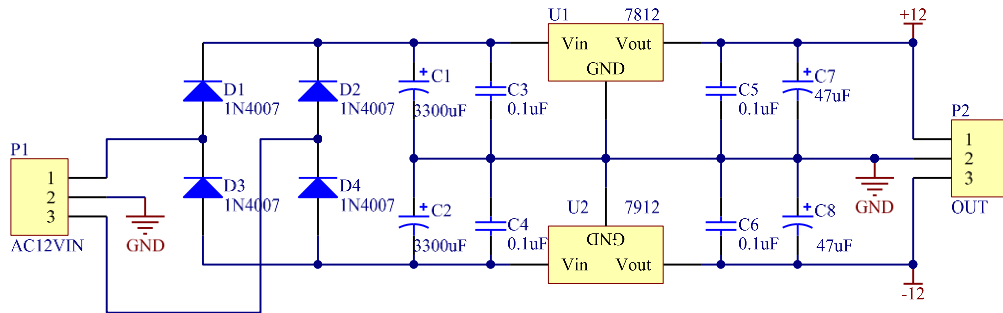


图 2-1-5 电源电路原理图

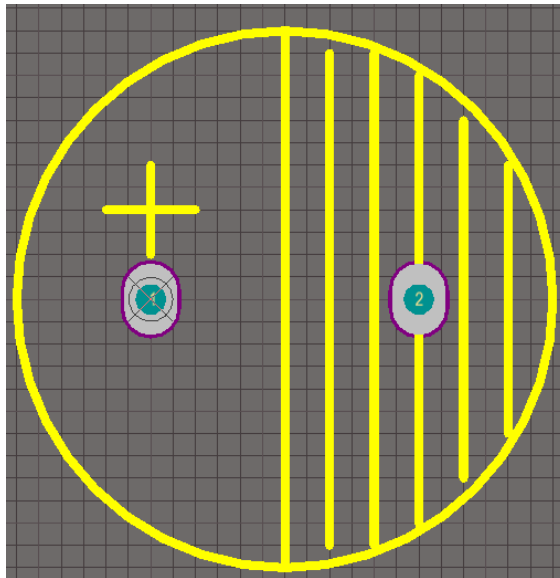


图 2-1-6 封装图

绘制封装 CAP，焊盘间距 300mil，尺寸 90\*90mil，hole size 40mil，外圆直径 600mil

##### 2. 元器件参数清单列表：

表 2-1-4 元器件参数清单列表：

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	P1, P2	ACIN12V, OUT	Header 3	Miscellaneous Connectors	POWER SOCK3	考试下发库
2	D1-D4	1n4007	Diode	Miscellaneous Devices	D0-41	Miscellaneous Devices
3	C1, C2	3300uF	Cap Pol1	Miscellaneous Devices	自制封装 CAP	自制库

4	C7, C8	47uF	Cap Pol1	Miscellaneous Devices	EC2/5	考试下发库
5	C3, C4, C5, C6	0.1uF	Cap	Miscellaneous Devices	CC2.5	考试下发库
6	U1	7812	Volt Reg	Miscellaneous Devices	LM78XX	考试下发库
7	U2	7912	Volt Reg	Miscellaneous Devices	LM79XX	考试下发库

### 3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 \_\_\_\_\_ (本项不做)。
- (5) 创建封装库文件 test.pclib, 新建封装元件 CAP;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 3000mil\*1500mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,  
PCB 为 单面板  
安全间距为 10mil;  
要求布线宽度  
+12, -12 为 25~35mil, 典型值 30mil  
GND 为 35~45mil, 典型值 40mil  
其他为 15~25mil, 典型值 20mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个, 孔内径 100mil, 坐标为 (150mil, 150mil) (2850mil, 1350mil) (150mil, 1350mil) (2850mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

### 4.工艺要求:

- (1) 元件布局应模块化, 方便安装、调试, 布线规范。
- (2) PCB 应满足电子产品的工艺设计, 具有可测试性、可生产性和可维护性;
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;
- (4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存, 200G 以上硬盘, windowXP 以上系统): 一台; Altium

Designer 2013 版本及以上应用软件平台。

### 三、考核时量

调试时间：120 分钟

### 四、评分标准（见表 2-1-2）

#### 4. 试题编号：J3-4 0-9 秒表 PCB 版图设计

##### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

##### 1. 电路原理图和元器件资料

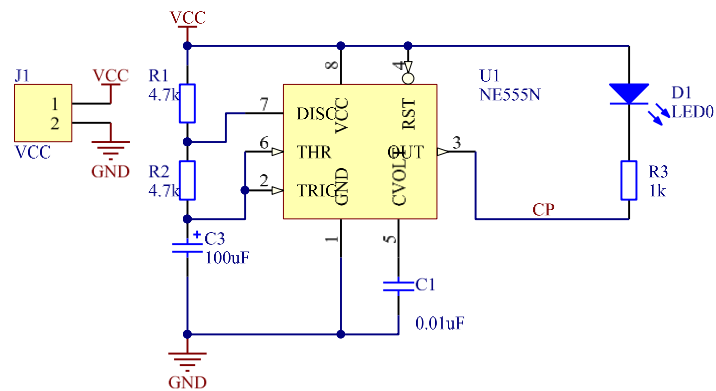
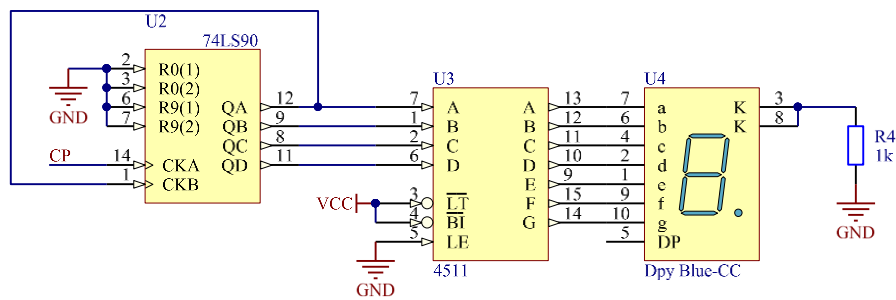


图 2-1-7 秒表原理图

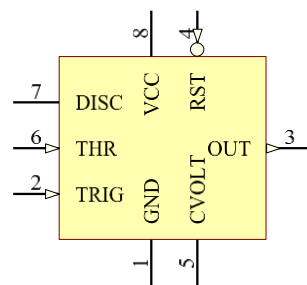


图 2-1-8 绘制元件 NE555NEW (可参考原库中的元件)

##### 2. 元器件参数清单列表:

表 2-1-5 元器件参数清单列表:

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	J1	VCC	Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
2	C1	0.01uF	Cap	Miscellaneous Devices	CC2.5	考试下发库



3	C2	100uF	Cap Pol1	Miscellaneous Devices	EC2/5	考试下发库
4	R1~R4		RES 2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
5	D1	LED	LED0	Miscellaneous Devices	LED3.5	考试下发库
6	U1	NE555	NE555NEW	自制库	DIP-8	Miscellaneous Devices
7	U2	DM74LS90	74LS90	考试下发库	DIP-14	Miscellaneous Devices
8	U3	CD4511	4511	考试下发库	DIP-16	Miscellaneous Devices
9	U4	数码管	Dpy Blue-CC	考试下发库	H	Miscellaneous Devices

### 3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 NE555NEW
- (5) 创建封装库文件 test.pclib, 新建封装元件 \_\_\_\_\_ (本项不做);
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 3000mil\*1500mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,
  - PCB 为 单面板
  - 安全间距为 10mil;
  - 要求布线宽度
    - VCC 为 25~35mil, 典型值 30mil
    - GND 为 25~35mil, 典型值 30mil
    - 其他为 15~25mil, 典型值 20mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个, 孔内径 100mil, 坐标为 (150mil, 150mil) (2850mil, 1350mil) (150mil, 1350mil) (2850mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

### 4.工艺要求:

- (1) 元件布局应模块化, 方便安装、调试, 布线规范。
- (2) PCB 应满足电子产品的工艺设计, 具有可测试性、可生产性和可维护性;

---

(3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;

(4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准(见表 2-1-2)

## 5. 试题编号：H2-5 SMT 信号发生器 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

#### 1. 电路原理图和元器件资料

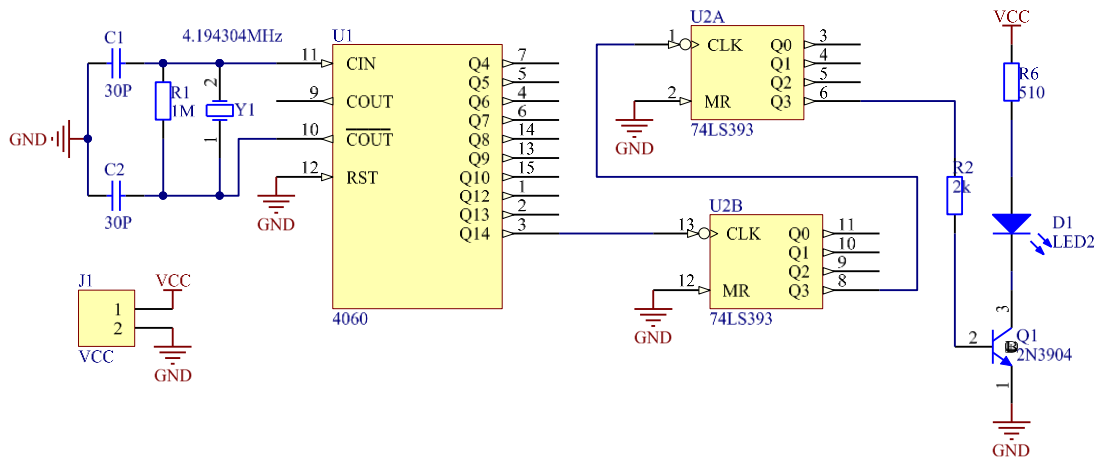


图 2-1-9 电路原理图

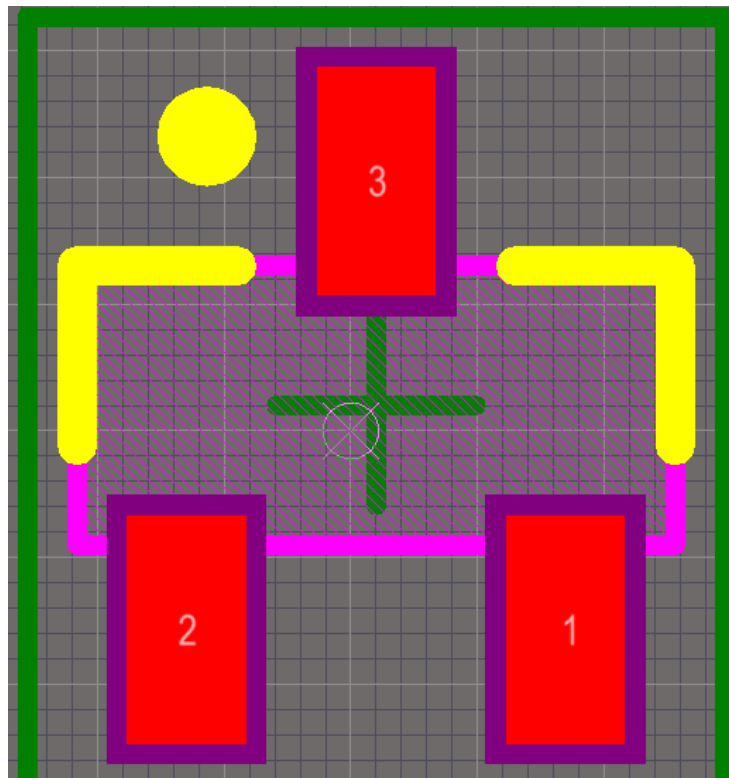


图 2-1-10 将封装 SOT23\_N1 改为 SOT23\_NEW

#### 2. 元器件参数清单列表：

表 2-1-6 元器件参数清单列表：

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	R1-R3		RES2	Miscellaneous Devices	6-0805_M	Miscellaneous Devices
2	C1, C2	30P	cap	Miscellaneous Devices	1608[0603]	Miscellaneous Devices
3	Q1	9012	2N3904	Miscellaneous Devices	SOT23_NEW	自制库
4	D1	LED	LED2	Miscellaneous Devices	3.2X1.6X1.1	Miscellaneous Devices
5	U1	4060	4060	考试下发库	S0-16_M	Miscellaneous Devices
6	U2	74LS393	74LS393	考试下发库	S0-14_M	考试下发库
7	J1	VCC	Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
8	Y1	4.19MHz	XTAL	Miscellaneous Devices	SMB	Miscellaneous Devices

### 3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 \_\_\_\_\_; (本项不做)
- (5) 创建封装库文件 test.pclib, 新建封装元件 SOT23\_NEW;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 1500mil\*900mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,  
PCB 为 单面板  
安全间距为 8mil;  
要求布线宽度  
VCC 为 15~15mil, 典型值 15mil  
GND 为 15~15mil, 典型值 15mil  
其他为 10~20mil, 典型值 10mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个, 孔内径 100mil, 坐标为 (150mil, 150mil) (1350mil, 750mil) (150mil, 750mil) (1350mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

### 4.工艺要求:

- (1) 元件布局应模块化，方便安装、调试，布线规范。
- (2) PCB 应满足电子产品的工艺设计，具有可测试性、可生产性和可维护性；
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符；
- (4) 器件之间的最小间距应满足基本间距要求；

## 二、实施条件

台式电脑(2G 以上内存, 200G 以上硬盘, windowXP 以上系统): 一台; Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 2-1-2)

## 6. 试题编号：H2-6 单片机 USB-ISP 下载板 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

1. 如图所示电路原理图与元器件资料

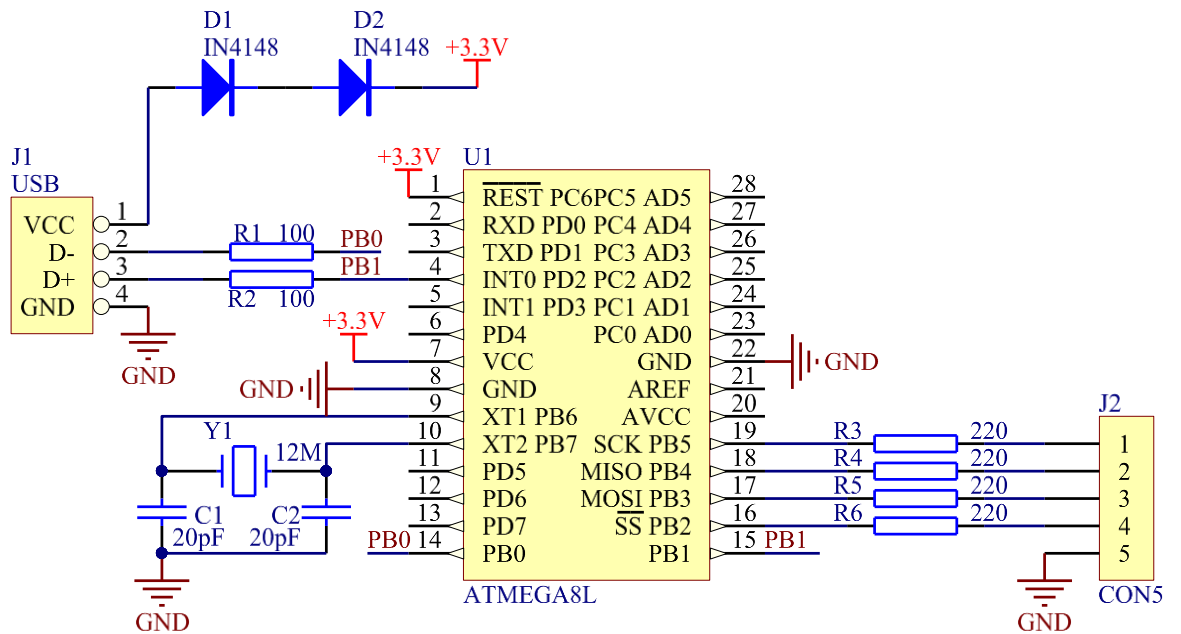


图 2-1-11 单片机 USB 下载线原理图

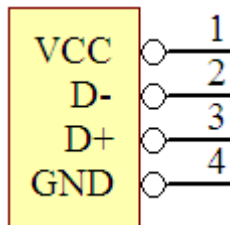


图 2-1-12 自制元件 USB

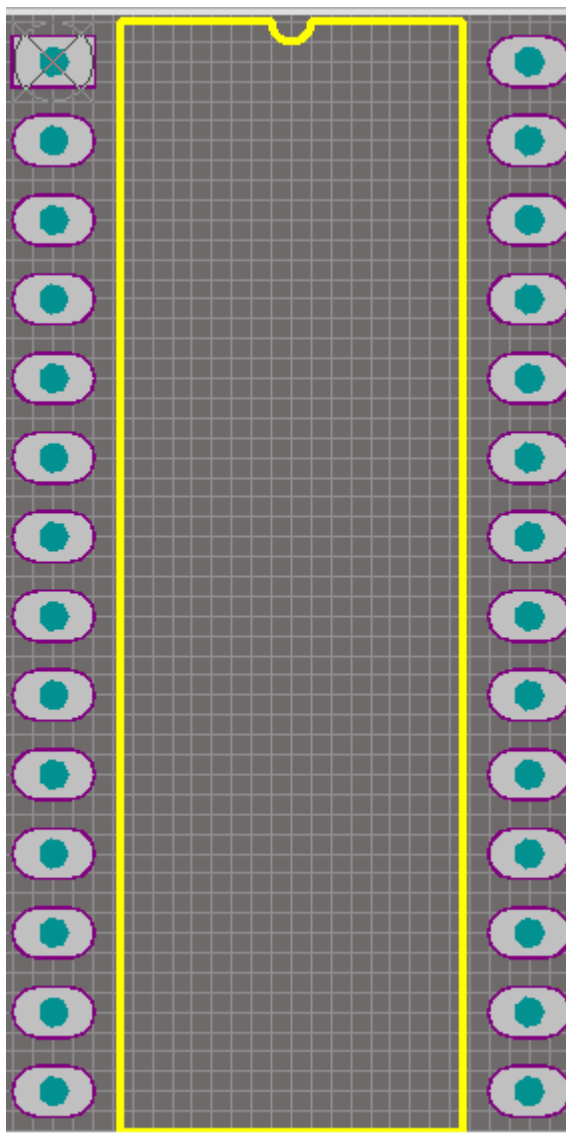


图 2-1-13 自制封装 DIP28

焊盘尺寸为 100\*60mil，孔径 40mil，相邻焊盘上下间距 100mil，左右间距为 600mil

2. 元器件参数清单列表：

表 2-1-7 元器件参数清单列表：

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	R1-R6		RES2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
2	C1, C2		cap	Miscellaneous Devices	CC2.5	考试下发库
3	XTAL		XTAL	Miscellaneous Devices	X1	考试下发库

4	U1	MEGA8L	MEGA8L	考试下发库	DIP28	自制库
5	J1		USB	自制库	HDR1X4	Miscellaneous Connectors
6	J2		Header 5	Miscellaneous Connectors	HDR1X5	Miscellaneous Connectors
7	D1-D2	1n4007	Diode	Miscellaneous Devices	D0-41	Miscellaneous Devices

### 3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 USB
- (5) 创建封装库文件 test.pclib, 新建封装元件 DIP28 ;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 2800mil\*1500mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,  
PCB 为 单面板  
安全间距为 10mil;  
要求布线宽度  
VCC 为 25~35mil, 典型值 30mil  
GND 为 35~45mil, 典型值 40mil  
其他为 15~25mil, 典型值 20mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个 , 孔内径 100mil, 坐标为 (150mil, 150mil) (2650mil, 1350mil) (2650mil, 150mil) (150mil, 1350mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

### 4.工艺要求:

- (1) 元件布局应模块化, 方便安装、调试, 布线规范。
- (2) PCB 应满足电子产品的工艺设计, 具有可测试性、可生产性和可维护性;
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;
- (4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件



台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

### 三、考核时量

调试时间: 120 分钟

### 四、评分标准(见表 2-1-2)

## 7. 试题编号：H2-7 单片机控制 LED PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

#### 1. 电路原理图与元器件资料

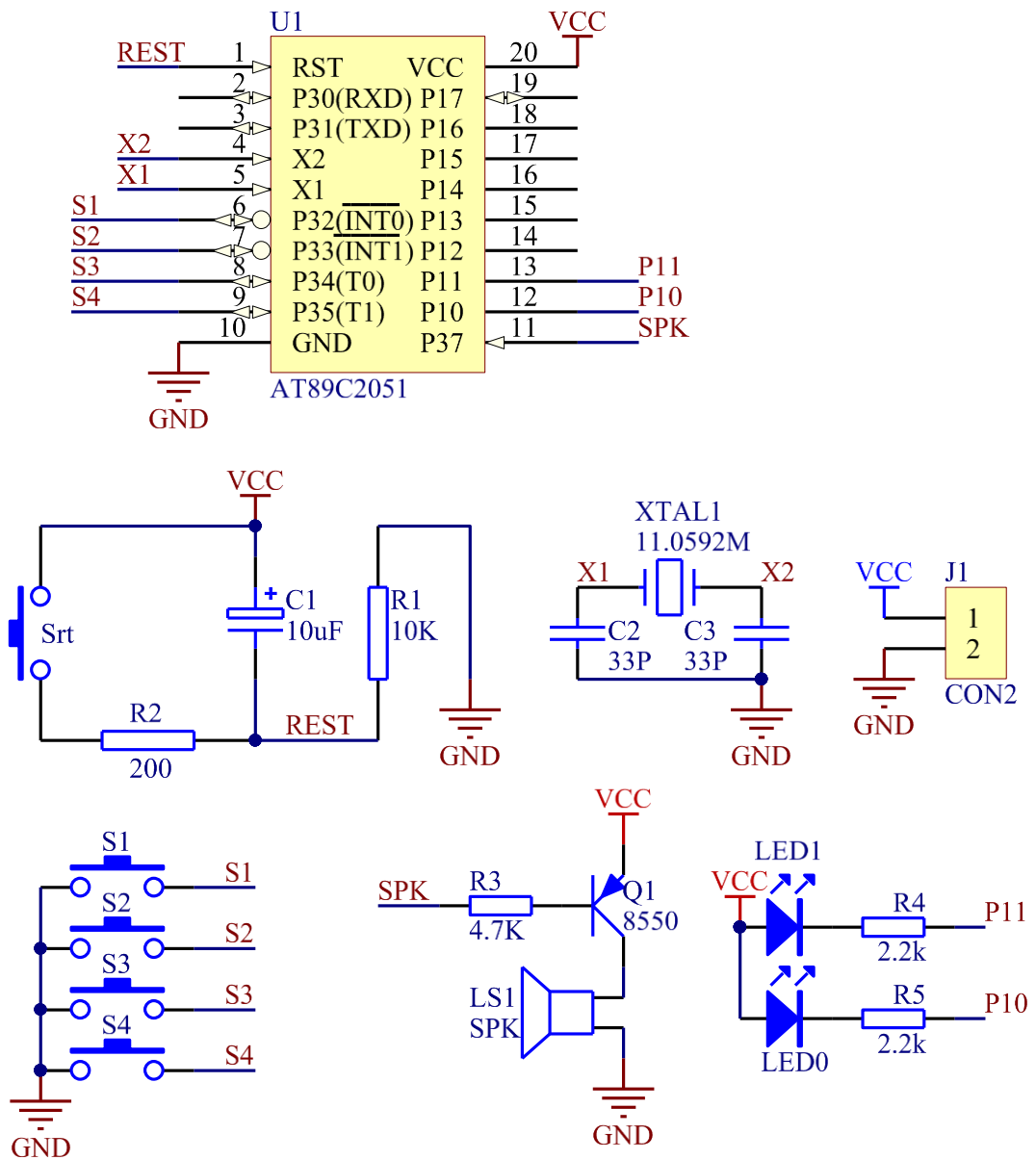


图 2-1-14 单片机原理图

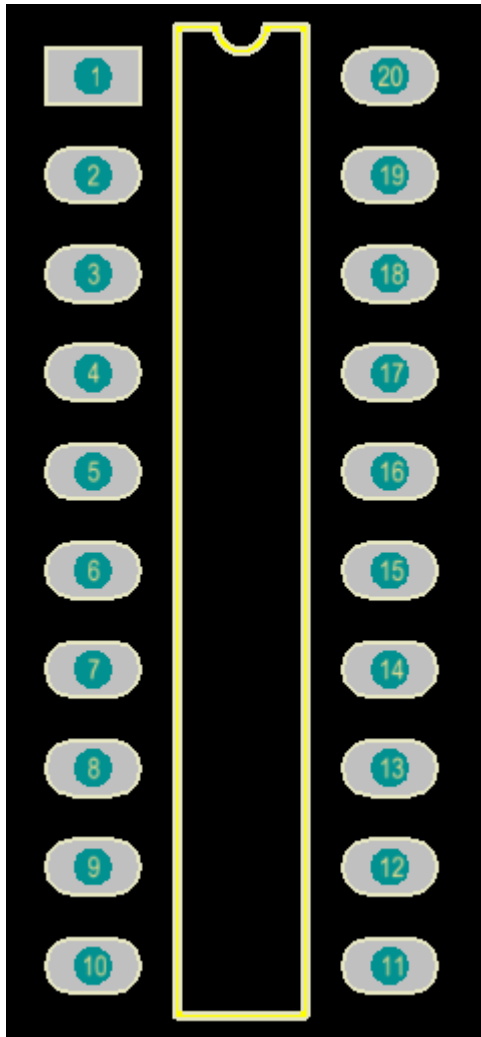


图 2-1-15 自制封装 DIP20

焊盘尺寸为 100\*60mil，孔径 40mil，相邻焊盘上下间距 100mil，左右间距为 300mil

2. 元器件参数清单列表：

表 2-1-8 元器件参数清单列表：

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	R1-R3		RES2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
2	C1	10uF	Cap Po11	Miscellaneous Devices	EC2/5	考试下发库
3	C2, C3		cap	Miscellaneous Devices	CC2.5	考试下发库
4	XTAL		XTAL	Miscellaneous Devices	X1	考试下发库
5	Srt, S1-S4		SW-PB	Miscellaneous Devices	WD4	考试下发库
6	U1	AT89C2051	AT89C2051	考试下发库	自制 DIP20	自制库

7	J1	VCC	Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
8	Q1	8550	2N3906	Miscellaneous Devices	TO-92A	Miscellaneous Devices
9	D1-D2	LED	LED0	Miscellaneous Devices	LED3.5	考试下发库
10	SPEAKER	SPEAKER	SPEAKER	Miscellaneous Devices	SPK	考试下发库

### 3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 \_\_\_\_\_ (本项不做);
- (5) 创建封装库文件 test.pclib, 新建封装元件 DIP20 ;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 2000mil\*2000mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,  
PCB 为 单面板  
安全间距为 10mil;  
要求布线宽度  
VCC 为 25~35mil, 典型值 30mil  
GND 为 35~45mil, 典型值 40mil  
其他为 15~25mil, 典型值 20mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个 , 孔内径 100mil, 坐标为 (150mil, 150mil) (1850mil, 1850mil) (150mil, 1850mil) (1850mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

### 4.工艺要求:

- (1) 元件布局应模块化, 方便安装、调试, 布线规范。
- (2) PCB 应满足电子产品的工艺设计, 具有可测试性、可生产性和可维护性;
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;
- (4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

### 三、考核时量

调试时间: 120 分钟

### 四、评分标准(见表 2-1-2)

## 9.试题编号：H2-9 三极管放大电路 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

1.如图所示电路原理图与元器件资料

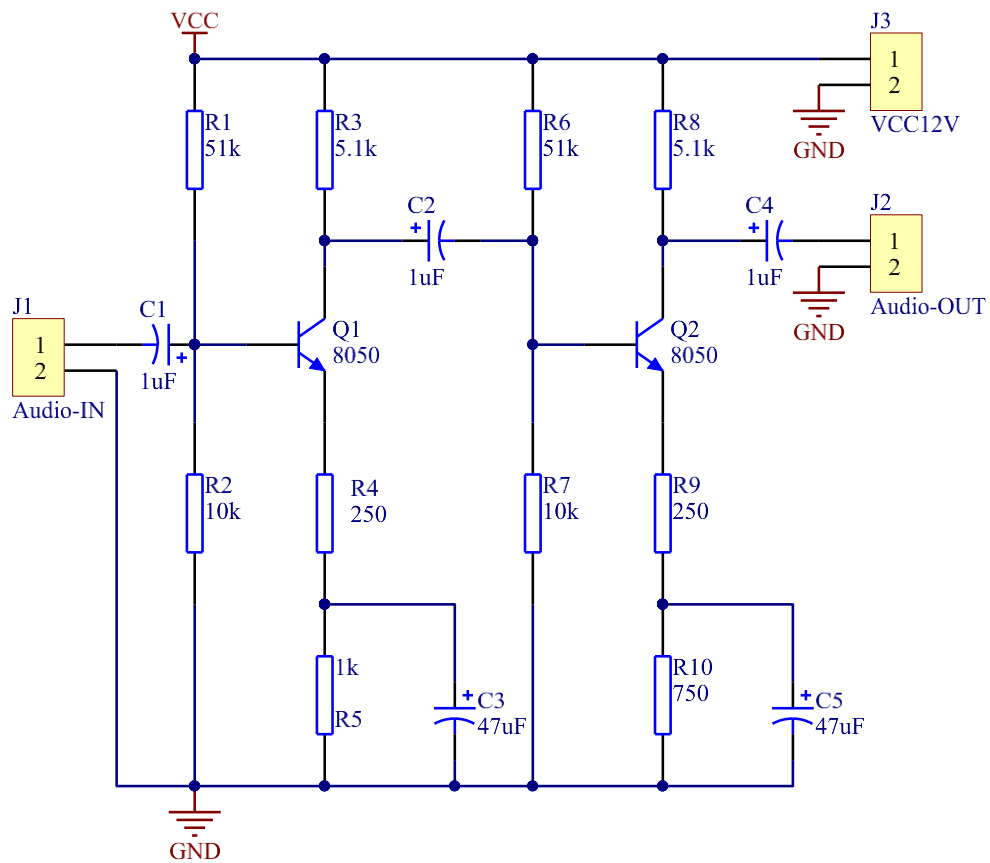


图 2-1-18 三极管放大电路原理图

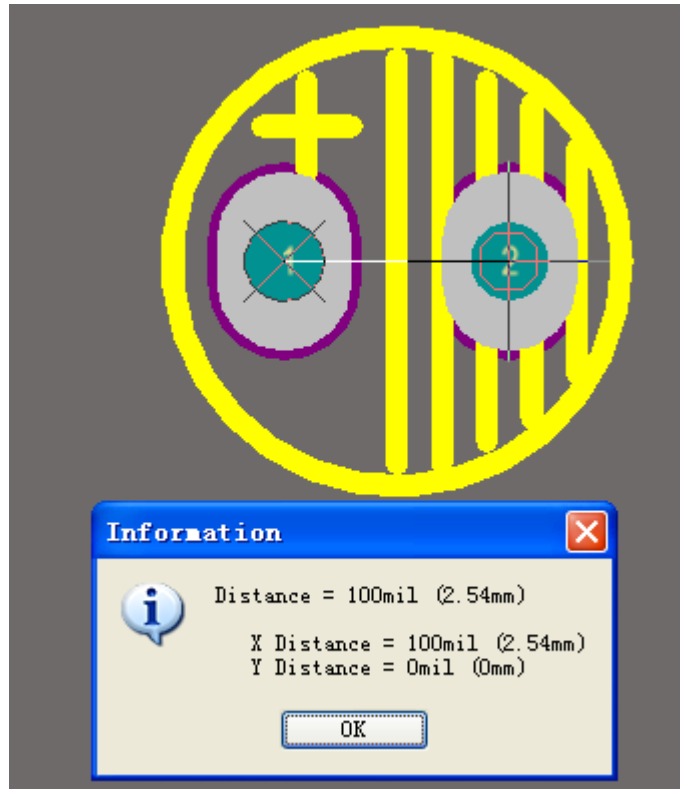


图 2-1-19 自制封装

绘制封装 CAP，焊盘间距 100mil，尺寸 60\*80mil，hole size 35mil，外圆直径 200mil  
自制封装 CAP

2.元器件参数清单列表:

表 2-1-10 元器件参数清单列表:

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	R1-R10		RES2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
2	C1, C2, C4	1uF	Cap Pol1	Miscellaneous Devices	EC2/5	考试下发库
3	C3, C5	47uF	cap	Miscellaneous Devices	自制 CAP	自制库
4	J1-J3		Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
5	Q1-Q2	8050	2N3904	Miscellaneous Devices	TO-92A	Miscellaneous Devices

3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4

- 
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 \_\_\_\_\_ (本项不做)
  - (5) 创建封装库文件 test.pcb.lib, 新建封装元件 DIP20 ;
  - (6) 按照考题所提供的元件列表与电路图完成原理图
  - (7) 对原理图运行电气规则检查, 并排除错误。
  - (8) 创建 PCB, test.PcbDoc, 大小为 2400mil\*1400mil;
  - (9) 将原理图元件导入到 PCB 中。
  - (10) 设置布线设计规则,  
PCB 为 单面板  
安全间距为 10mil;  
要求布线宽度  
VCC 为 25~35mil, 典型值 30mil  
GND 为 35~45mil, 典型值 40mil  
其他为 15~25mil, 典型值 20mil
  - (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个, 孔内径 100mil, 坐标为 (150mil, 150mil) (2250mil, 1250mil) (2250mil, 150mil) (150mil, 1250mil);
  - (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
  - (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
  - (14) 对 PCB 进行 DRC 校验修正错误
  - (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

#### 4. 工艺要求:

- (1) 元件布局应模块化, 方便安装、调试, 布线规范。
- (2) PCB 应满足电子产品的工艺设计, 具有可测试性、可生产性和可维护性;
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;
- (4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存, 200G 以上硬盘, windowXP 以上系统): 一台; Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 2-1-2)



## 10.试题编号：H2-10 多谐振荡器 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

1.如图所示电路原理图与元器件资料

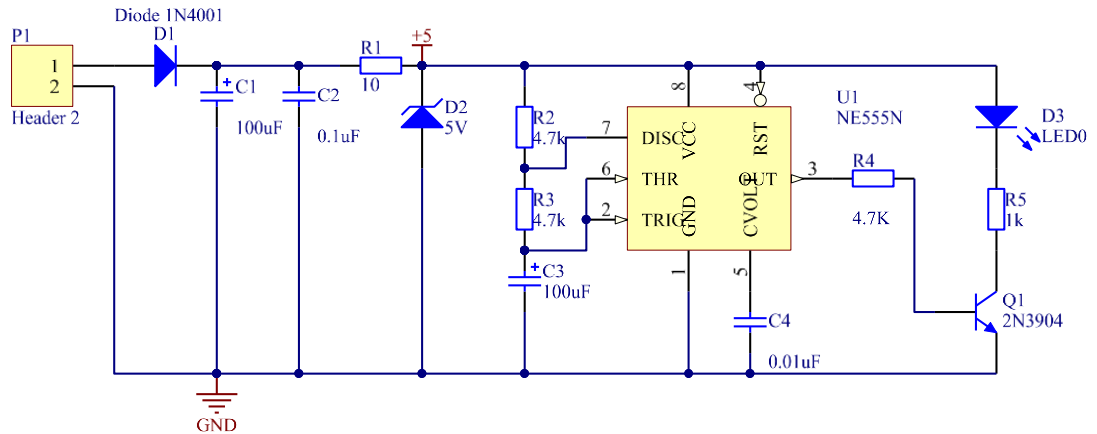


图 2-1-20 电路原理图

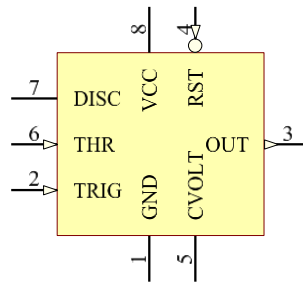


图 2-1-21 自制元件

绘制元件 NE555NEW，可参考原库中的元件

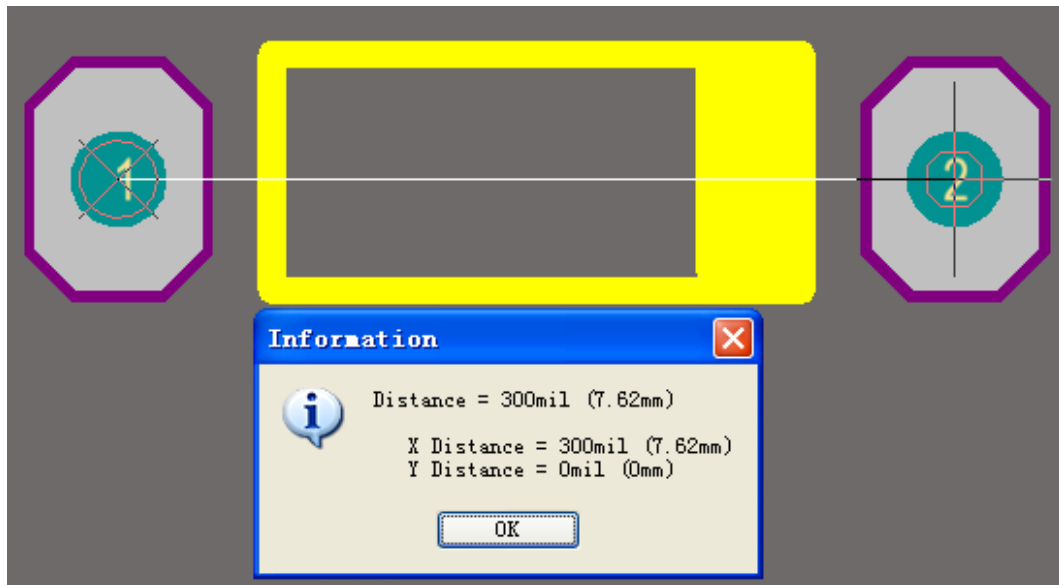


图 2-1-22 自制封装

绘制封装 DIODE0.3, 焊盘间距 300mil, 尺寸 60\*80mil, hole size 35mil

## 2. 元器件参数清单列表

表 2-1-11 元器件参数清单列表:

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	P1	VCC	Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
2	C1, C3	100uF	Cap	Miscellaneous Devices	EC2/5	考试下发库
3	C2, C4	0.1uF,0.01	Cap	Miscellaneous Devices	CC2.5	考试下发库
4	D1	1N4007	Diode 1N4001	Miscellaneous Devices	新建 Diode-0.3	自制库
5	D2	5V	D zener	Miscellaneous Devices	新建 Diode-0.3	自制库
6	D3	LED	LED0	Miscellaneous Devices	LED3.5	考试下发库
7	R1-R5		RES 2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
8	U1	NE555	NE555NEW	自制库	DIP-8	Miscellaneous Devices
9	Q1	8050	2N3904	Miscellaneous Devices	TO-92A	Miscellaneous Devices

## 3. 步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气

#### 栅格 4

- (4) 创建原理图库文件 test.schlib, 新建原理图元件 NE555NEW
- (5) 创建封装库文件 test.pcb.lib, 新建封装元件 Diode0.3;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 2000mil\*1000mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,  
PCB 为 单面板  
安全间距为 10mil;  
要求布线宽度  
+5V 为 25~35mil, 典型值 30mil  
GND 为 35~45mil, 典型值 40mil  
其他为 15~25mil, 典型值 20mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个, 孔内径 100mil, 坐标为 (150mil, 150mil) (1850mil, 850mil) (150mil, 850mil) (1850mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

#### 4.工艺要求:

- (1) 元件布局应模块化, 方便安装、调试, 布线规范。
- (2) PCB 应满足电子产品的工艺设计, 具有可测试性、可生产性和可维护性;
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;
- (4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存, 200G 以上硬盘, windowXP 以上系统): 一台; Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 2-1-2)

## 11. 试题编号：H2-11 逻辑笔电路 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

1. 如图所示电路原理图与元器件资料

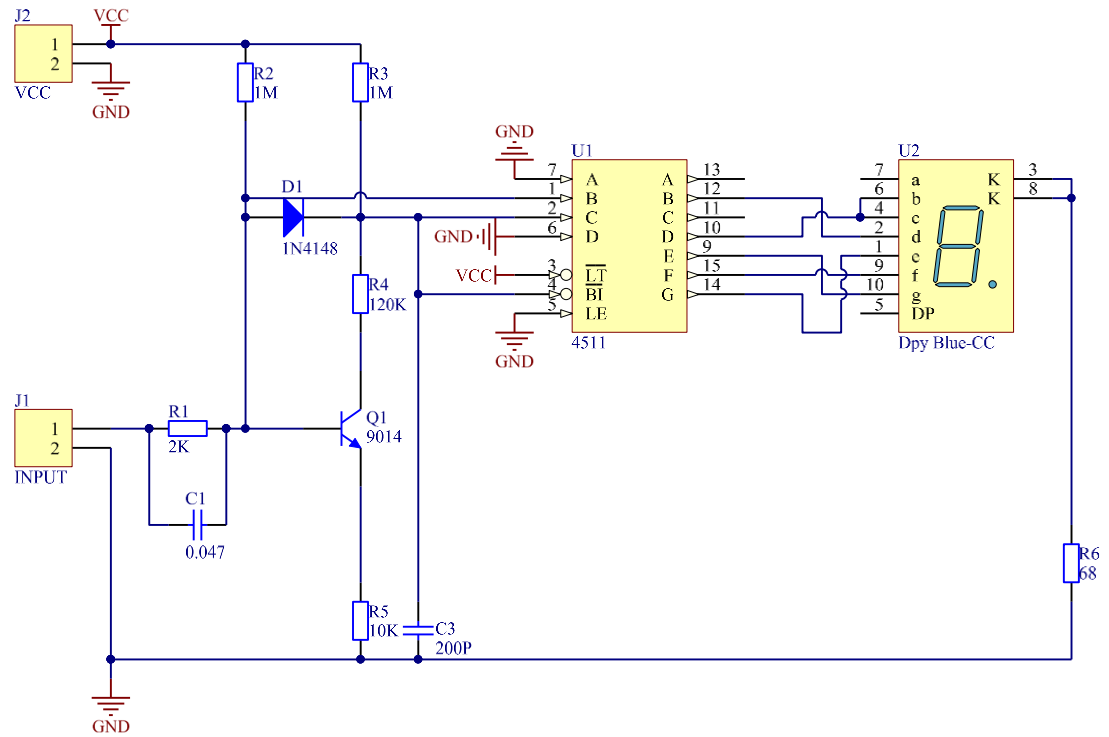


图 2-1-23 逻辑笔原理图

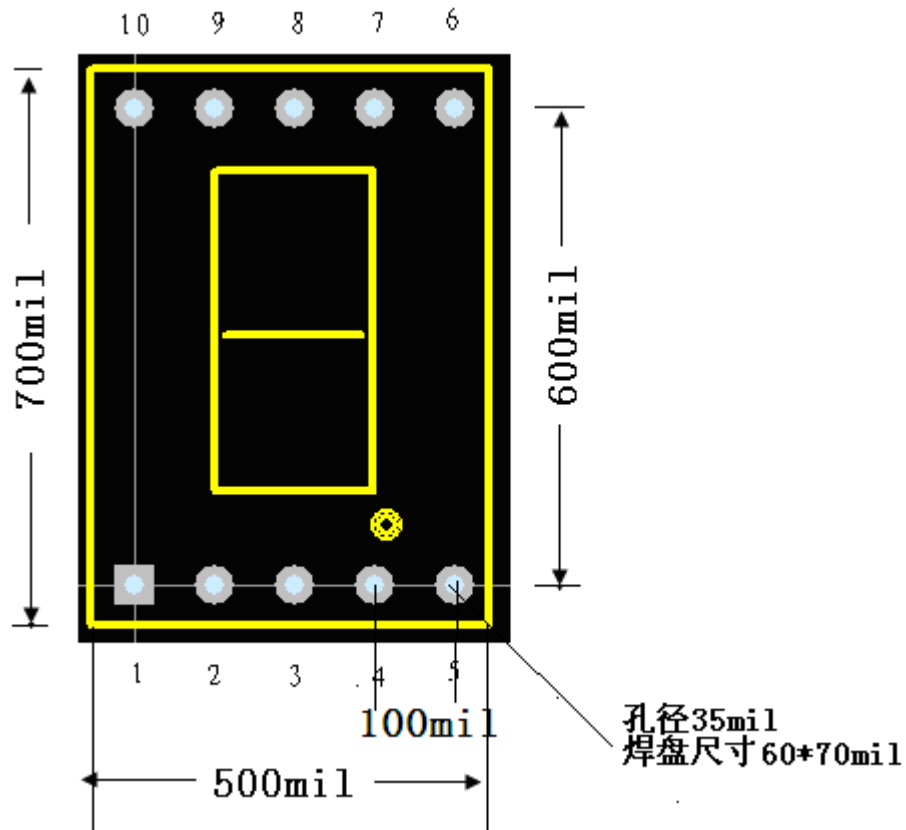


图 2-1-24 自制封装 7LED1

2. 元器件参数清单列表:

表 2-1-12 元器件参数清单列表:

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	J1, J2		Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
2	C1, C3		CAP	Miscellaneous Devices	CC2.5	考试下发库
3	R1-R6		RES2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
4	D1	1N4148	Diode	Miscellaneous Devices	DO-41	Miscellaneous Devices
5	Q1	9014	2N3904	Miscellaneous Devices	TO-92A	Miscellaneous Devices
6	U1	CD4511	4511	考试下发库	DIP-16	Miscellaneous Devices
7	U2	数码管	Dpy Blue-CC	考试下发库	自制封装 7LED1	自制库

3. 步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,

---

(3) 创建原理图 test.SchDoc，采用 A4 图纸，捕捉栅格 10，可视栅格为 10，电气栅格 4

(4) 创建原理图库文件 test.schlib，新建原理图元件 \_\_\_\_\_ (本项不做)

(5) 创建封装库文件 test.pcb.lib，新建封装元件 7LED1；

(6) 按照考题所提供的元件列表与电路图完成原理图

(7) 对原理图运行电气规则检查，并排除错误。

(8) 创建 PCB，test.PcbDoc，大小为 2500mil\*1200mil；

(9) 将原理图元件导入到 PCB 中。

(10) 设置布线设计规则，

PCB 为 单面板

安全间距为 10mil；

要求布线宽度

VCC 为 25~35mil，典型值 30mil

GND 为 35~45mil，典型值 40mil

其他为 15~25mil，典型值 20mil

(11) 设置 PCB 左下角为原点，在 PCB 两角设计安装定位孔 4 个，孔内径 100mil，坐标为 (150mil, 150mil) (2350mil, 1050mil) (150mil, 1050mil) (2350mil, 150mil)；

(12) 按照 IPC 标准和实用性原则，对 PCB 进行布局、布线。

(13) 对焊盘补泪滴，整理丝印标识，并在 PCB 上标注年月日和考生号。

(14) 对 PCB 进行 DRC 校验修正错误

(15) 生成 BOM 文件，格式为 XLS 或 PDF。

#### 4. 工艺要求：

(1) 元件布局应模块化，方便安装、调试，布线规范。

(2) PCB 应满足电子产品的工艺设计，具有可测试性、可生产性和可维护性；

(3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符；

(4) 器件之间的最小间距应满足基本间距要求；

## 二、实施条件

台式电脑(2G 以上内存, 200G 以上硬盘, windowXP 以上系统): 一台; Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 2-1-2)

## 12. 试题编号：H2-12 直流稳压电源 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

#### 1. 电路原理图和元器件资料

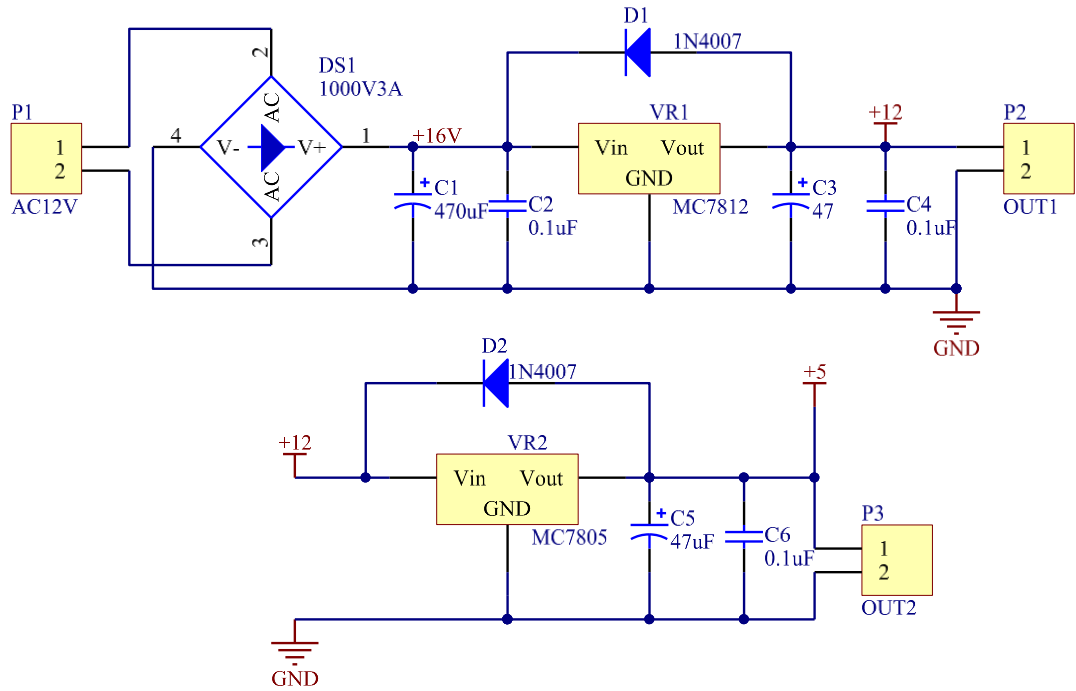


图 2-1-25 电源电路原理图

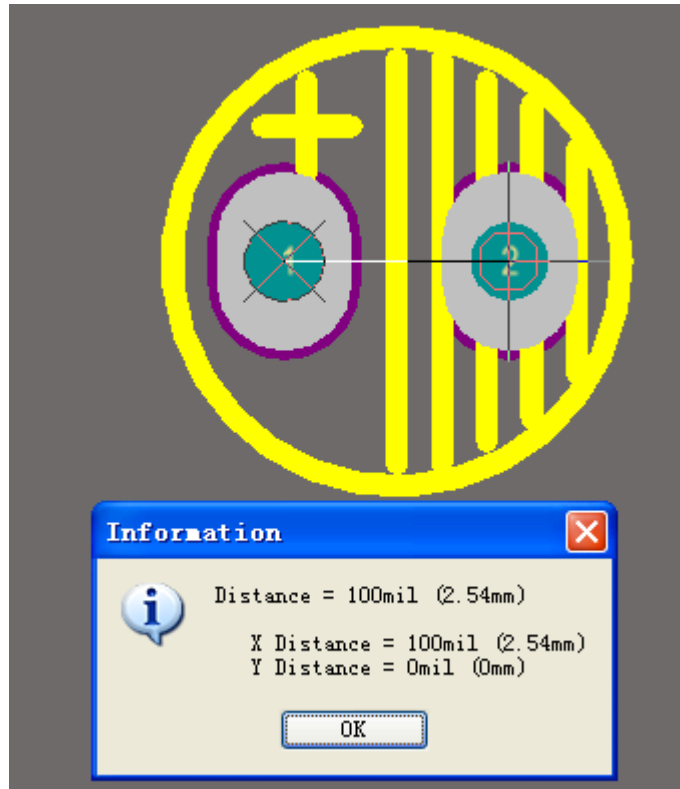


图 2-1-26 自制封装

绘制封装 CAP，焊盘间距 100mil，尺寸 60\*80mil，hole size 35mil，外圆直径 200mil  
自制封装 CAP

2.元器件参数清单列表：

表 2-1- 12 元器件参数清单列表：

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	P1, P2, P3		Header 2	Miscellaneous Connector	POWER SOCK2	考试下发库
2	C1	470uF	Cap Pol1	Miscellaneous Devices	EC5/10	考试下发库
3	C2, C4, C6	0.1uF	Cap	Miscellaneous Devices	CC2.5	考试下发库
4	C3, C5	47uF	Cap Pol1	Miscellaneous Devices	自制封装 CAP	自制库
5	D1, D2	IN4007	Diode 1N4001	Miscellaneous Devices	DO-41	Miscellaneous Devices
6	U1, U2	MC7812 MC7805	Volt Reg	Miscellaneous Devices	LM78XX	考试下发库
7	DS1	1000V3A	BRIDGE3	考试下发库	D-44	考试下发库

3.步骤

(1) 创建文件夹 D:\考生序号 ；



(2) 创建项目 考生序号.PrjPCB，  
(3) 创建原理图 test.SchDoc，采用 A4 图纸，捕捉栅格 10，可视栅格为 10，电气栅格 4

(4) 创建原理图库文件 test.schlib，新建原理图元件 \_\_\_\_\_ (本项不做)

(5) 创建封装库文件 test.pcblib，新建封装元件 CAP;

(6) 按照考题所提供的元件列表与电路图完成原理图

(7) 对原理图运行电气规则检查，并排除错误。

(8) 创建 PCB，test.PcbDoc，大小为 2500mil\*1500mil;

(9) 将原理图元件导入到 PCB 中。

(10) 设置布线设计规则，

PCB 为 单面板

安全间距为 10mil;

要求布线宽度

+12, +5 为 25~35mil, 典型值 30mil

GND 为 35~45mil, 典型值 40mil

其他为 15~25mil, 典型值 20mil

(11) 设置 PCB 左下角为原点，在 PCB 两角设计安装定位孔 4 个，孔内径 100mil，坐标为 (150mil, 150mil) (2350mil, 1350mil) (150mil, 1350mil) (2350mil, 150mil);

(12) 按照 IPC 标准和实用性原则，对 PCB 进行布局、布线。

(13) 对焊盘补泪滴，整理丝印标识，并在 PCB 上标注年月日和考生号。

(14) 对 PCB 进行 DRC 校验修正错误

(15) 生成 BOM 文件，格式为 XLS 或 PDF。

#### 4.工艺要求:

(1) 元件布局应模块化，方便安装、调试，布线规范。

(2) PCB 应满足电子产品的工艺设计，具有可测试性、可生产性和可维护性;

(3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;

(4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存, 200G 以上硬盘, windowXP 以上系统): 一台; Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 2-1-2)

### 13. 试题编号：H2-13 振荡器 PCB 版图设计

#### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

#### 1. 电路原理图和元器件资料

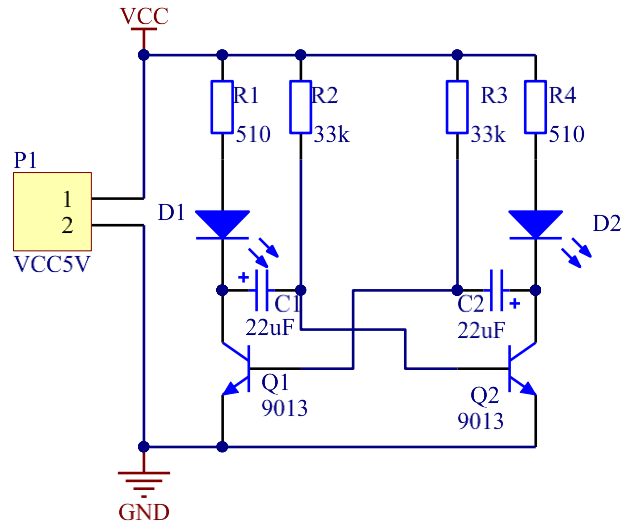


图 2-1-27 电路原理图

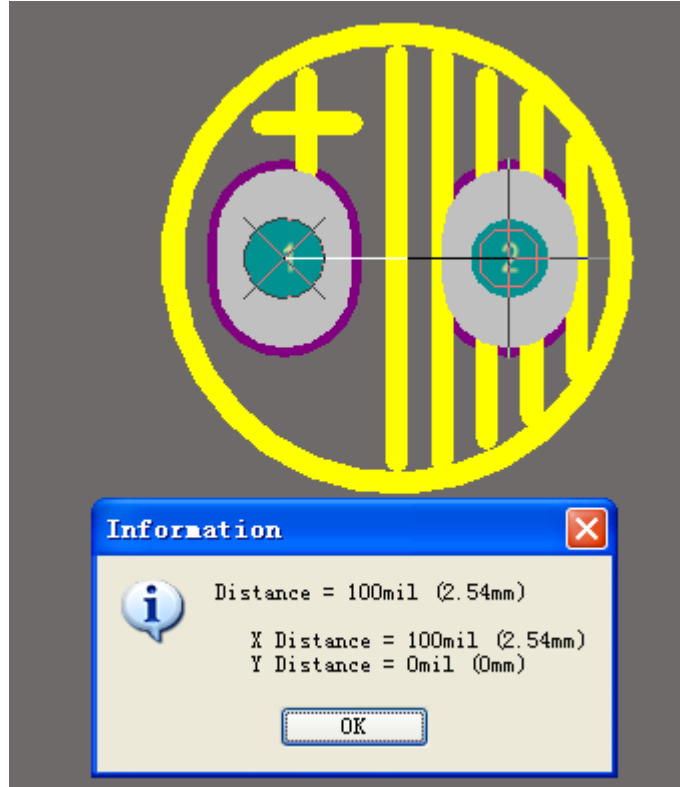


图 2-1-28 自制封装

绘制封装 CAP，焊盘间距 100mil，尺寸 60\*80mil，hole size 35mil，外圆直径 200mil

## 2. 元器件参数清单列表

表 2-1- 14 元器件参数表

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	R1-R4		RES2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
2	C1, C2	22uF	Cap Pol1	Miscellaneous Devices	自制 CAP	自制库
3	Q1, Q2	9013	2N3904	Miscellaneous Devices	TO-92A	Miscellaneous Devices
4	D1, D2	LED	LED0	Miscellaneous Devices	LED3.5	考试下发库
5	P1	VCC5V	Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors

## 3. 步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 \_\_\_\_\_ (本项不做)
- (5) 创建封装库文件 test.pcbli, 新建封装元件 CAP ;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 1600\*1200mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,  
PCB 为 单面板  
安全间距为 10mil;  
要求布线宽度  
VCC 为 20~50mil, 典型值 30mil  
GND 为 20~50mil, 典型值 40mil  
其他为 10~30mil, 典型值 20mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个, 孔内径 100mil, 坐标为 (150mil, 150mil) (1450mil, 1050mil) (150mil, 1050mil) (1450mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

## 4. 工艺要求:

- (1) 元件布局应模块化, 方便安装、调试, 布线规范。
- (2) PCB 应满足电子产品的工艺设计, 具有可测试性、可生产性和可维护性;

---

(3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;

(4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准(见表 2-1-2)

## 14. 试题编号：H2-14 运放放大电路 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

#### ① 绘制如图所示电路原理图

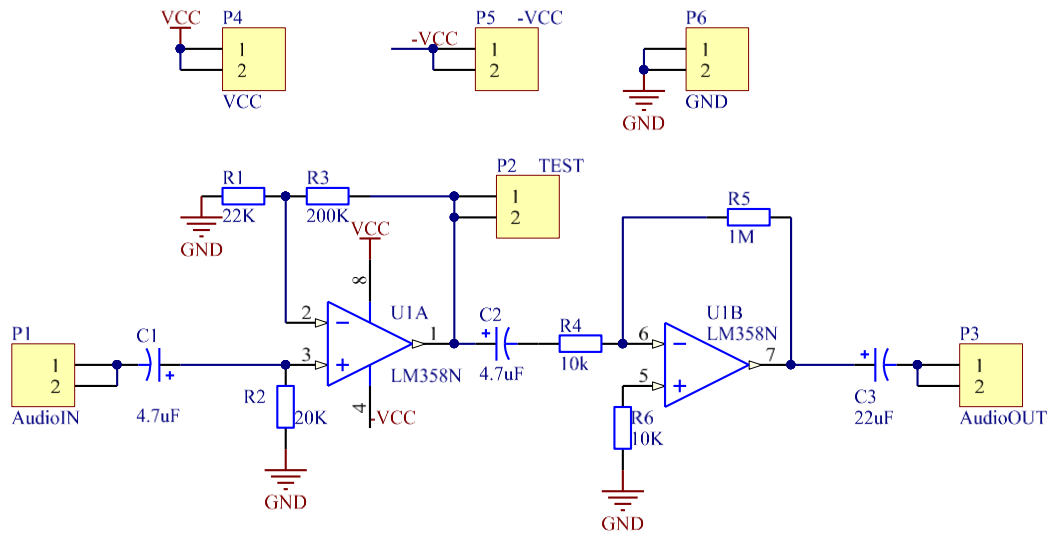


图 2-1-29 电路原理图

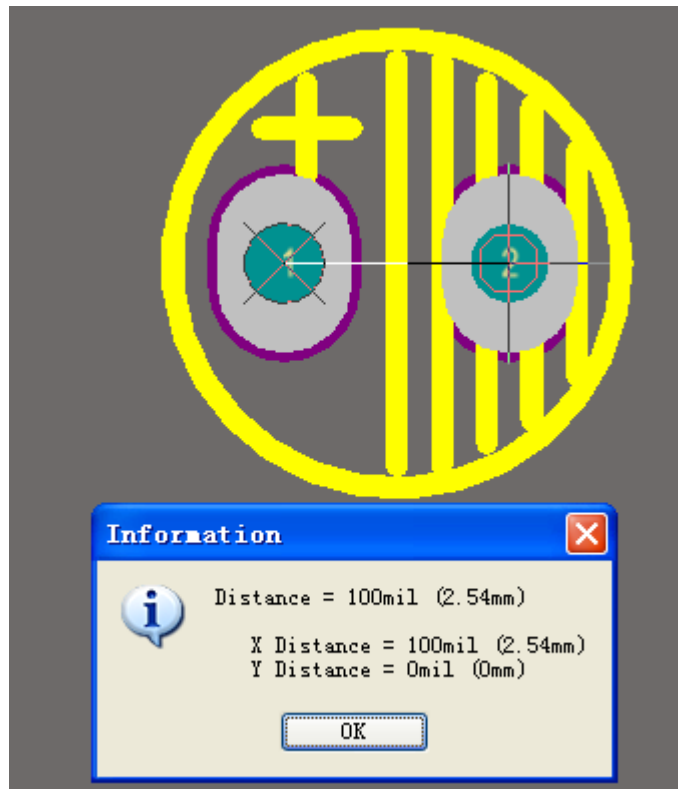


图 2-1-30 自制封装

绘制封装 CAP，焊盘间距 100mil，尺寸 60\*80mil，hole size 35mil，外圆直径 200mil  
2.元器件参数如下清单列表

表 2-1- 15 元器件参数表

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	P1~P6		Header 2	Miscellaneous Connector	HDR1X2	Miscellaneous Connector
2	C1, C2, C3		Cap	Miscellaneous Devices	自制 CAP	自制库
3	R1~R6		RES 2	Miscellaneous Devices	axial-0.3	Miscellaneous Devices
4	U1	LM358	LM358	考试下发库	DIP-8	Miscellaneous Devices

### 3.设计具体步骤

- (1) 创建文件夹 D:\考生序号 ；
- (2) 创建项目 考生序号.PrjPCB，
- (3) 创建原理图 test.SchDoc，采用 A4 图纸，捕捉栅格 10，可视栅格为 10，电气栅格 4
- (4) 创建原理图库文件 test.schlib，新建原理图元件 \_\_\_\_\_（本项不做）
- (5) 创建封装库文件 test.pcblib，新建封装元件 CAP；
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查，并排除错误。
- (8) 创建 PCB，test.PcbDoc，大小为 1700\*1000mil；
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则，  
PCB 为 单面板  
安全间距为 10mil；  
  
要求布线宽度  
  
VCC，-VCC 为 25~35mil，典型值 30mil  
GND 为 35~45mil，典型值 40mil  
其他为 15~25mil，典型值 20mil
- (11) 设置 PCB 左下角为原点，在 PCB 两角设计安装定位孔 4 个，孔内径 100mil，坐标为 (150mil, 150mil) (1550mil, 850mil) (150mil, 850mil) (1550mil, 150mil)；
- (12) 按照 IPC 标准和实用性原则，对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴，整理丝印标识，并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件，格式为 XLS 或 PDF。

### 4.工艺要求:

- (1) 元件布局应模块化，方便安装、调试，布线规范。
- (2) PCB 应满足电子产品的工艺设计，具有可测试性、可生产性和可维护性；

(3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;

(4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准(见表 2-1-2)

## 15. 试题编号：H2-15 运放波形电路 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

#### ① 电路原理图和元器件资料

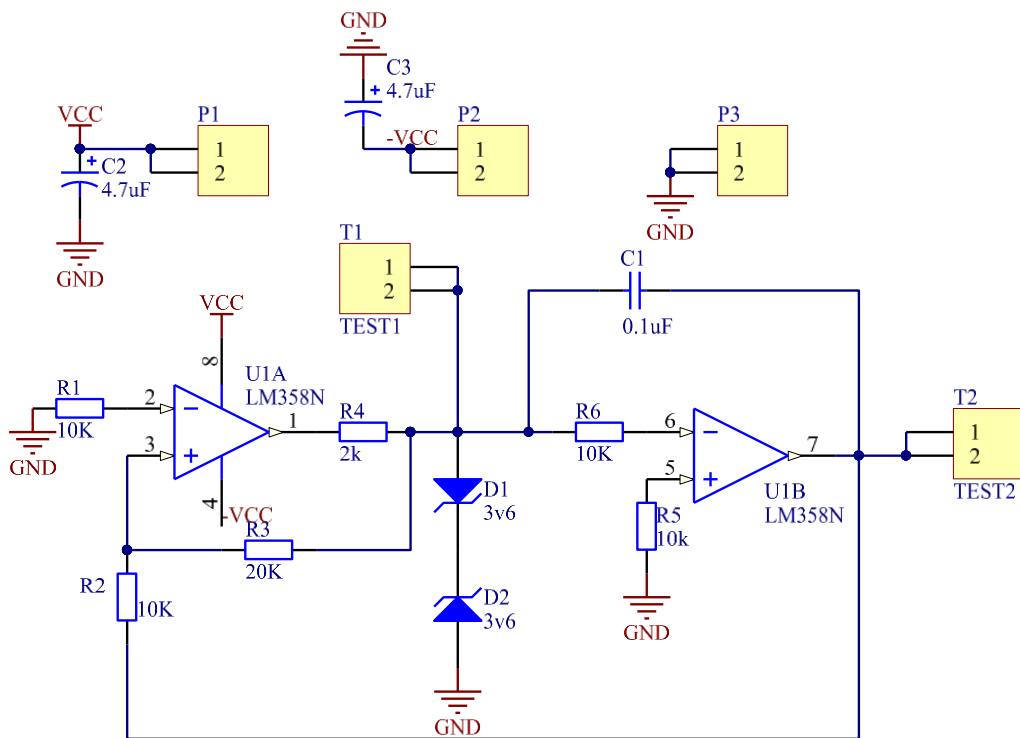


图 2-1-31 电路原理图

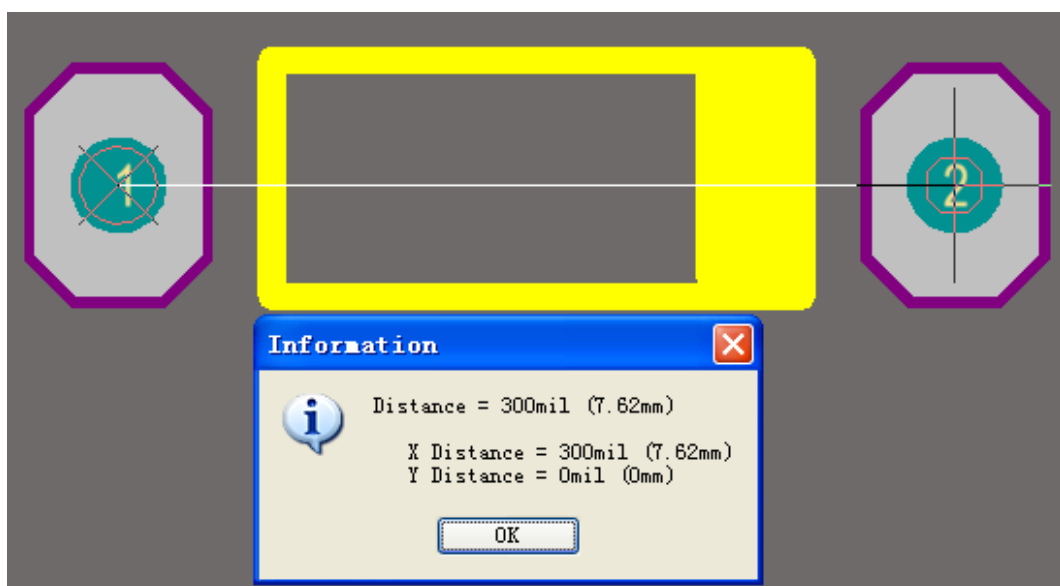


图 2-1-32 自制封装



绘制封装 DIODE0.3, 焊盘间距 300mil, 尺寸 60\*80mil, hole size 35mil

## 2. 元器件参数清单列表

表 2-1- 16 元器件参数表

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	元件标号	元件参数	元件在元件库中的名字	元件所在库	封装	封装所在库
2	P1~P3 T1, T2		Header 2	Miscellaneous Connector	HDR1X2	Miscellaneous Connector
3	C1		Cap	Miscellaneous Devices	RAD0.1	Miscellaneous Connector
4	C2~C3	4.7uF	Cap	Miscellaneous Devices	EC2/5	考试下发库
5	R1~R6		RES 2	Miscellaneous Devices	axial-0.3	Miscellaneous Devices
6	U1	LM358	LM358	考试下发库	DIP-8	Miscellaneous Devices
7	D1D2	3v6	D zener	Miscellaneous Devices	自制 Diode0.3	自制库

## 3. 步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4

(4) 创建原理图库文件 test.schlib, 新建原理图元件 \_\_\_\_\_ (本项不做);

(5) 创建封装库文件 test.pclib, 新建封装元件 Diode0.3 ;

(6) 按照考题所提供的元件列表与电路图完成原理图

(7) 对原理图运行电气规则检查, 并排除错误。

(8) 创建 PCB, test.PcbDoc, 大小为 1800\*1000mil;

(9) 将原理图元件导入到 PCB 中。

(10) 设置布线设计规则,

PCB 为 单面板

安全间距为 10mil;

要求布线宽度

VCC 为 25~35mil, 典型值 30mil

GND 为 35~45mil, 典型值 40mil

其他为 15~25mil, 典型值 20mil

(11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个, 孔内径 100mil, 坐标为 (150mil, 150mil) (1650mil, 850mil) (150mil, 850mil) (1650mil, 150mil);

- 
- (12) 按照 IPC 标准和实用性原则，对 PCB 进行布局、布线。
  - (13) 对焊盘补泪滴，整理丝印标识，并在 PCB 上标注 年月日和考生号。
  - (14) 对 PCB 进行 DRC 校验修正错误
  - (15) 生成 BOM 文件，格式为 XLS 或 PDF。

#### 4.工艺要求:

- (1) 元件布局应模块化，方便安装、调试，布线规范。
- (2) PCB 应满足电子产品的工艺设计，具有可测试性、可生产性和可维护性；
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符；
- (4) 器件之间的最小间距应满足基本间距要求；

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 2-1-2)

## 16. 试题编号：H2-16 多 LED 振荡器 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

#### ① 电路原理图和元器件资料

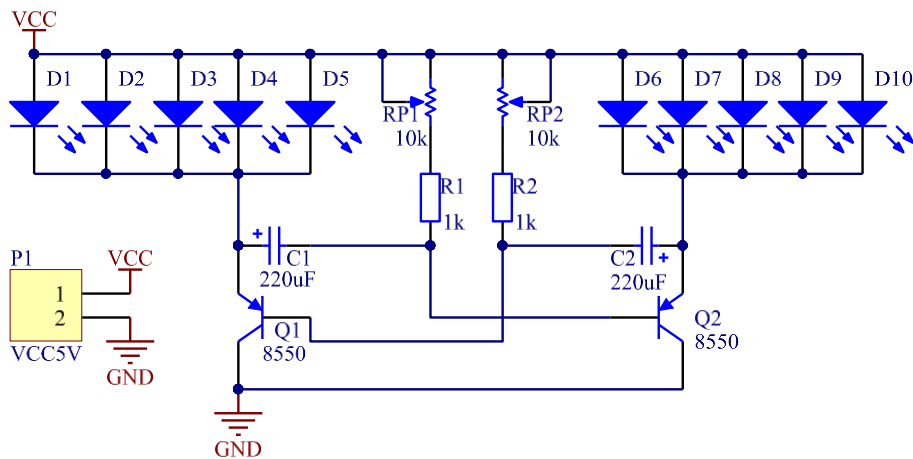


图 2-1-33 电路原理图

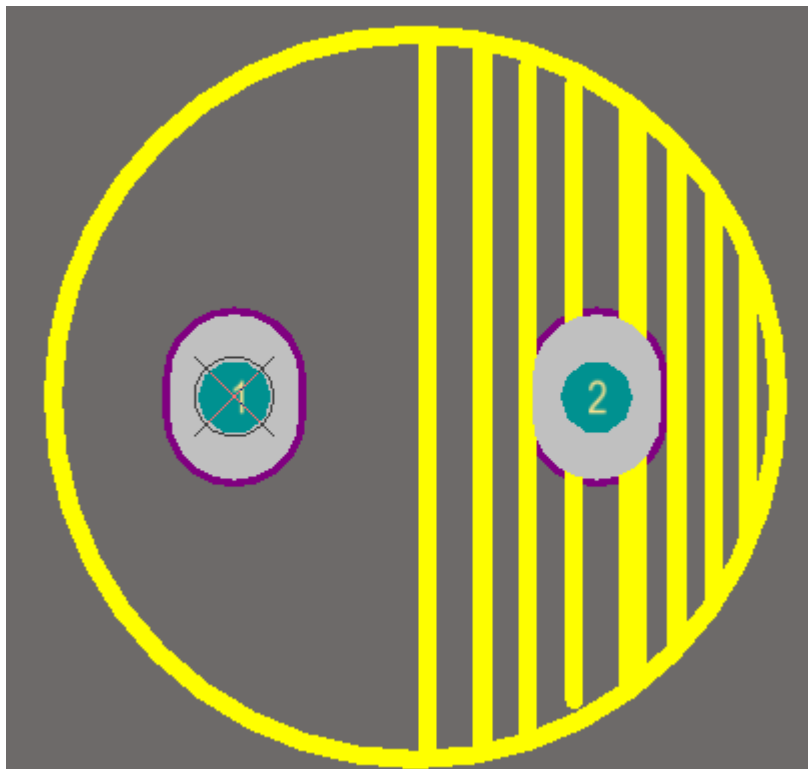


图 2-1-34 自制封装

绘制封装 CAP，焊盘间距 200mil，尺寸 70\*90mil，hole size 40mil，外圆直径 400mil

## 2. 元器件参数清单列表

表 2-1- 17 元器件参数表

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	R1-R2		RES2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
2	C1, C2	220uF	Cap Pol1	Miscellaneous Devices	自制 CAP	自制库
3	Q1, Q2	8550	2N3906	Miscellaneous Devices	TO-92A	Miscellaneous Devices
4	D1-D10	LED	LED0	Miscellaneous Devices	LED3.5	考试下发库
5	P1	VCC5V	Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
6	RP	10k	RPot	Miscellaneous Devices	DWQ	Miscellaneous Devices

## 3. 步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 \_\_\_\_\_ (本项不做)
- (5) 创建封装库文件 test.pcb.lib, 新建封装元件 CAP ;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 2400\*1200mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,  
PCB 为 单面板  
安全间距为 10mil;  
要求布线宽度  
VCC 为 20~50mil, 典型值 30mil  
GND 为 20~50mil, 典型值 40mil  
其他为 10~30mil, 典型值 20mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个 , 孔内径 100mil, 坐标为 (150mil, 150mil) (2250mil, 1050mil) (150mil, 1050mil) (2250mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

## 4. 工艺要求:

- (1) 元件布局应模块化，方便安装、调试，布线规范。
- (2) PCB 应满足电子产品的工艺设计，具有可测试性、可生产性和可维护性；
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符；
- (4) 器件之间的最小间距应满足基本间距要求；

## 二、实施条件

台式电脑(2G 以上内存, 200G 以上硬盘, windowXP 以上系统): 一台; Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 2-1-2)

## 17. 试题编号：H2-17 串联稳压电源 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

#### 1. 电路原理图和元器件资料

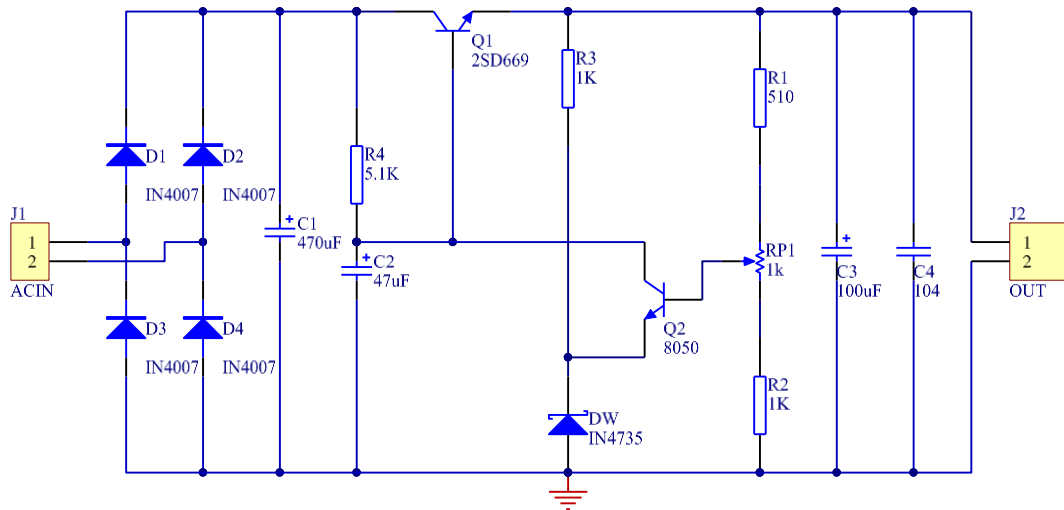


图 2-1-35 电源电路原理图

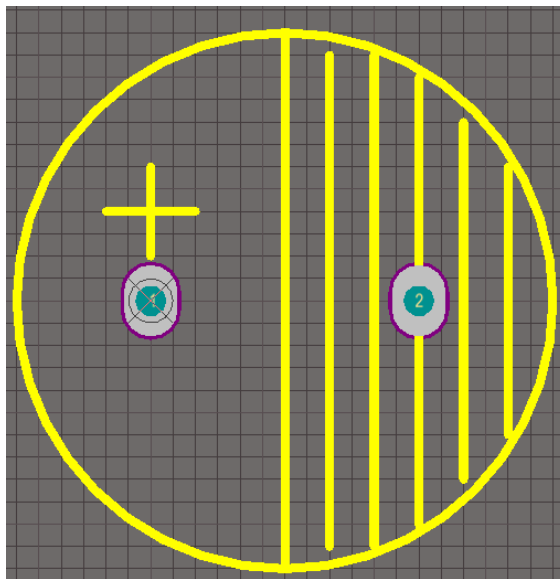


图 2-1-36 自制封装

绘制封装 CAP，焊盘间距 300mil，尺寸 90\*90mil，hole size 40mil，外圆直径 600mil

#### 2. 元器件参数清单列表：

表 2-1-18 元器件参数清单列表：

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	J1, J2		Header 2	Miscellaneo us Connectors	POWER SOCK2	考试下发库

2	D1-D4	1n4007	Diode	Miscellaneous Devices	D0-41	Miscellaneous Devices
3	C1, C3	470uF, 100uF	Cap Pol1	Miscellaneous Devices	EC5/10	考试下发库
4	C2	47uF	Cap Pol1	Miscellaneous Devices	EC2/5	考试下发库
5	C4	104	Cap	Miscellaneous Devices	CC2.5	考试下发库
6	R1-R4		RES2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
7	Q1	2SD669	2N3904	Miscellaneous Devices	T0-220	Miscellaneous Devices
8	Q2	8050	<b>2N3904</b>	Miscellaneous Devices	T0-92A	Miscellaneous Devices
9	RP1	1k	RPot	Miscellaneous Devices	DWQ	Miscellaneous Devices
10	DW	IN4735	D Schottky	Miscellaneous Devices	D0-41	Miscellaneous Devices

### 3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 \_\_\_\_\_ (本项不做),
- (5) 创建封装库文件 test.pclib, 新建封装元件 CAP;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 2500mil\*1500mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,  
PCB 为 单面板  
安全间距为 10mil;  
要求布线宽度 20~30mil, 典型值 25mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个, 孔内径 100mil, 坐标为 (150mil, 150mil) (2350mil, 1350mil) (150mil, 1350mil) (2350mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

### 4.工艺要求:

- (1) 元件布局应模块化, 方便安装、调试, 布线规范。
- (2) PCB 应满足电子产品的工艺设计, 具有可测试性、可生产性和可维护性;
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径

---

等相符；

(4) 器件之间的最小间距应满足基本间距要求；

## 二、实施条件

台式电脑(2G 以上内存, 200G 以上硬盘, windowXP 以上系统): 一台; Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 2-1-2)



## 18. 试题编号：H2-18 开关电源 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

1. 如图所示电路原理图与元器件资料

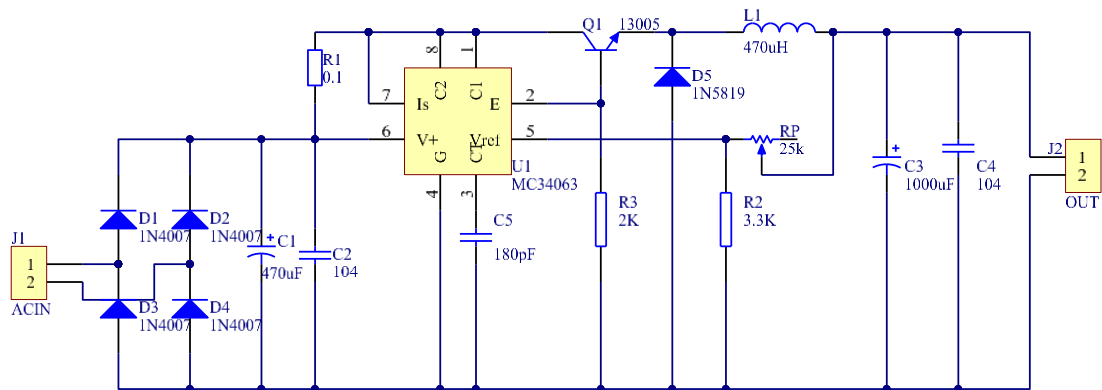


图 2-1-37 原理图

2. 元器件参数清单列表：

表 2-1-19 元器件参数清单列表：

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	J1, J2	ACIN, OUT	Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
2	D1-D5	1N4007 1N5819	Diode	Miscellaneous Devices	DO-41	Miscellaneous Devices
3	C1, C3	1000uF 470uF	Cap Pol1	Miscellaneous Devices	EC5/10	考试下发库
4	C2, C4, C5	104 180pF	Cap	Miscellaneous Devices	CC2.5	考试下发库
5	R1~R3		RES 2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
6	U1	MC34063	MC34063	考试下发库	DIP-8	Miscellaneous Devices
7	Q1	13005	2N3904	Miscellaneous Devices	TO-220-AB	Miscellaneous Devices
8	L1	470uH	Inductor	Miscellaneous Devices	AXIAL-0.4	Miscellaneous Devices

3. 步骤

- (1) 创建文件夹 D:\考生序号 ；
- (2) 创建项目 考生序号.PrjPCB,

---

(3) 创建原理图 test.SchDoc，采用 A4 图纸，捕捉栅格 10，可视栅格为 10，电气栅格 4

(4) 创建原理图库文件 test.schlib，新建原理图元件 \_\_\_\_\_ (本项不做)

(5) 创建封装库文件 test.pclib，新建封装元件 \_\_\_\_\_ (本项不做)；

(6) 按照考题所提供的元件列表与电路图完成原理图

(7) 对原理图运行电气规则检查，并排除错误。

(8) 创建 PCB，test.PcbDoc，大小为 2500mil\*1500mil；

(9) 将原理图元件导入到 PCB 中。

(10) 设置布线设计规则，

PCB 为 单面板

安全间距为 10mil；

要求布线宽度：为 15~25mil，典型值 20mil

(11) 设置 PCB 左下角为原点，在 PCB 两角设计安装定位孔 4 个，孔内径 100mil，坐标为 (150mil, 150mil) (2350mil, 1350mil) (150mil, 1350mil) (2350mil, 150mil)；

(12) 按照 IPC 标准和实用性原则，对 PCB 进行布局、布线。

(13) 对焊盘补泪滴，整理丝印标识，并在 PCB 上标注年月日和考生号。

(14) 对 PCB 进行 DRC 校验修正错误

(15) 生成 BOM 文件，格式为 XLS 或 PDF。

#### 4.工艺要求：

(1) 元件布局应模块化，方便安装、调试，布线规范。

(2) PCB 应满足电子产品的工艺设计，具有可测试性、可生产性和可维护性；

(3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符；

(4) 器件之间的最小间距应满足基本间距要求；

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准 (见表 2-1-2)

## 19. 试题编号：H2-19 SMT-多 LED 振荡器 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

#### ① 电路原理图和元器件资料

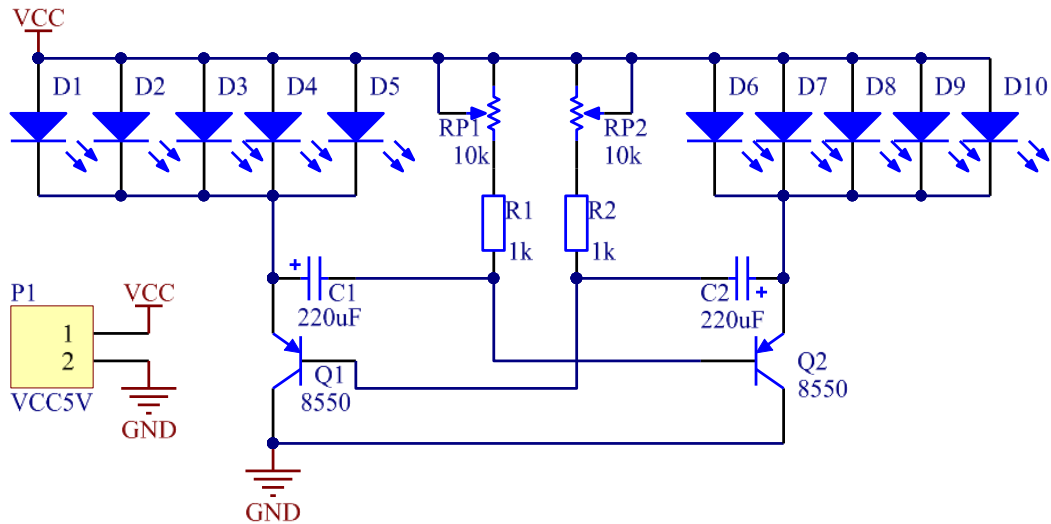


图 2-1-38 电路原理图

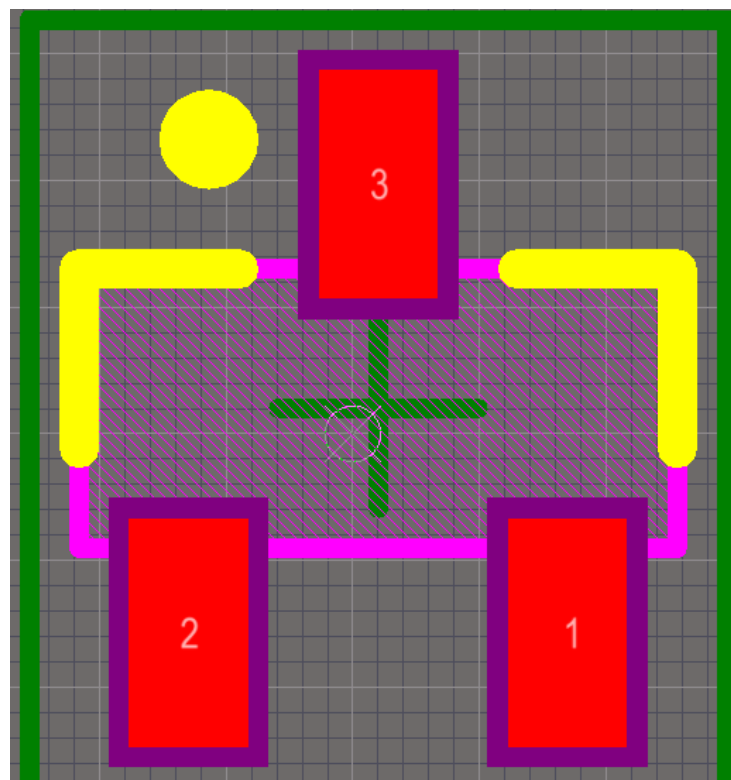


图 2-1-39 自制封装

修改封装引脚号，将封装 SOT23\_N1 改为 SOT23\_NEW

## 2. 元器件参数清单列表

表 2-1-20 元器件参数表

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	R1-R2		RES2	Miscellaneous Devices	6-0805_M	Miscellaneous Devices
2	C1, C2	220uF	Cap Pol1	Miscellaneous Devices	EC5/10	考试下发库
3	Q1, Q2	8550	2N3906	Miscellaneous Devices	自制 SOT23_NEW	自制库
4	D1-D10	LED	LED0	Miscellaneous Devices	3.2X1.6X1.1	Miscellaneous Devices
5	P1	VCC5V	Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
6	RP	10k	RPot	Miscellaneous Devices	DWQ	Miscellaneous Devices

## 3. 步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 \_\_\_\_\_ (本项不做)
- (5) 创建封装库文件 test.pclib, 新建封装元件 SOT23\_NEW ;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 2300\*1100mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,  
PCB 为 单面板  
安全间距为 8mil;  
要求布线宽度  
VCC 为 20~30mil, 典型值 25mil  
GND 为 20~30mil, 典型值 25mil  
其他为 10~20mil, 典型值 15mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个, 孔内径 100mil, 坐标为 (150mil, 150mil) (2150mil, 950mil) (150mil, 950mil) (2150mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

#### 4.工艺要求:

- (1) 元件布局应模块化,方便安装、调试,布线规范。
- (2) PCB 应满足电子产品的工艺设计,具有可测试性、可生产性和可维护性;
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;
- (4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间:120 分钟

## 四、评分标准(见表 2-1-2)

## 20. 试题编号：H2-20 SMT-多谐振荡器 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

1. 如图所示电路原理图与元器件资料

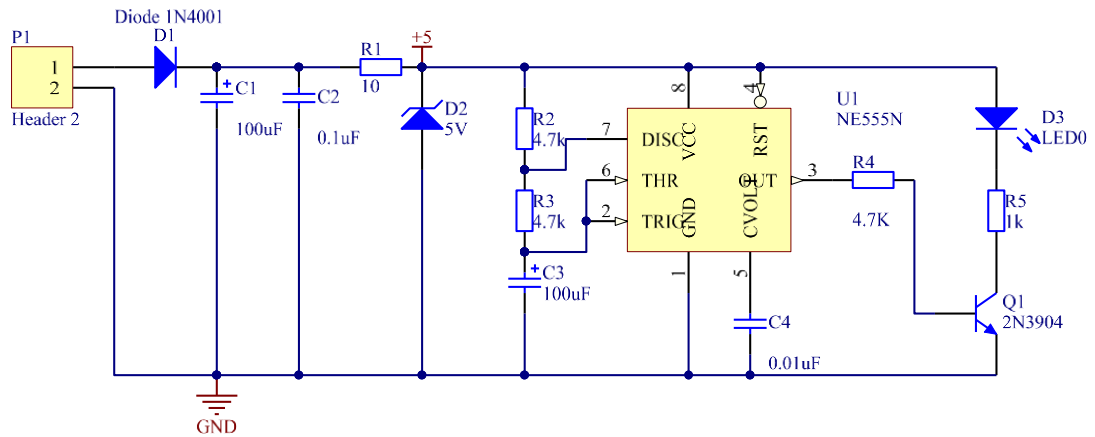


图 2-1-40 电路原理图

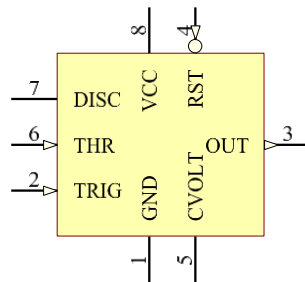


图 2-1-41 自制元件

绘制元件 NE555NEW，可参考原库中的元件

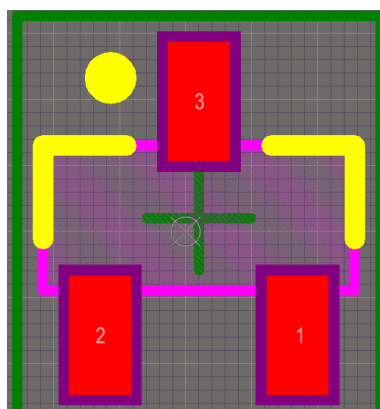


图 2-1-42 自制封装

修改封装引脚号，将封装 SOT23\_N1 改为 SOT23\_NEW

## 2.元器件参数清单列表

表 2-1- 21 元器件参数清单列表:

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	P1	VCC	Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
2	C1, C3	100uF	Cap	Miscellaneous Devices	EC2/5	考试下发库
3	C2, C4	0.1uF,0.01	Cap	Miscellaneous Devices	C0805	Miscellaneous Devices
4	D1	1N4007	Diode 1N4001	Miscellaneous Devices	3.2X1.6X1.1	Miscellaneous Devices
5	D2	5V	D zener	Miscellaneous Devices	3.2X1.6X1.1	Miscellaneous Devices
6	D3	LED	LED0	Miscellaneous Devices	3.2X1.6X1.1	Miscellaneous Devices
7	R1-R5		RES 2	Miscellaneous Devices	6-0805_M	Miscellaneous Devices
8	U1	NE555	NE555NEW	自制库	SO8_M	Miscellaneous Devices
9	Q1	8050	2N3904	Miscellaneous Devices	自制 SOT23_NEW	自制库

## 3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrcPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 NE555NEW
- (5) 创建封装库文件 test.pclib, 新建封装元件 SOT23\_NEW ;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 1400mil\*800mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,  
PCB 为 单面板  
安全间距为 8mil;  
要求布线宽度: 为 15~20mil, 典型值 15mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个 , 孔内径 100mil, 坐标为 (150mil, 150mil) (1250mil, 650mil) (150mil, 650mil) (1250mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

---

#### 4.工艺要求:

- (1) 元件布局应模块化,方便安装、调试,布线规范。
- (2) PCB 应满足电子产品的工艺设计,具有可测试性、可生产性和可维护性;
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;
- (4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间:120 分钟

## 四、评分标准(见表 2-1-2)



## 项目 2：双面 PCB 版图设计

### 21. 试题编号：H1-21 555 报警器 PCB 版图设计

#### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

1. 如图所示电路原理图与元器件资料

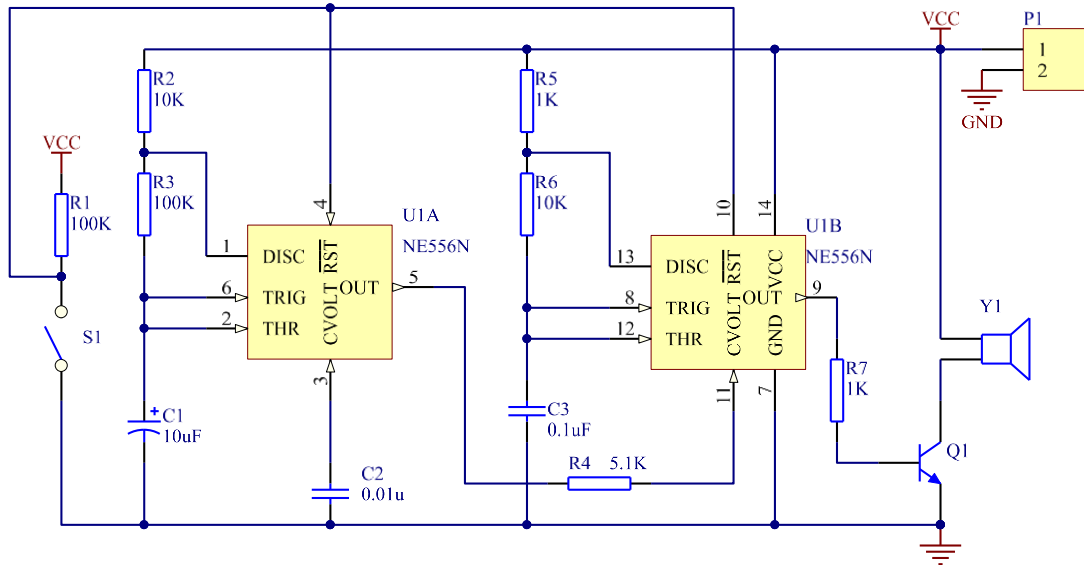


图 2-1-43 原理图

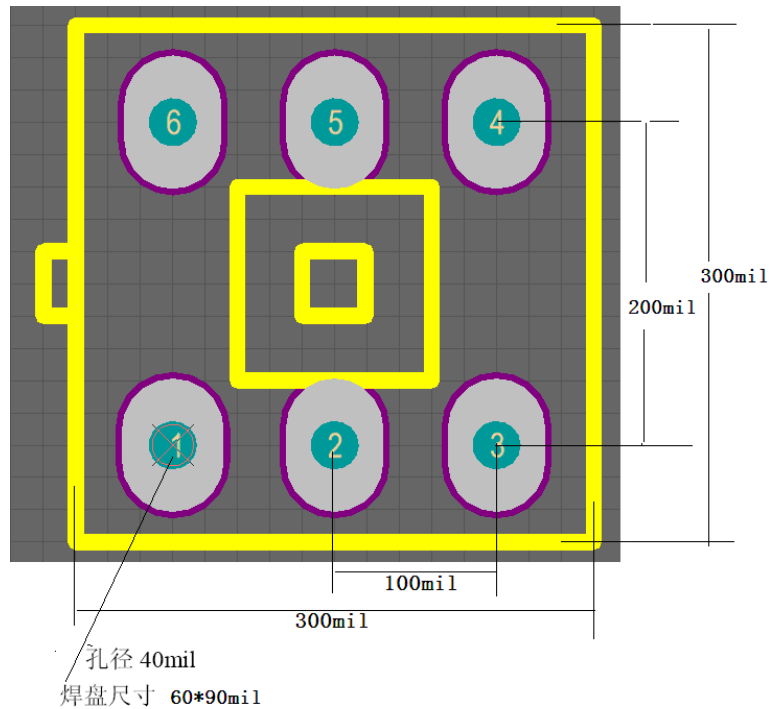


图 2-1-44 自制封装 ZS6

2.元器件参数清单列表:

表 2-1- 23 元器件参数表

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	R1-R7		RES2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
2	C1	10uF	Cap Pol1	Miscellaneous Devices	EC2/5	考试下发库
3	C2, C3	0.1uF, 0.01uF	CAP	Miscellaneous Devices	CC2.5	考试下发库
4	Y1		SPEAKER	Miscellaneous Devices	HDR1X2	Miscellaneous Connectors
5	Q1	8050	2N3904	Miscellaneous Devices	TO-92A	Miscellaneous Devices
6	U1	NE556	NE556	考试下发库	DIP-14	Miscellaneous Devices
7	S1		SW-SPST	Miscellaneous Connectors	自制 ZS6	自制
8	P1		Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors

3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PriPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 \_\_\_\_\_ (本项不做);
- (5) 创建封装库文件 test.pclib, 新建封装元件 ZS6 ;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 1600\*1200mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,  
PCB 为 双面板  
安全间距为 10mil;  
要求布线宽度  
VCC 为 25~35mil, 典型值 30mil  
GND 为 35~45mil, 典型值 40mil  
其他为 15~25mil, 典型值 20mil

(11) 设置 PCB 左下角为原点，在 PCB 两角设计安装定位孔 4 个，孔内径 100mil，坐标为 (150mil, 150mil) (1450mil, 1050mil) (150mil, 1050mil) (1450mil, 150mil);

(12) 按照 IPC 标准和实用性原则，对 PCB 进行布局、布线。

(13) 对焊盘补泪滴，整理丝印标识，并在 PCB 上标注年月日和考生号。

(14) 对 PCB 进行 DRC 校验修正错误

(15) 生成 BOM 文件，格式为 XLS 或 PDF。

#### 4.工艺要求:

(1) 元件布局应模块化，方便安装、调试，布线规范。

(2) PCB 应满足电子产品的工艺设计，具有可测试性、可生产性和可维护性;

(3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;

(4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准(见表 2-1-2)

### 22.试题编号: H1-22 三角波发生器 PCB 版图设计

## 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标,按照 PCB 布局、布线的基本原则,合理的设计出 PCB 图。

1.如图所示电路原理图与元器件资料

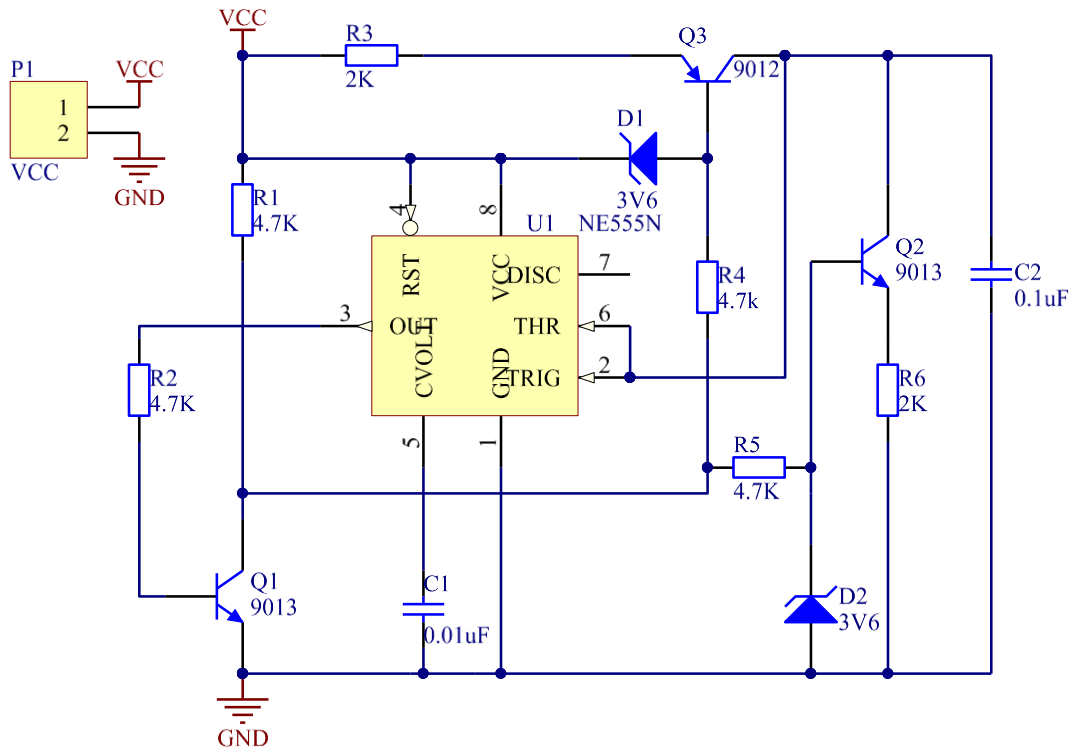
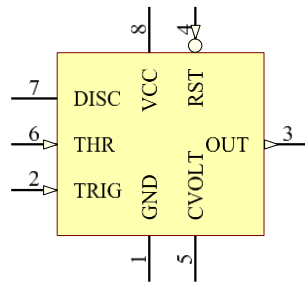


图 2-1-45 三角波发生器原理图



绘制元件 NE555NEW，可参考原库中的元件

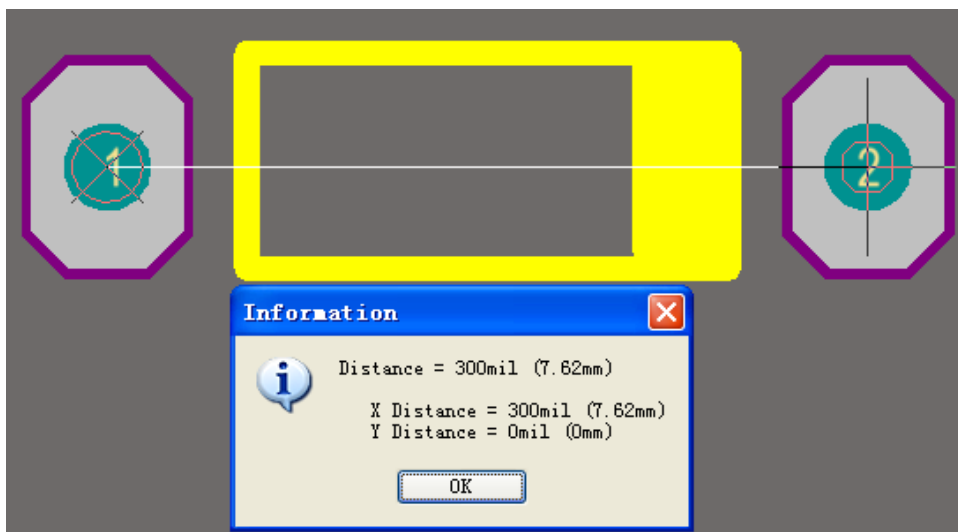


图 2-1-46 自制元件

自制封装 DIODE0.3（焊盘间距 300mil，焊盘尺寸 60\*80mil，hole size 35mil）

2.元器件参数清单列表:

表 2-1- 22 元器件参数清单列表:

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	P1	VCC	Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
2	C1~C2	103, 104	Cap	Miscellaneous Devices	CC2.5	考试下发库
3	R1~R6		RES 2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
4	U1	NE555	NE555NEW	自制库	DIP-8	Miscellaneous Devices
5	Q1~Q3	9012 9013	2N3904 2N3906	Miscellaneous Devices	TO-92A	Miscellaneous Devices
6	D1,D2	3v6	D zener	Miscellaneous Devices	新建 Diode0.3	自制库

3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 NE555NEW
- (5) 创建封装库文件 test.pclib, 新建封装元件 Diode0.3;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 1600mil\*1000mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,
  - PCB 为 双面板
  - 安全间距为 10mil;
  - 要求布线宽度
    - VCC 为 25~35mil, 典型值 30mil
    - GND 为 35~45mil, 典型值 40mil
    - 其他为 15~25mil, 典型值 20mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个, 孔内径 100mil, 坐标为 (150mil, 150mil) (1450mil, 850mil) (150mil, 850mil) (1450mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

---

#### 4.工艺要求:

- (1) 元件布局应模块化,方便安装、调试,布线规范。
- (2) PCB 应满足电子产品的工艺设计,具有可测试性、可生产性和可维护性;
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;
- (4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间:120 分钟

## 四、评分标准(见表 2-1-2)

## 23.试题编号：H1-23 单片机控制数码管 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

1.如图所示电路原理图与元器件资料

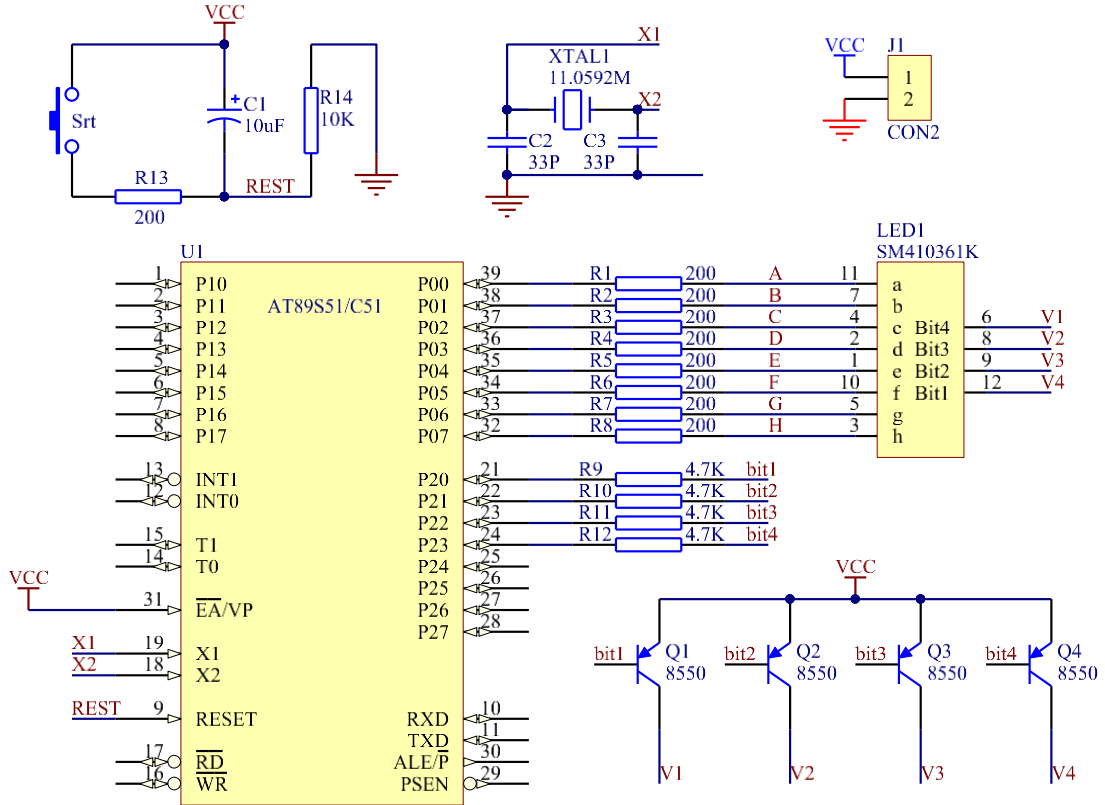


图 2-1- 27 单片机驱动数码管原理图

2.元器件参数清单列表：

表 2-1- 23 元器件参数清单列表：

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	R1-R14		RES2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
2	C1	10uF	Cap Pol1	Miscellaneous Devices	EC2/5	考试下发库
3	C2, C3		cap	Miscellaneous Devices	CC2.5	考试下发库
4	XTAL		XTAL	Miscellaneous Devices	X1	考试下发库
5	U1	AT89S51	8051	考试下发库	DIP-40	考试下发库
6	Srt		SW-PB	Miscellaneous Devices	WD4	考试下发库

7	J1	VCC	Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
8	Q1-Q4	8550	2N3906	Miscellaneous Devices	TO-92A	Miscellaneous Devices
9	LED1		自制元件 7LED4	自制库	7LED4	考试下发库

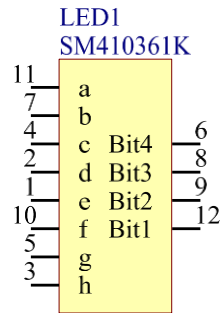


图 2-1-48 自制元件

自制元件 7LED4（可参考下发库中元件 Dpy Blue-CC 修改）

### 3.步骤

- (1) 创建文件夹 D:\考生序号 ；
- (2) 创建项目 考生序号.PrjPCB，
- (3) 创建原理图 test.SchDoc，采用 A4 图纸，捕捉栅格 10，可视栅格为 10，电气栅格 4
- (4) 创建原理图库文件 test.schlib，新建原理图元件 7LED4
- (5) 创建封装库文件 test.pcblib，新建封装元件 \_\_\_\_\_（本项不做）；
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查，并排除错误。
- (8) 创建 PCB，test.PcbDoc，大小为 3000mil\*2000mil；
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则，
  - PCB 为 双面板
  - 安全间距为 10mil；
  - 要求布线宽度
    - VCC 为 25~35mil，典型值 30mil
    - GND 为 35~45mil，典型值 40mil
    - 其他为 15~25mil，典型值 20mil
- (11) 设置 PCB 左下角为原点，在 PCB 两角设计安装定位孔 4 个，孔内径 100mil，坐标为 (150mil, 150mil) (2850mil, 1850mil) (150mil, 1850mil) (2850mil, 150mil)；
- (12) 按照 IPC 标准和实用性原则，对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴，整理丝印标识，并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件，格式为 XLS 或 PDF。



#### 4.工艺要求:

- (1) 元件布局应模块化,方便安装、调试,布线规范。
- (2) PCB 应满足电子产品的工艺设计,具有可测试性、可生产性和可维护性;
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;
- (4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间:120 分钟

## 四、评分标准(见表 2-1-2)

## 24. 试题编号：H1-24 0-99 秒表 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

① 如图所示电路原理图与元器件资料

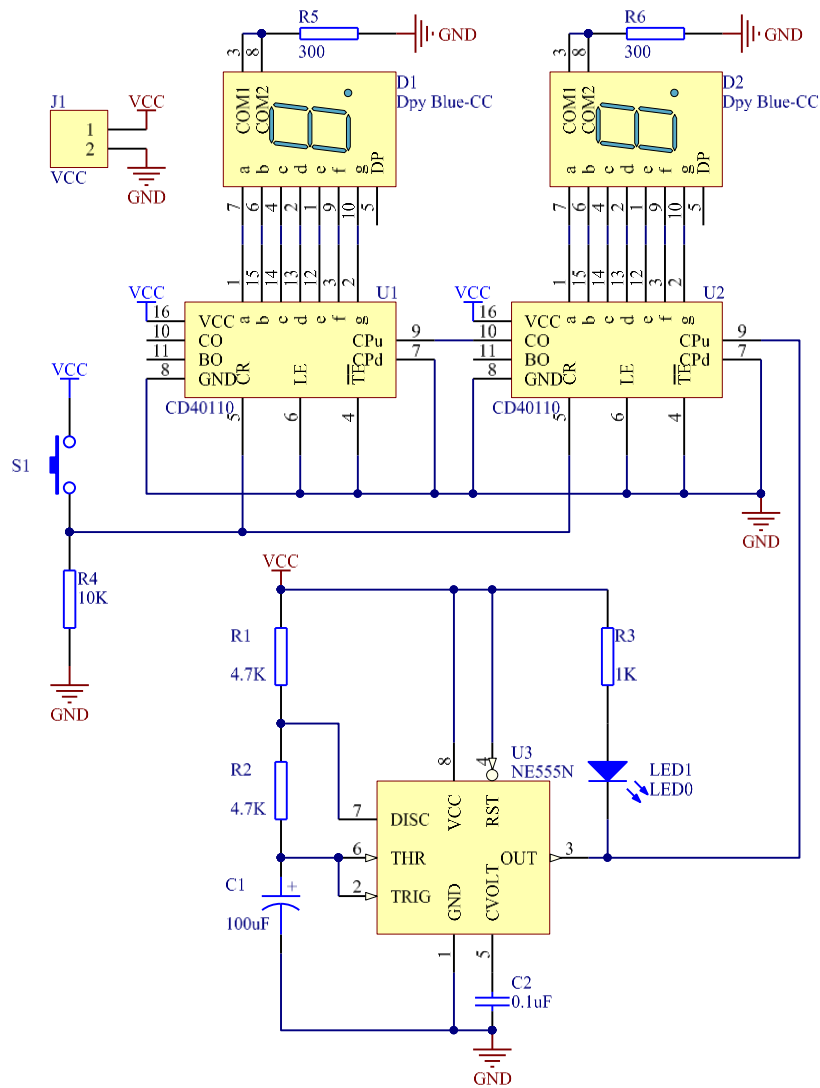


图 2-1-49 秒表原理图

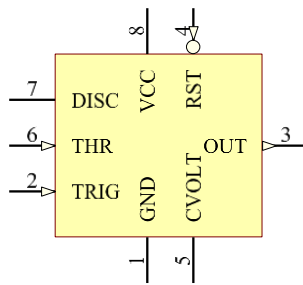


图 2-1-50 自制元件

绘制元件 NE555NEW，可参考原库中的元件

## 2. 元器件参数清单列表

表 2-1-24 元器件参数清单列表：

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	J1		Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
	C1		Cap Pol1	Miscellaneous Devices	EC5/10	考试下发库
2	C2		CAP	Miscellaneous Devices	CC2.5	考试下发库
3	R1-R6		RES2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
4	U1, U2	CD40110	CD40110	考试下发库	DIP-16	Miscellaneous Devices
5	U3	NE555	NE555NEW	自制库	DIP-8	Miscellaneous Devices
6	D1, D2		Dpy Blue-CC	考试下发库	H	Miscellaneous Devices
	S1		SW-PB	考试下发库	WD4	考试下发库
7	LED1	LED		Miscellaneous Devices	LED3.5	考试下发库

## 3. 步骤

- (1) 创建文件夹 `D:\考生序号` ；
- (2) 创建项目 `考生序号.PrjPCB`，
- (3) 创建原理图 `test.SchDoc`，采用 A4 图纸，捕捉栅格 10，可视栅格为 10，电气栅格 4
- (4) 创建原理图库文件 `test.schlib`，新建原理图元件 `NE555NEW`
- (5) 创建封装库文件 `test.pcblib`，新建封装元件 \_\_\_\_\_；
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查，并排除错误。
- (8) 创建 PCB，`test.PcbDoc`，大小为 `2400mil*2400mil`；
- (9) 将原理图元件导入到 PCB 中。

---

(10) 设置布线设计规则，

PCB 为 双面板

安全间距为 10mil;

要求布线宽度

VCC 为 25~35mil, 典型值 30mil

GND 为 35~45mil, 典型值 40mil

其他为 15~25mil, 典型值 20mil

(11) 设置 PCB 左下角为原点，在 PCB 两角设计安装定位孔 4 个，孔内径 100mil，坐标为 (150mil, 150mil) (2250mil, 2250mil) (150mil, 2250mil) (2250mil, 150mil);

(12) 按照 IPC 标准和实用性原则，对 PCB 进行布局、布线。

(13) 对焊盘补泪滴，整理丝印标识，并在 PCB 上标注年月日和考生号。

(14) 对 PCB 进行 DRC 校验修正错误

(15) 生成 BOM 文件，格式为 XLS 或 PDF。

#### 4.工艺要求:

(1) 元件布局应模块化，方便安装、调试，布线规范。

(2) PCB 应满足电子产品的工艺设计，具有可测试性、可生产性和可维护性；

(3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符；

(4) 器件之间的最小间距应满足基本间距要求；

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准(见表 2-1-2)

## 25.试题编号：H1-25 信号处理电路（频率计）PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

1.如图所示电路原理图与元器件资料

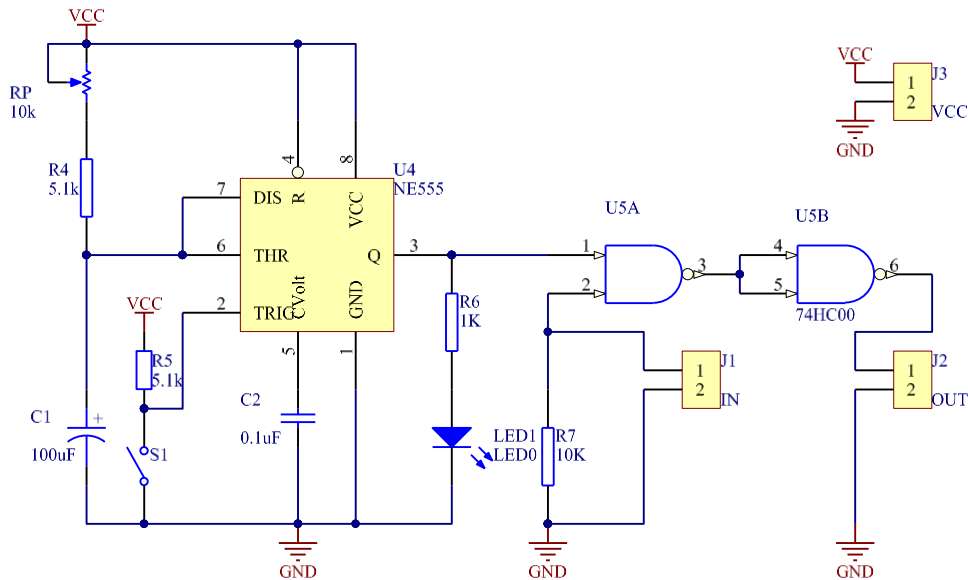


图 2-1- 51 原理图

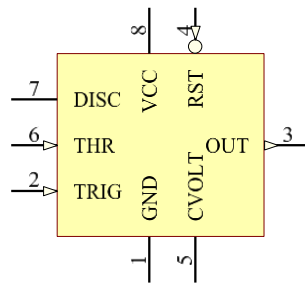


图 2-1-52 自制封装

自制元件 NE555NEW，可参考原库中的元件

2.元器件参数清单列表：

表 2-1- 25 元器件参数清单列表：

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	J1-J3		Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
2	C1	100uF	Cap Pol1	Miscellaneous Devices	EC2/5	考试下发库
3	C2	0.1uF	Cap	Miscellaneous	CC2.5	考试下发库

				Devices		
4	R4~R7		RES 2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
5	RP	10k	RPot	Miscellaneous Devices	DWQ	Miscellaneous Devices
6	LED1	LED	LED0	Miscellaneous Devices	LED3.5	考试下发库
7	S1		SW-PB	Miscellaneous Devices	WD4	考试下发库
8	U4	NE555	NE555NEW	自制库	DIP-8	Miscellaneous Devices
9	U5	74HC00	74LS00	考试下发库	DIP-14	Miscellaneous Devices

### 3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 NE555NEW
- (5) 创建封装库文件 test.pcbli, 新建封装元件 \_\_\_\_\_ (本项不做);
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 2300mil\*1300mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,
  - PCB 为 双面板
  - 安全间距为 10mil;
  - 要求布线宽度
    - VCC 为 15~25mil, 典型值 30mil
    - GND 为 15~25mil, 典型值 40mil
    - 其他为 15~20mil, 典型值 20mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个, 孔内径 100mil, 坐标为 (150mil, 150mil) (2150mil, 1150mil) (150mil, 1150mil) (2150mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

### 4.工艺要求:

- (1) 元件布局应模块化, 方便安装、调试, 布线规范。
- (2) PCB 应满足电子产品的工艺设计, 具有可测试性、可生产性和可维护性;

(3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;

(4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准(见表 2-1-2)

## 26. 试题编号：H1-26 计数器（频率计）PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

1. 如图所示电路原理图与元器件资料

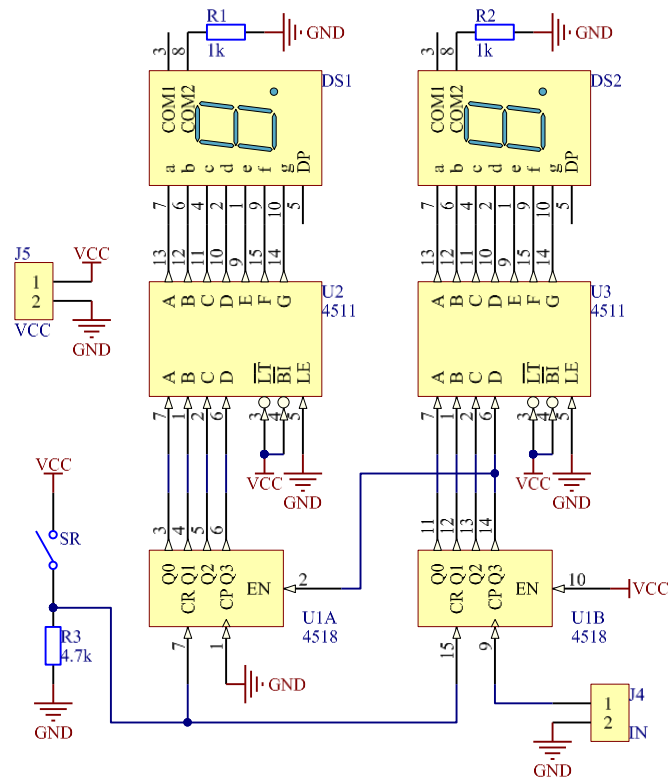


图 2-1-53 原理图

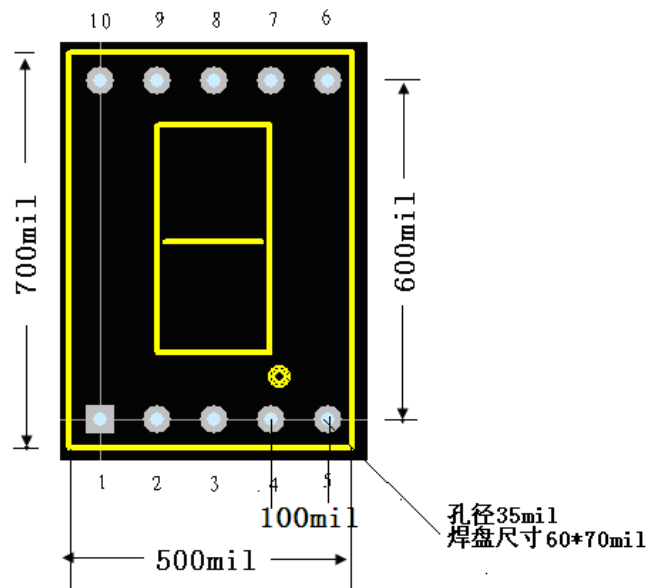




图 2-1-54 自制封装 7LED1

2.元器件参数清单列表:

表 2-1- 26 元器件参数清单列表:

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	J4-J5		Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
2	R1~R3		RES 2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
3	SR		SW-PB	Miscellaneous Devices	WD4	考试下发库
4	U2, U3	CD4511	4511	考试下发库	DIP-16	Miscellaneous Devices
5	U1	CD4518	4518	考试下发库	DIP-16	Miscellaneous Devices
6	DS1, DS2	数码管	Dpy Blue-CC	考试下发库	自制封装 7LED1	自制库

3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 \_\_\_\_\_ (本项不做)
- (5) 创建封装库文件 test.pclib, 新建封装元件 7LED1 ;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 2400mil\*2400mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,
  - PCB 为 双面板
  - 安全间距为 10mil;
  - 要求布线宽度
    - VCC 为 15~25mil, 典型值 30mil
    - GND 为 15~25mil, 典型值 40mil
    - 其他为 15~20mil, 典型值 20mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个 , 孔内径 100mil, 坐标为 (150mil, 150mil) (2250mil, 2250mil) (150mil, 2250mil) (2250mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

---

#### 4.工艺要求:

- (1) 元件布局应模块化,方便安装、调试,布线规范。
- (2) PCB 应满足电子产品的工艺设计,具有可测试性、可生产性和可维护性;
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;
- (4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间:120 分钟

## 四、评分标准(见表 2-1-2)

## 27. 试题编号：H1-27 单片机液晶显示 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

#### 1. 电路原理图和元器件资料

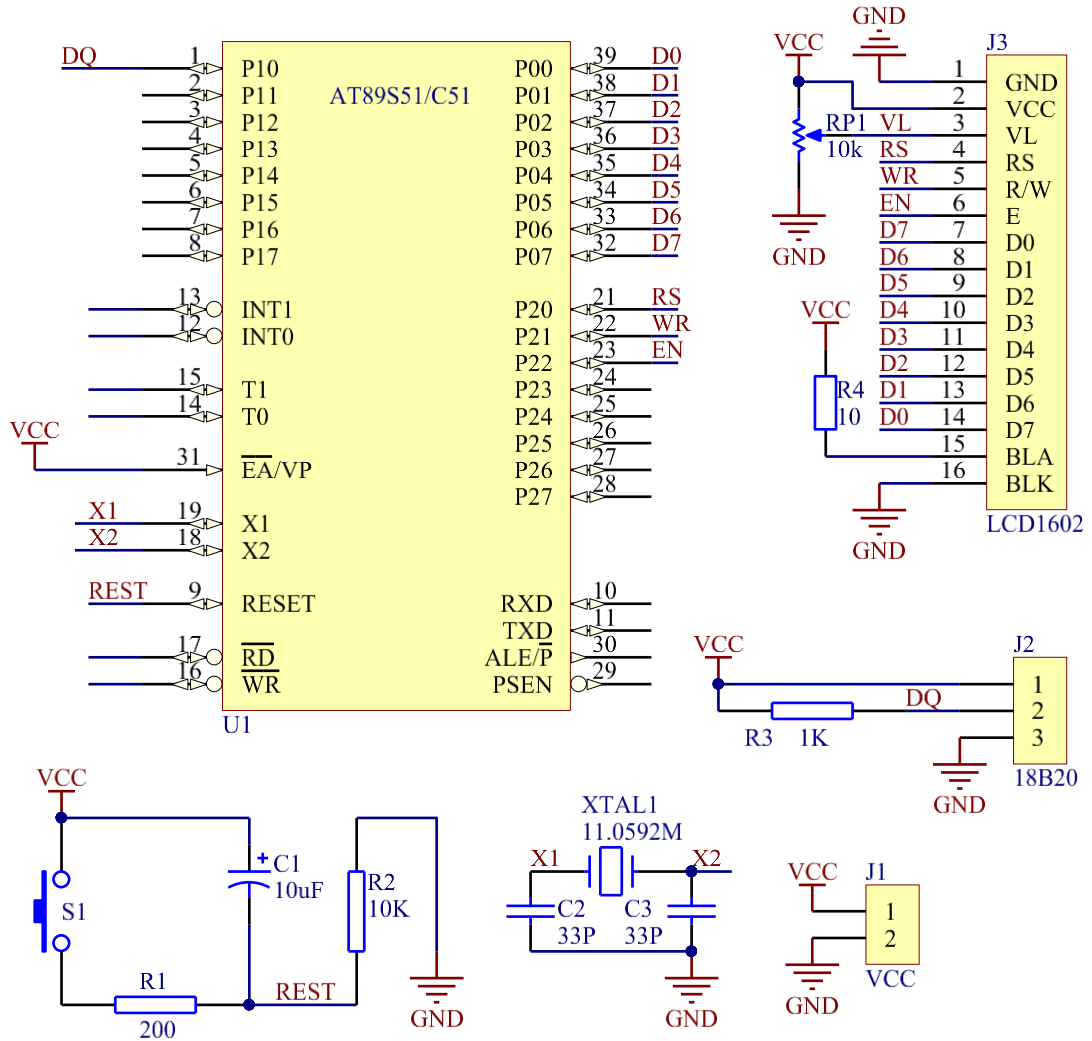


图 2-1-55 原理图

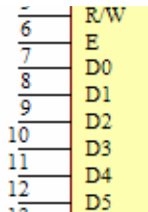


图 2-1-56 自制元件 LCD1602

#### 2. 元器件参数清单列表:

表 2-1-27 元器件参数清单列表:

Num	Designator	Comment	Component	LIB	Footprint	LIB
-----	------------	---------	-----------	-----	-----------	-----

1	R1-R4		RES2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
2	C1	10uF	Cap Pol1	Miscellaneous Devices	EC2/5	考试下发库
3	C2, C3		cap	Miscellaneous Devices	CC2.5	考试下发库
4	XTAL		XTAL	Miscellaneous Devices	X1	考试下发库
5	U1	AT89S51	8051	考试下发库	DIP-40	考试下发库
6	S1		SW-PB	Miscellaneous Devices	WD4	考试下发库
7	J1	VCC	Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
8	J2		Header 3	Miscellaneous Connectors	HDR1X3	Miscellaneous Connectors
9	RP1		Rpot	Miscellaneous Devices	DWQ	考试下发库
10	J3	LCD1602	自制元件 LCD1602	自制	HDR1X16	Miscellaneous Devices

### 3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 LCD1602
- (5) 创建封装库文件 test.pcblib, 新建封装元件 \_\_\_\_\_ (本项不做);
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 2400mil\*1800mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,
  - PCB 为 双面板
  - 安全间距为 10mil;
  - 要求布线宽度
    - VCC 为 25~35mil, 典型值 30mil
    - GND 为 35~45mil, 典型值 40mil
    - 其他为 15~25mil, 典型值 20mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个, 孔内径 100mil, 坐标为 (150mil, 150mil) (2250mil, 1650mil) (150mil, 1650mil) (2250mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。

- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件，格式为 XLS 或 PDF。

#### 4.工艺要求:

- (1) 元件布局应模块化，方便安装、调试，布线规范。
- (2) PCB 应满足电子产品的工艺设计，具有可测试性、可生产性和可维护性；
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符；
- (4) 器件之间的最小间距应满足基本间距要求；

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准(见表 2-1-2)

## 28. 试题编号：H1-28 直流稳压电源 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

#### 1. 电路原理图和元器件资料

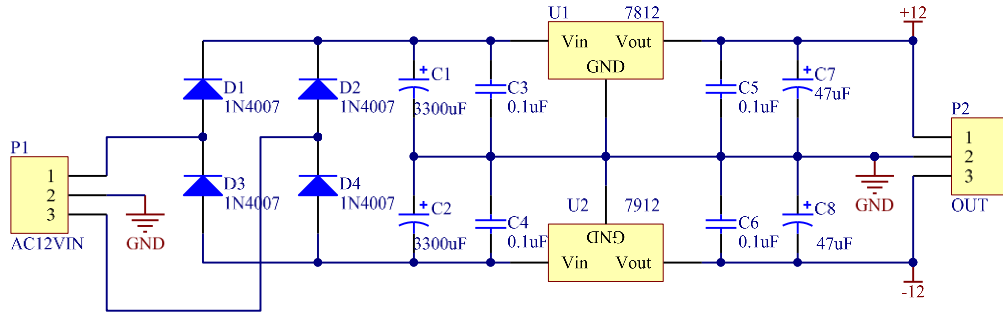


图 2-1-57 电源电路原理图

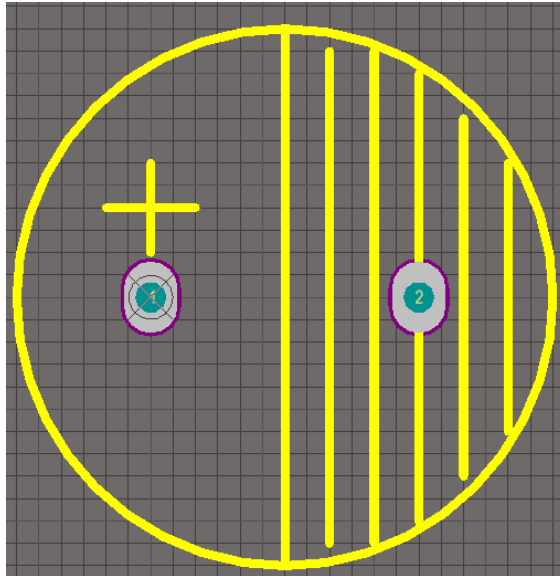


图 2-1-58 自制封装

绘制封装 CAP，焊盘间距 300mil，尺寸 90\*90mil，hole size 40mil，外圆直径 600mil

#### 2. 元器件参数清单列表：

表 2-1-28 元器件参数清单列表：

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	P1, P2	ACIN12V, OUT	Header 3	Miscellaneous Connectors	POWER SOCK3	考试下发库
2	D1-D4	1n4007	Diode	Miscellaneous Devices	D0-41	Miscellaneous Devices
3	C1, C2	3300µF	Cap Pol1	Miscellaneous Devices	自制封装 CAP	自制库

4	C7, C8	47uF	Cap Pol1	Miscellaneous Devices	EC2/5	考试下发库
5	C3, C4, C5, C6	0.1uF	Cap	Miscellaneous Devices	CC2.5	考试下发库
6	U1	7812	Volt Reg	Miscellaneous Devices	LM78XX	考试下发库
7	U2	7912	Volt Reg	Miscellaneous Devices	LM79XX	考试下发库

### 3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 \_\_\_\_\_ (本项不做)
- (5) 创建封装库文件 test.pcblib, 新建封装元件 CAP;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 3000mil\*1200mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,  
PCB 为 双面板  
安全间距为 10mil;  
要求布线宽度  
+12, -12 为 25~35mil, 典型值 30mil  
GND 为 35~45mil, 典型值 40mil  
其他为 15~25mil, 典型值 20mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个, 孔内径 100mil, 坐标为 (150mil, 150mil) (2850mil, 1050mil) (150mil, 1050mil) (2850mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

### 4.工艺要求:

- (1) 元件布局应模块化, 方便安装、调试, 布线规范。
- (2) PCB 应满足电子产品的工艺设计, 具有可测试性、可生产性和可维护性;
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;
- (4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

---

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

### 三、考核时量

调试时间: 120 分钟

### 四、评分标准(见表 2-1-2)



## 29. 试题编号：H1-29 0-9 秒表 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

#### 1. 电路原理图和元器件资料

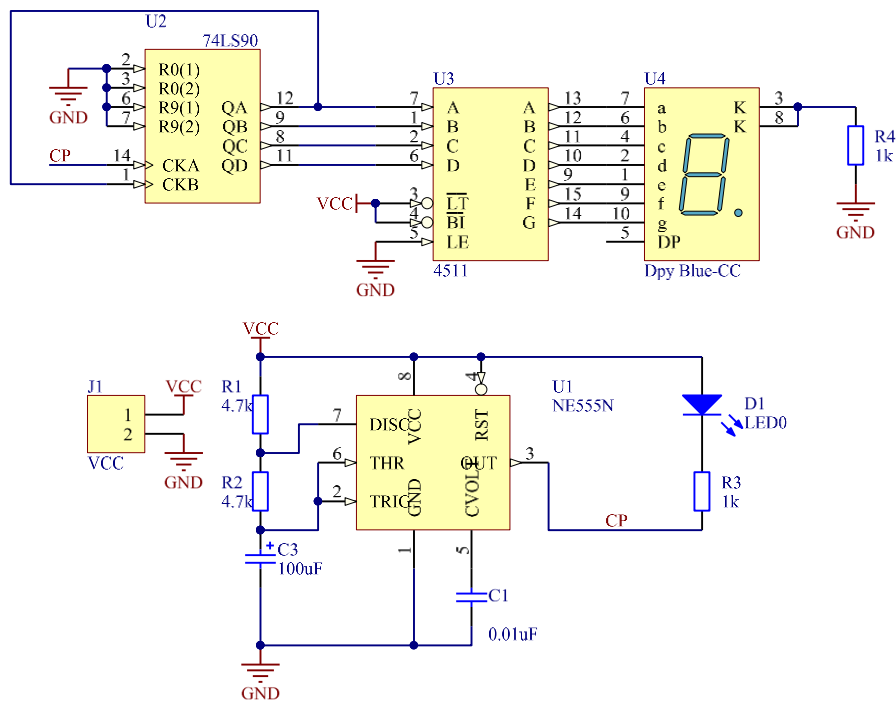


图 2-1-59 秒表原理图

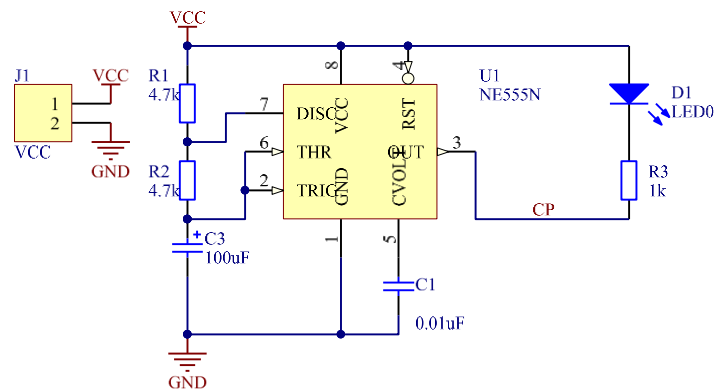


图 2-1-60 自制封装

绘制元件 NE555NEW，可参考原库中的元件

#### 2. 元器件参数清单列表：

表 2-1- 29 元器件参数清单列表：

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	J1	VCC	Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
2	C1	0.01uF	Cap	Miscellaneous	CC2.5	考试下发库

				Devices		
3	C2	100uF	Cap Pol1	Miscellaneous Devices	EC2/5	考试下发库
4	R1~R4		RES 2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
5	D1	LED	LED0	Miscellaneous Devices	LED3.5	考试下发库
6	U1	NE555	NE555NEW	自制库	DIP-8	Miscellaneous Devices
7	U2	DM74LS90	74LS90	考试下发库	DIP-14	Miscellaneous Devices
8	U3	CD4511	4511	考试下发库	DIP-16	Miscellaneous Devices
9	U4	数码管	Dpy Blue-CC	考试下发库	H	Miscellaneous Devices

### 3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 NE555NEW
- (5) 创建封装库文件 test.pcbli, 新建封装元件 \_\_\_\_\_ (本项不做);
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 2600mil\*1300mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,
  - PCB 为 双面板
  - 安全间距为 10mil;
  - 要求布线宽度
    - VCC 为 25~35mil, 典型值 30mil
    - GND 为 25~35mil, 典型值 30mil
    - 其他为 15~25mil, 典型值 20mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个, 孔内径 100mil, 坐标为 (150mil, 150mil) (2450mil, 1150mil) (150mil, 1150mil) (2450mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

### 4.工艺要求:

- (1) 元件布局应模块化, 方便安装、调试, 布线规范。

- (2) PCB 应满足电子产品的工艺设计，具有可测试性、可生产性和可维护性；
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符；
- (4) 器件之间的最小间距应满足基本间距要求；

## 二、实施条件

台式电脑(2G 以上内存, 200G 以上硬盘, windowXP 以上系统): 一台; Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 2-1-2)

### 30. 试题编号：H1-30 单片机 USB-ISP 下载板 PCB 版图设计

#### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的的基本原则，合理的设计出 PCB 图。

1. 如图所示电路原理图与元器件资料

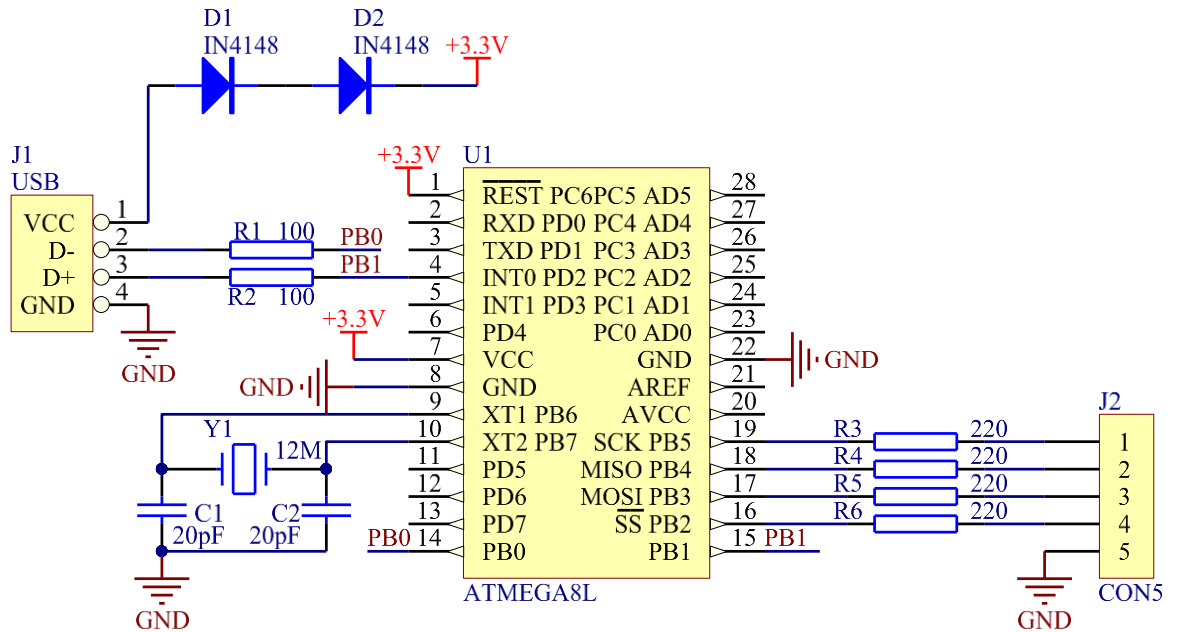


图 2-1-61 单片机 USB 下载线原理图

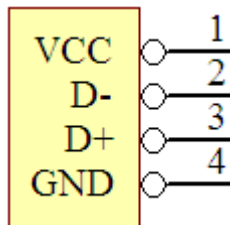


图 2-1-62 自制元件 USB

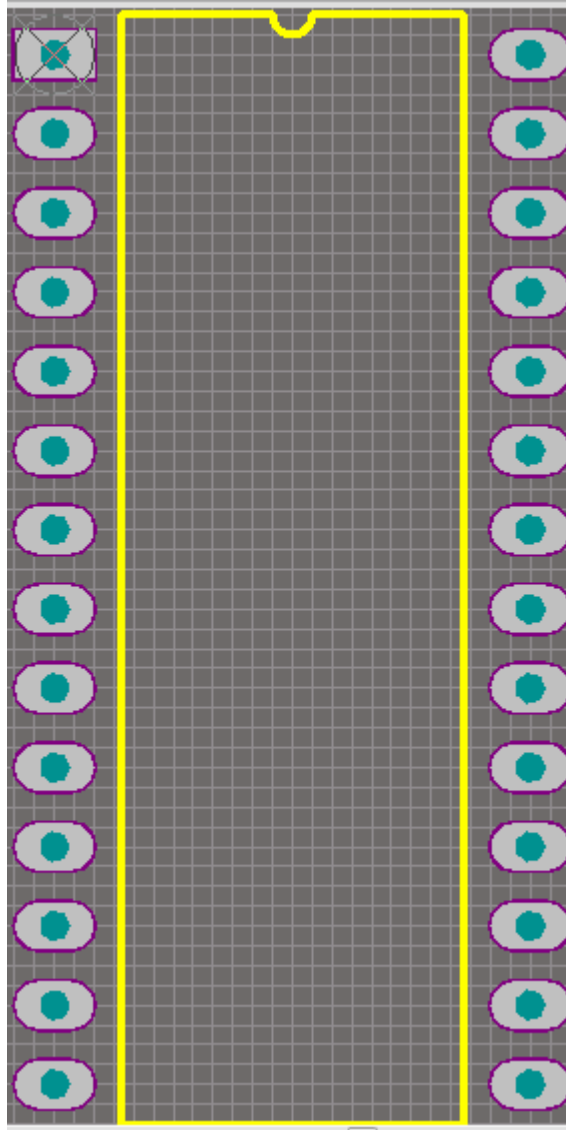


图 2-1-63 自制封装 DIP28

焊盘尺寸为 100\*60mil，孔径 40mil，相邻焊盘上下间距 100mil，左右间距为 600mil

2. 元器件参数清单列表：

表 2-1- 30 元器件参数清单列表：

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	R1-R6		RES2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
2	C1, C2		cap	Miscellaneous Devices	CC2.5	考试下发库
3	XTAL		XTAL	Miscellaneous Devices	X1	考试下发库

4	U1	MEGA8L	MEGA8L	考试下发库	DIP28	自制库
5	J1		USB	自制库	HDR1X4	Miscellaneous Connectors
6	J2		Header 5	Miscellaneous Connectors	HDR1X5	Miscellaneous Connectors
7	D1-D2	1n4007	Diode	Miscellaneous Devices	D0-41	Miscellaneous Devices

### 3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 USB
- (5) 创建封装库文件 test.pclib, 新建封装元件 DIP28 ;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 2500mil\*1500mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,  
PCB 为 双面板  
安全间距为 10mil;  
要求布线宽度  
VCC 为 25~35mil, 典型值 30mil  
GND 为 35~45mil, 典型值 40mil  
其他为 15~25mil, 典型值 20mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个 , 孔内径 100mil, 坐标为 (150mil, 150mil) (2350mil, 1350mil) (150mil, 1350mil) (2350mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

### 4.工艺要求:

- (1) 元件布局应模块化, 方便安装、调试, 布线规范。
- (2) PCB 应满足电子产品的工艺设计, 具有可测试性、可生产性和可维护性;
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;
- (4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存, 200G 以上硬盘, windowXP 以上系统): 一台; Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 2-1-2)

### 31. 试题编号：H1-31 抢答器 PCB 版图设计

#### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

1. 如图所示电路原理图与元器件资料

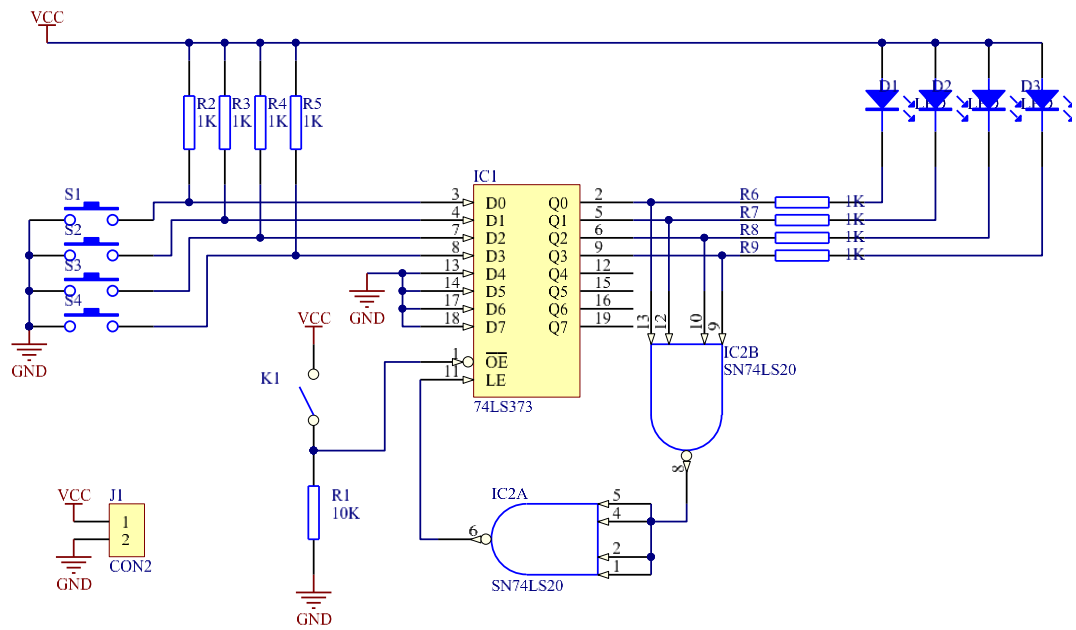


图 2-1-64 抢答器原理图



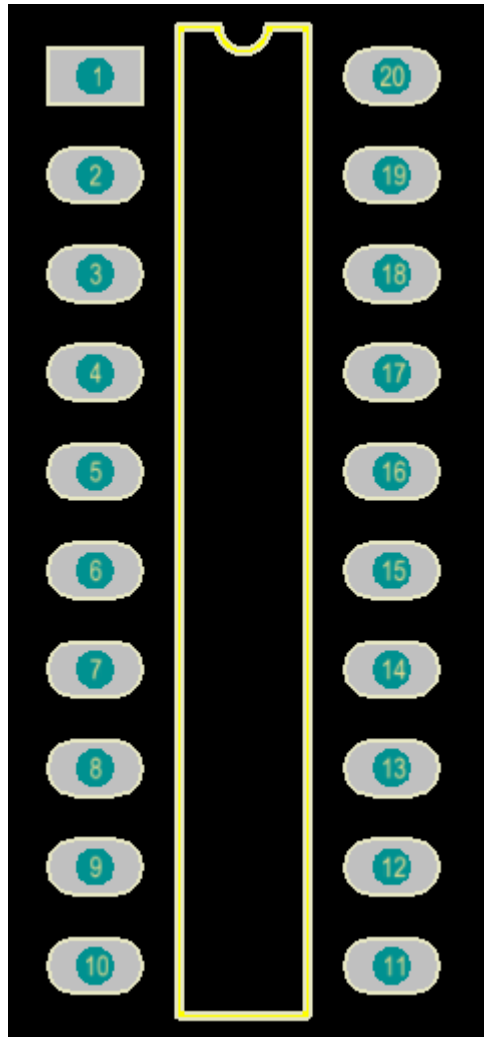


图 2-1-65 自制封装 DIP20

焊盘尺寸为 100\*60mil，孔径 40mil，相邻焊盘上下间距 100mil，左右间距为 300mil

2. 元器件参数清单列表：

表 2-1-31 元器件参数清单列表：

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	R1-R9		RES2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
2	S1-S4		SW-PB	Miscellaneous Devices	WD4	考试下发库
3	J1	VCC	Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
4	D1-D4	LED		Miscellaneous Devices	LED3.5	考试下发库
5	IC1	74HC373	74LS373	考试下发库	自制 DIP20	自制库
6	IC2	74HC20	74LS20	考试下发库	DIP-16	Miscellaneous Devices

### 3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 \_\_\_\_\_ (本项不做)
- (5) 创建封装库文件 test.pclib, 新建封装元件 DIP20 ;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 2200mil\*1400mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,  
PCB 为 双面板  
安全间距为 10mil;  
要求布线宽度  
VCC 为 25~35mil, 典型值 30mil  
GND 为 35~45mil, 典型值 40mil  
其他为 15~25mil, 典型值 20mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个 , 孔内径 100mil, 坐标为 (150mil, 150mil) (2150mil, 1250mil) (150mil, 1250mil) (2150mil, 150mil) ;
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

### 4.工艺要求:

- (1) 元件布局应模块化, 方便安装、调试, 布线规范。
- (2) PCB 应满足电子产品的工艺设计, 具有可测试性、可生产性和可维护性;
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;
- (4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存, 200G 以上硬盘, windowXP 以上系统): 一台; Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 2-1-2)

### 32. 试题编号：H1-32 三极管放大电路 PCB 版图设计

#### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

1. 如图所示电路原理图与元器件资料

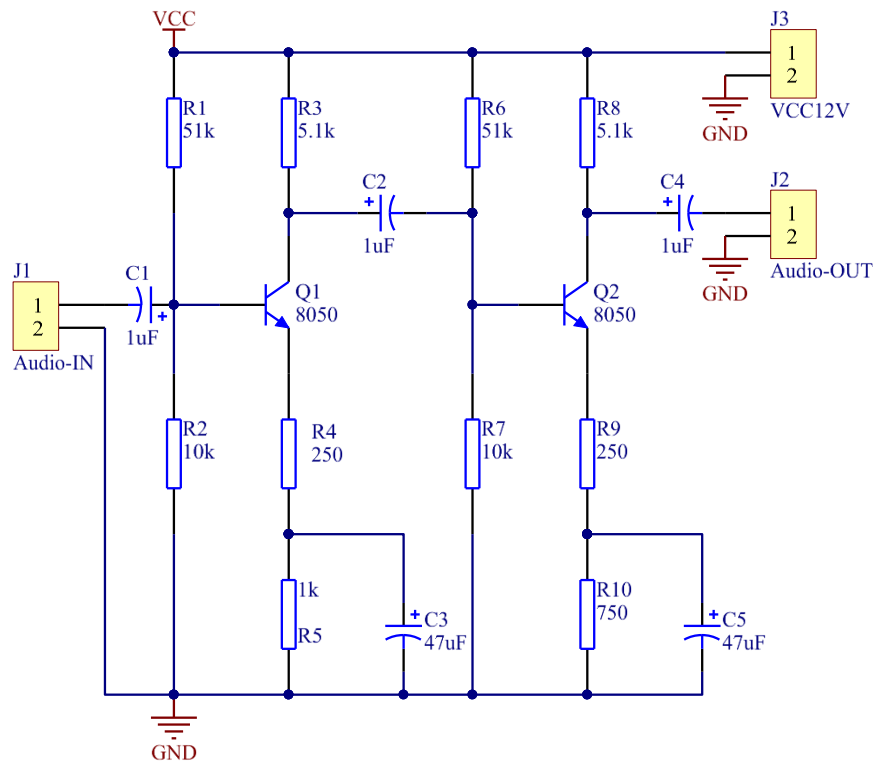


图 2-1-66 三极管放大电路原理图

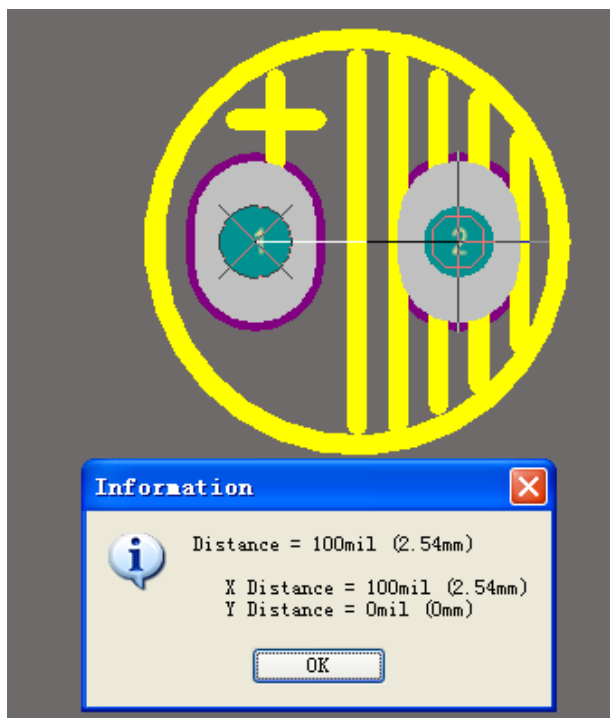


图 2-1-67 自制封装

绘制封装 CAP，焊盘间距 100mil，尺寸 60\*80mil，hole size 35mil，外圆直径 200mil  
自制封装 CAP

② 元器件参数清单列表：

表 2-1-34 元器件参数清单列表：

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	R1-R10		RES2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
2	C1, C2, C4	1uF	Cap Pol1	Miscellaneous Devices	EC2/5	考试下发库
3	C3, C5	47uF	cap	Miscellaneous Devices	自制 CAP	自制库
4	J1-J3		Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
5	Q1-Q2	8050	2N3904	Miscellaneous Devices	TO-92A	Miscellaneous Devices

### 3.步骤

- (1) 创建文件夹 D:\考生序号 ；
- (2) 创建项目 考生序号.PrjPCB，
- (3) 创建原理图 test.SchDoc，采用 A4 图纸，捕捉栅格 10，可视栅格为 10，电气栅格 4
- (4) 创建原理图库文件 test.schlib，新建原理图元件 \_\_\_\_\_（本项不做）
- (5) 创建封装库文件 test.pcblib，新建封装元件 CAP；

- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 2300mil\*1200mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,  
PCB 为 双面板  
安全间距为 10mil;  
要求布线宽度  
VCC 为 25~35mil, 典型值 30mil  
GND 为 35~45mil, 典型值 40mil  
其他为 15~25mil, 典型值 20mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个, 孔内径 100mil, 坐标为 (150mil, 150mil) (2150mil, 1150mil) (150mil, 1150mil) (2150mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

#### 4.工艺要求:

- (1) 元件布局应模块化, 方便安装、调试, 布线规范。
- (2) PCB 应满足电子产品的工艺设计, 具有可测试性、可生产性和可维护性;
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;
- (4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存, 200G 以上硬盘, windowXP 以上系统): 一台; Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 2-1-2)

### 33.试题编号：H1-33 多谐振荡器 PCB 版图设计

#### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

1.如图所示电路原理图与元器件资料

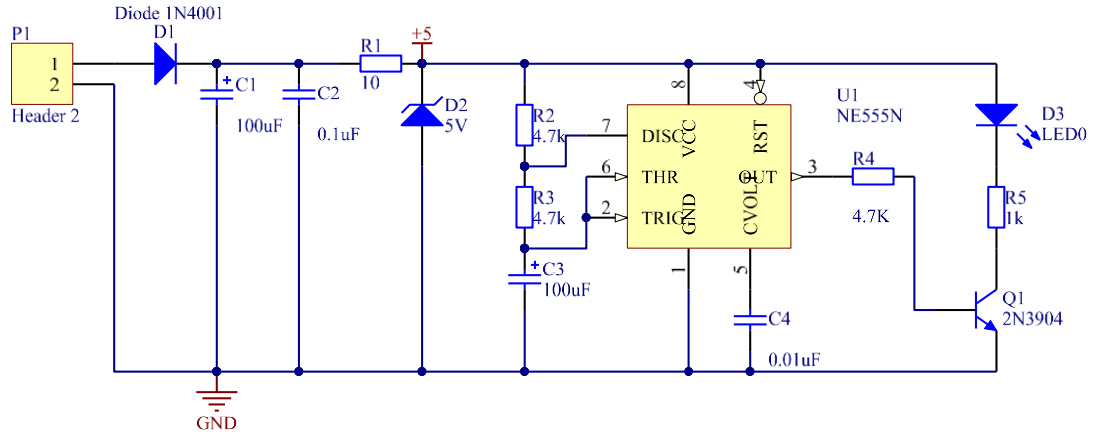


图 2-1-68 电路原理图

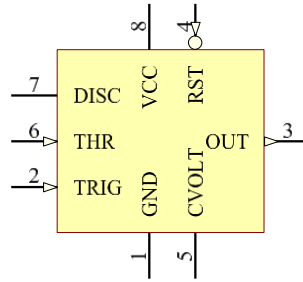


图 2-1-69 自制元件

绘制元件 NE555NEW，可参考原库中的元件

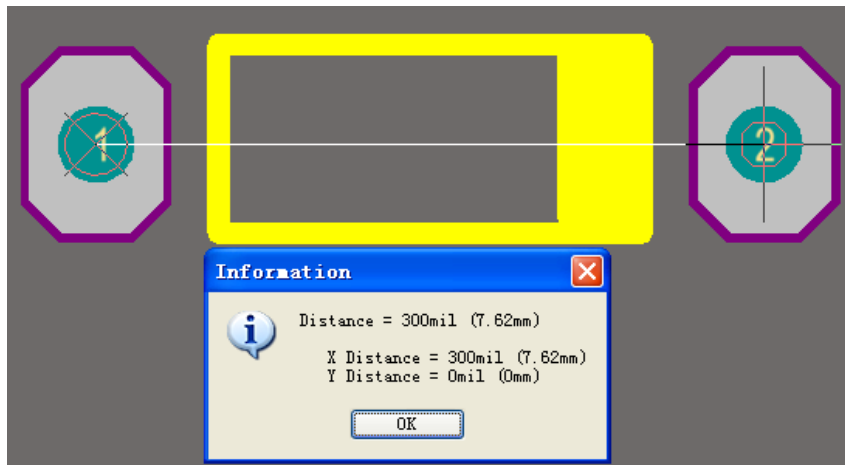


图 2-1-70 自制封装

绘制封装 DIODE0.3, 焊盘间距 300mil, 尺寸 60\*80mil, hole size 35mil

## 2. 元器件参数清单列表

表 2-1-33 元器件参数清单列表

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	P1	VCC	Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
2	C1, C3	100uF	Cap	Miscellaneous Devices	EC2/5	考试下发库
3	C2, C4	0.1uF,0.01	Cap	Miscellaneous Devices	CC2.5	考试下发库
4	D1	1N4007	Diode 1N4001	Miscellaneous Devices	新建 Diode-0.3	自制库
5	D2	5V	D zener	Miscellaneous Devices	新建 Diode-0.3	自制库
6	D3	LED	LED0	Miscellaneous Devices	LED3.5	考试下发库
7	R1- R5		RES 2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
8	U1	NE555	NE555NEW	自制库	DIP-8	Miscellaneous Devices
9	Q1	8050	2N3904	Miscellaneous Devices	TO-92A	Miscellaneous Devices

## 3. 步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 NE555NEW
- (5) 创建封装库文件 test.pcbliib, 新建封装元件 Diode0.3;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 1800mil\*900mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,
  - PCB 为 双面板
  - 安全间距为 10mil;
  - 要求布线宽度
    - +5V 为 25~35mil, 典型值 30mil
    - GND 为 35~45mil, 典型值 40mil

---

其他为 15~25mil，典型值 20mil

(11) 设置 PCB 左下角为原点，在 PCB 两角设计安装定位孔 4 个，孔内径 100mil，坐标为 (150mil, 150mil) (1650mil, 750mil) (150mil, 750mil) (1650mil, 150mil)；

(12) 按照 IPC 标准和实用性原则，对 PCB 进行布局、布线。

(13) 对焊盘补泪滴，整理丝印标识，并在 PCB 上标注年月日和考生号。

(14) 对 PCB 进行 DRC 校验修正错误

(15) 生成 BOM 文件，格式为 XLS 或 PDF。

#### 4.工艺要求：

(1) 元件布局应模块化，方便安装、调试，布线规范。

(2) PCB 应满足电子产品的工艺设计，具有可测试性、可生产性和可维护性；

(3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符；

(4) 器件之间的最小间距应满足基本间距要求；

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准（见表 2-1-2）



### 34. 试题编号：H1-34 逻辑笔电路 PCB 版图设计

#### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

① 如图所示电路原理图与元器件资料

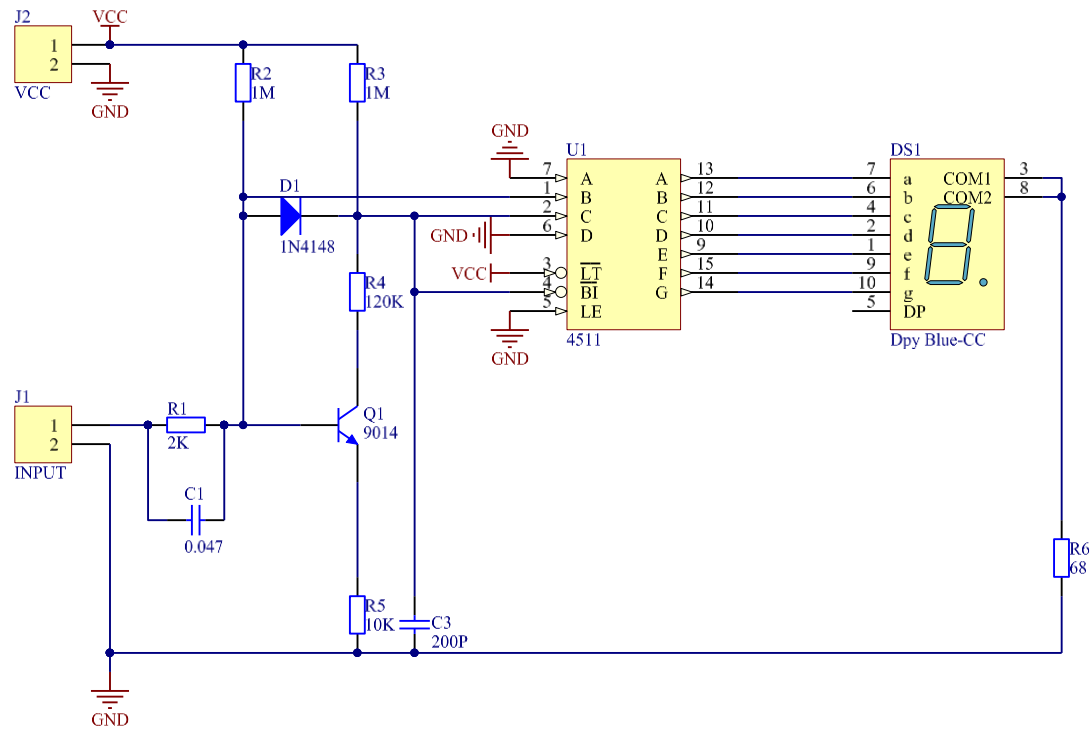


图 2-1-71 逻辑笔原理图

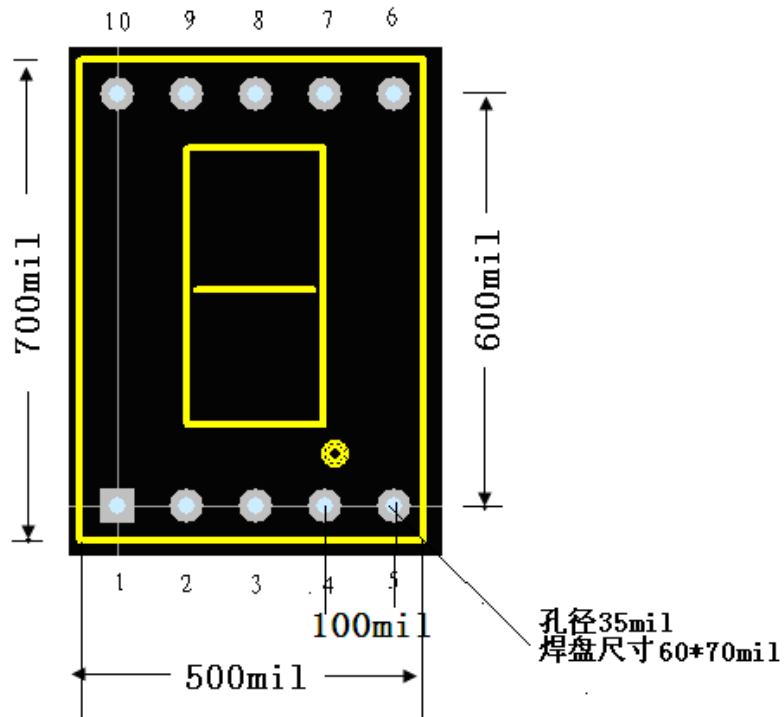


图 2-1-72 自制封装 7LED1

2.元器件参数清单列表:

表 2-1-34 元器件参数清单列表:

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	J1, J2		Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
2	C1, C3		CAP	Miscellaneous Devices	CC2.5	考试下发库
3	R1-R6		RES2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
4	D1	1N4148	Diode	Miscellaneous Devices	DO-41	Miscellaneous Devices
5	Q1	9014	2N3904	Miscellaneous Devices	TO-92A	Miscellaneous Devices
6	U1	CD4511	4511	考试下发库	DIP-16	Miscellaneous Devices
7	DS1	数码管	Dpy Blue-CC	考试下发库	自制封装 7LED1	自制库

### 3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 \_\_\_\_\_ (本项不做)

- (5) 创建封装库文件 test.pcblib, 新建封装元件 7LED1;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 2300mil\*1200mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,  
PCB 为 双面板  
安全间距为 10mil;  
要求布线宽度  
VCC 为 25~35mil, 典型值 30mil  
GND 为 35~45mil, 典型值 40mil  
其他为 15~25mil, 典型值 20mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个, 孔内径 100mil, 坐标为 (150mil, 150mil) (2150mil, 1050mil) (150mil, 1050mil) (2150mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

#### 4.工艺要求:

- (1) 元件布局应模块化, 方便安装、调试, 布线规范。
- (2) PCB 应满足电子产品的工艺设计, 具有可测试性、可生产性和可维护性;
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;
- (4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存, 200G 以上硬盘, windowXP 以上系统): 一台; Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 2-1-2)

### 35. 试题编号：H1-35 直流稳压电源 PCB 版图设计

#### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

##### 1. 电路原理图和元器件资料

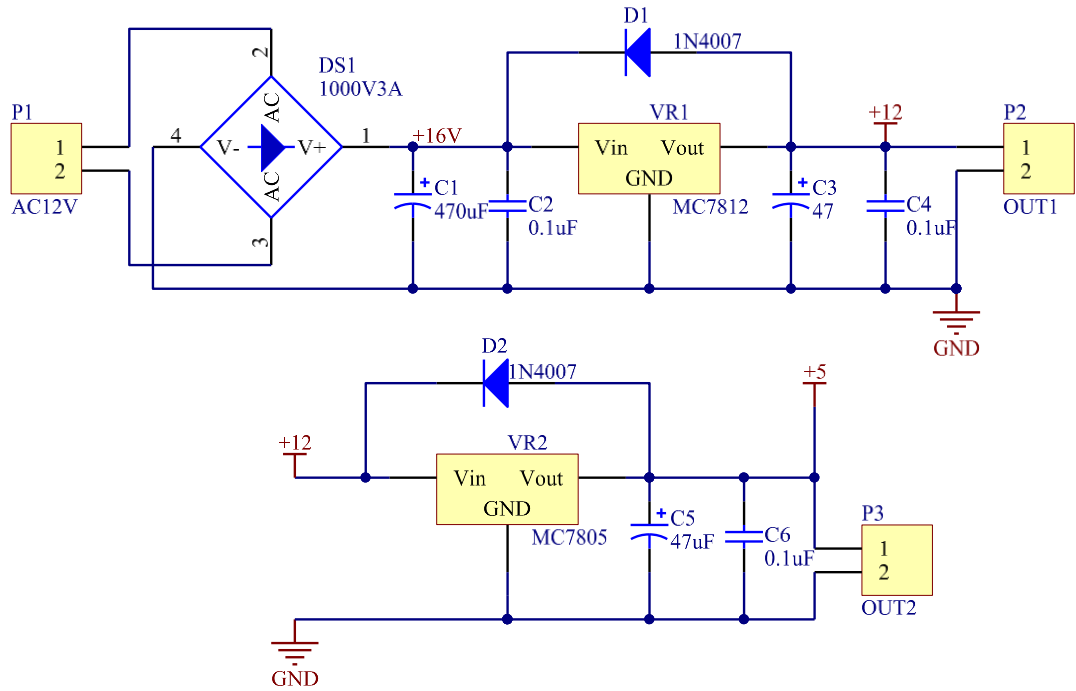


图 2-1- 33 电源电路原理图

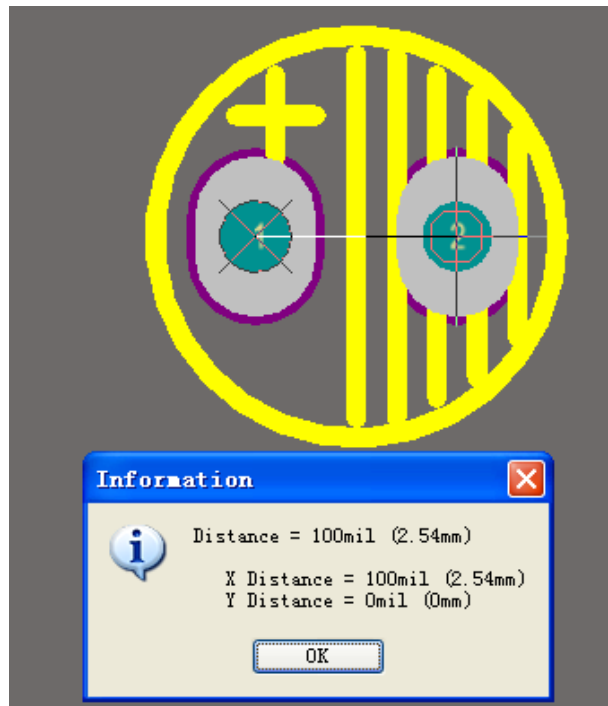


图 2-1-74 自制封装

绘制封装 CAP，焊盘间距 100mil，尺寸 60\*80mil，hole size 35mil，外圆直径 200mil  
自制封装 CAP

2. 元器件参数清单列表：

表 2-1-35 元器件参数清单列表：

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	P1, P2, P3		Header 2	Miscellaneous Connector	POWER SOCK2	考试下发库
2	C1	470uF	Cap Pol1	Miscellaneous Devices	EC5/10	考试下发库
3	C2, C4, C6	0.1uF	Cap	Miscellaneous Devices	CC2.5	考试下发库
4	C3, C5	47uF	Cap Pol1	Miscellaneous Devices	自制封装 CAP	自制库
5	D1, D2	IN4007	Diode 1N4001	Miscellaneous Devices	DO-41	Miscellaneous Devices
6	VR1, VR2	MC7812 MC7805	Volt Reg	Miscellaneous Devices	LM78XX	考试下发库
7	DS1	1000V3A	BRIDGE3	考试下发库	D-44	考试下发库

3. 步骤

- (1) 创建文件夹 D:\考生序号 ；
- (2) 创建项目 考生序号.PrjPCB，
- (3) 创建原理图 test.SchDoc，采用 A4 图纸，捕捉栅格 10，可视栅格为 10，电气栅格 4
- (4) 创建原理图库文件 test.schlib，新建原理图元件 \_\_\_\_\_（本项不做）
- (5) 创建封装库文件 test.pclib，新建封装元件 CAP；
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查，并排除错误。
- (8) 创建 PCB，test.PcbDoc，大小为 2500mil\*1500mil；
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则，  
PCB 为 双面板  
安全间距为 10mil；  
要求布线宽度  
+12, +5 为 25~35mil，典型值 30mil  
GND 为 35~45mil，典型值 40mil  
其他为 15~25mil，典型值 20mil
- (11) 设置 PCB 左下角为原点，在 PCB 两角设计安装定位孔 4 个，孔内径 100mil，坐标为 (150mil, 150mil) (2350mil, 1350mil) (150mil, 1350mil) (2350mil, 150mil)；
- (12) 按照 IPC 标准和实用性原则，对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴，整理丝印标识，并在 PCB 上标注 年月日和考生号。

- 
- (14) 对 PCB 进行 DRC 校验修正错误
  - (15) 生成 BOM 文件，格式为 XLS 或 PDF。

#### 4.工艺要求:

- (1) 元件布局应模块化，方便安装、调试，布线规范。
- (2) PCB 应满足电子产品的工艺设计，具有可测试性、可生产性和可维护性；
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符；
- (4) 器件之间的最小间距应满足基本间距要求；

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准(见表 2-1-2)

### 36. 试题编号：H1-36 运放放大电路 PCB 版图设计

#### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

① 绘制如图所示电路原理图

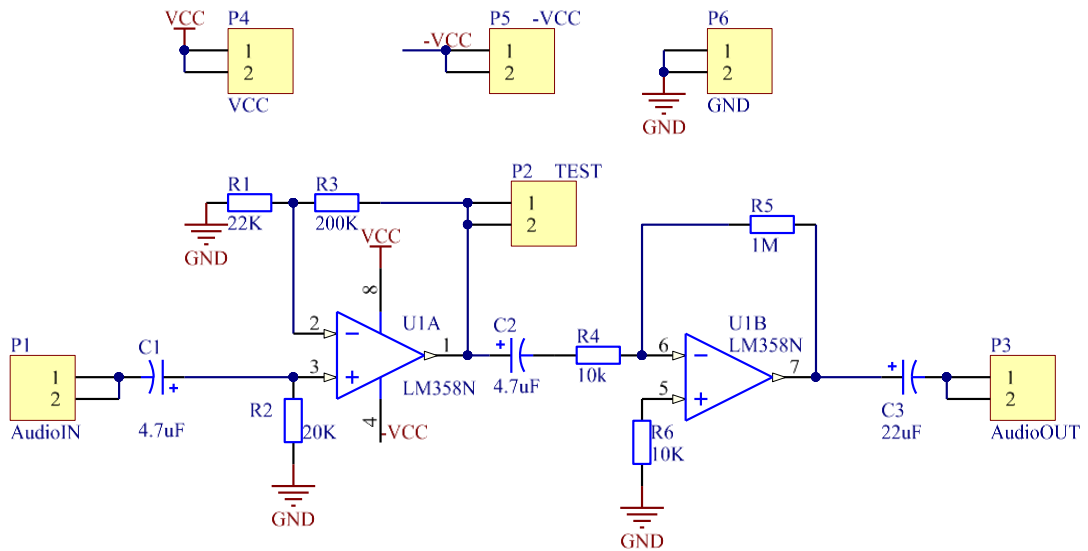


图 2-1-75 电路原理图

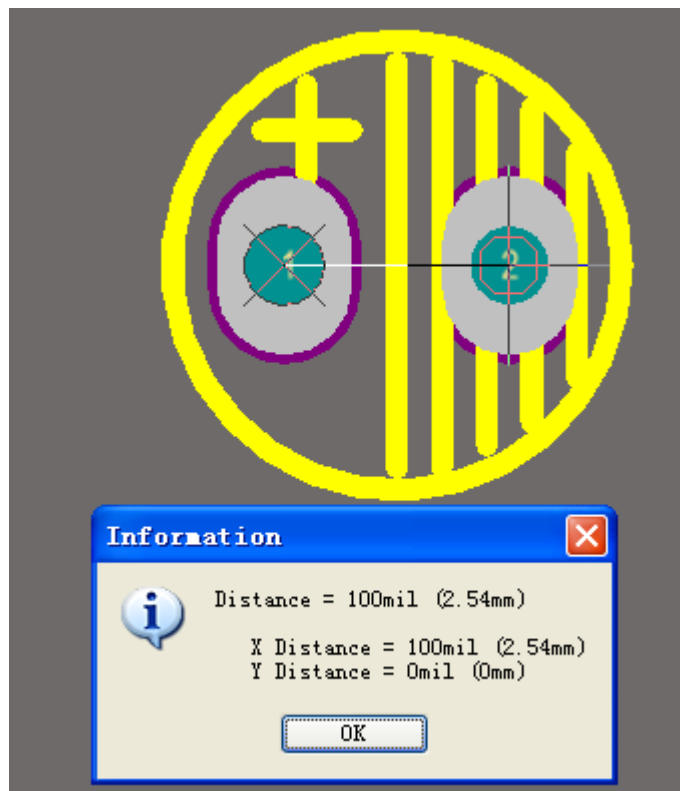


图 2-1-76 自制封装

绘制封装 CAP，焊盘间距 100mil，尺寸 60\*80mil，hole size 35mil，外圆直径 200mil  
2.元器件参数如下清单列表

表 2-1- 36 元器件参数表

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	P1~P6		Header 2	Miscellaneous Connector	HDR1X2	Miscellaneous Connector
2	C1, C2, C3		Cap	Miscellaneous Devices	自制 CAP	自制库
3	R1~R6		RES 2	Miscellaneous Devices	axial-0.3	Miscellaneous Devices
4	U1	LM358	LM358	考试下发库	DIP-8	Miscellaneous Devices

### 3.设计具体步骤

- (1) 创建文件夹 D:\考生序号 ；
- (2) 创建项目 考生序号.PrjPCB，
- (3) 创建原理图 test.SchDoc，采用 A4 图纸，捕捉栅格 10，可视栅格为 10，电气栅格 4
- (4) 创建原理图库文件 test.schlib，新建原理图元件 \_\_\_\_\_（本项不做）
- (5) 创建封装库文件 test.pcblib，新建封装元件 CAP；
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查，并排除错误。
- (8) 创建 PCB，test.PcbDoc，大小为 1600\*1000mil；
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则，  
PCB 为 双面板  
安全间距为 10mil；  
  
要求布线宽度  
  
VCC, -VCC 为 25~35mil，典型值 30mil  
GND 为 35~45mil，典型值 40mil  
其他为 15~25mil，典型值 20mil
- (11) 设置 PCB 左下角为原点，在 PCB 两角设计安装定位孔 4 个，孔内径 100mil，坐标为 (150mil, 150mil) (1450mil, 850mil) (150mil, 850mil) (1450mil, 150mil)；
- (12) 按照 IPC 标准和实用性原则，对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴，整理丝印标识，并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件，格式为 XLS 或 PDF。

### 4.工艺要求:

- (1) 元件布局应模块化，方便安装、调试，布线规范。
- (2) PCB 应满足电子产品的工艺设计，具有可测试性、可生产性和可维护性；



(3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符;

(4) 器件之间的最小间距应满足基本间距要求;

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准(见表 2-1-2)

## 37. 试题编号：H1-37 运放波形电路 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

#### 1. 电路原理图和元器件资料

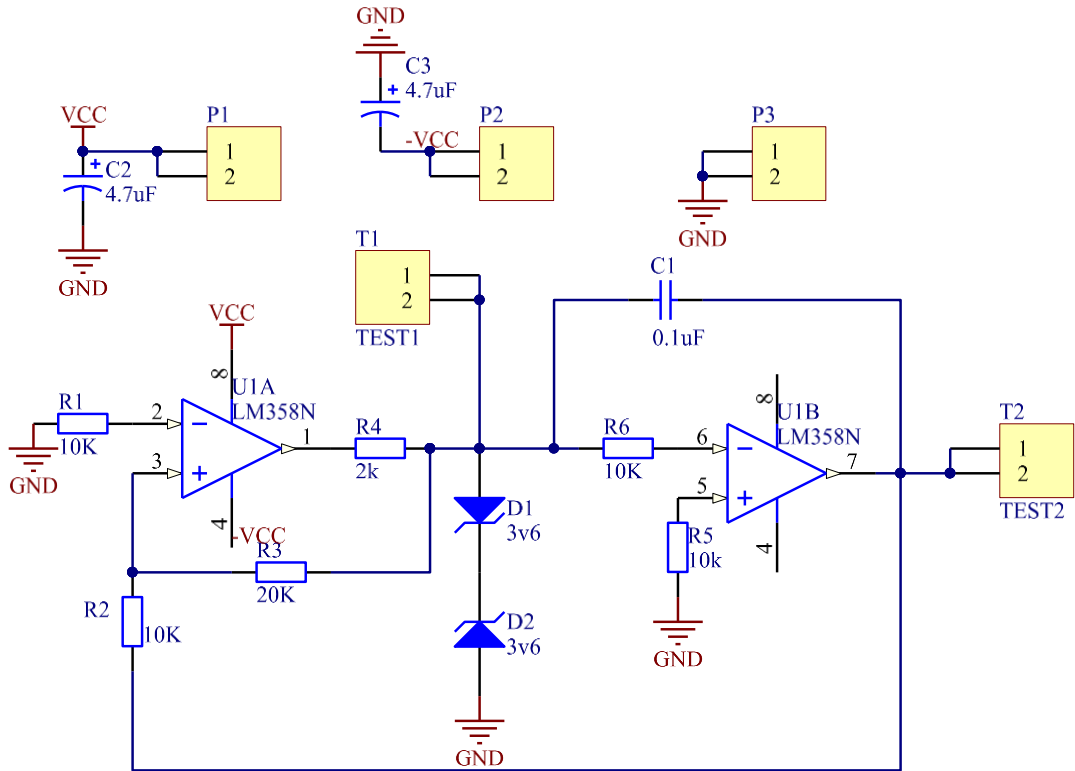


图 2-1-77 电路原理图

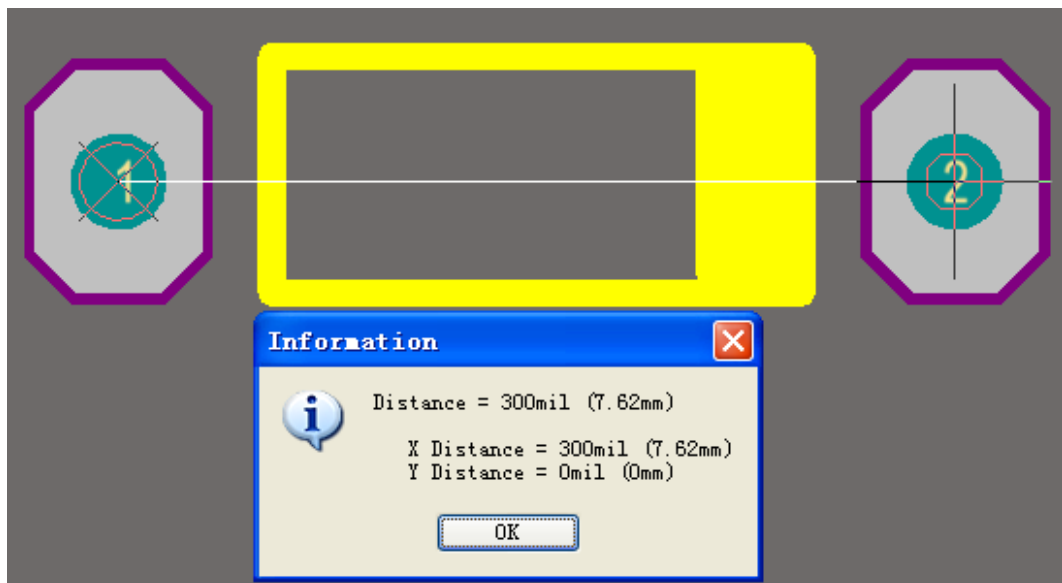


图 2-1-78 自制封装

绘制封装 DIODE0.3, 焊盘间距 300mil, 尺寸 60\*80mil, hole size 35mil

## 2. 元器件参数清单列表

表 2-1- 37 元器件参数表

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	元件标号	元件参数	元件在元件库中的名字	元件所在库	封装	封装所在库
2	P1~P3 T1, T2		Header 2	Miscellaneous Connector	HDR1X2	Miscellaneous Connector
3	C1		Cap	Miscellaneous Devices	RAD0.1	Miscellaneous Connector
4	C2~C3	4.7uF	Cap	Miscellaneous Devices	EC2/5	考试下发库
5	R1~R6		RES 2	Miscellaneous Devices	axial-0.3	Miscellaneous Devices
6	U1	LM358	LM358	考试下发库	DIP-8	Miscellaneous Devices
7	D1D2	3v6	D zener	Miscellaneous Devices	自制 Diode0.3	自制库

## 3. 步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PrjPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 \_\_\_\_\_ (本项不做);
- (5) 创建封装库文件 test.pclib, 新建封装元件 Diode0.3 ;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 1800\*1000mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,
  - PCB 为 双面板
  - 安全间距为 10mil;
  - 要求布线宽度
    - VCC 为 25~35mil, 典型值 30mil
    - GND 为 35~45mil, 典型值 40mil
    - 其他为 15~25mil, 典型值 20mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个 , 孔内径 100mil, 坐标为 (150mil, 150mil) (1650mil, 850mil) (150mil, 850mil) (1650mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。

---

(13) 对焊盘补泪滴，整理丝印标识，并在 PCB 上标注 年月日和考生号。

(14) 对 PCB 进行 DRC 校验修正错误

(15) 生成 BOM 文件，格式为 XLS 或 PDF。

#### 4.工艺要求:

(1) 元件布局应模块化，方便安装、调试，布线规范。

(2) PCB 应满足电子产品的工艺设计，具有可测试性、可生产性和可维护性；

(3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符；

(4) 器件之间的最小间距应满足基本间距要求；

## 二、实施条件

台式电脑(2G 以上内存,200G 以上硬盘,windowXP 以上系统):一台;Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 2-1-2)

### 38. 试题编号：H1-38 多 LED 振荡器 PCB 版图设计

#### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

#### ① 电路原理图和元器件资料

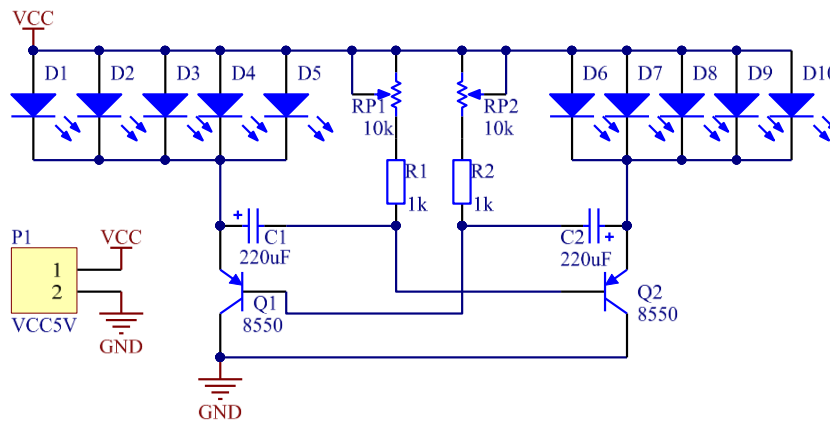


图 2-1-79 电路原理图

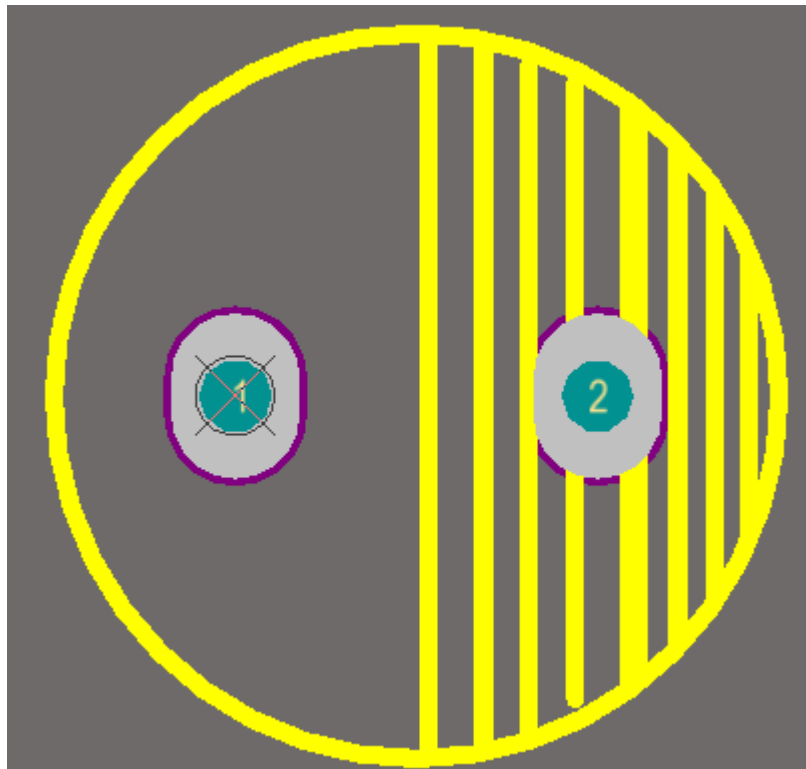


图 2-1-80 自制封装

绘制封装 CAP，焊盘间距 200mil，尺寸 70\*90mil，hole size 40mil，外圆直径 400mil

#### 2. 元器件参数清单列表

表 2-1-38 元器件参数表

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	R1-R2		RES2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
2	C1, C2	220uF	Cap Pol1	Miscellaneous Devices	CAP	自制库
3	Q1, Q2	8550	2N3906	Miscellaneous Devices	TO-92A	Miscellaneous Devices
4	D1-D10	LED	LED0	Miscellaneous Devices	LED3.5	考试下发库
5	<b>P1</b>	VCC5V	Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
6	RP	10k	RPot	Miscellaneous Devices	DWQ	Miscellaneous Devices

### 3.步骤

- (1) 创建文件夹 D:\考生序号 ；
- (2) 创建项目 考生序号.PrjPCB，
- (3) 创建原理图 test.SchDoc，采用 A4 图纸，捕捉栅格 10，可视栅格为 10，电气栅格 4
- (4) 创建原理图库文件 test.schlib，新建原理图元件 \_\_\_\_\_（本项不做）
- (5) 创建封装库文件 test.pclib，新建封装元件 CAP；
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查，并排除错误。
- (8) 创建 PCB，test.PcbDoc，大小为 2400\*1200mil；
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则，  
PCB 为 双面板  
安全间距为 10mil；  
要求布线宽度  
VCC 为 20~50mil，典型值 30mil  
GND 为 20~50mil，典型值 40mil  
其他为 10~30mil，典型值 20mil
- (11) 设置 PCB 左下角为原点，在 PCB 两角设计安装定位孔 4 个，孔内径 100mil，坐标为 (150mil, 150mil) (2250mil, 1050mil) (150mil, 1050mil) (2250mil, 150mil)；
- (12) 按照 IPC 标准和实用性原则，对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴，整理丝印标识，并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件，格式为 XLS 或 PDF。

### 4.工艺要求:

- (1) 元件布局应模块化，方便安装、调试，布线规范。
- (2) PCB 应满足电子产品的工艺设计，具有可测试性、可生产性和可维护性；
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径

等相符；

(4) 器件之间的最小间距应满足基本间距要求；

## 二、实施条件

台式电脑(2G 以上内存, 200G 以上硬盘, windowXP 以上系统): 一台; Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 2-1-2)

### 39.试题编号：H1-39 串联稳压电源 PCB 版图设计

#### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标，按照 PCB 布局、布线的基本原则，合理的设计出 PCB 图。

##### 1.电路原理图和元器件资料

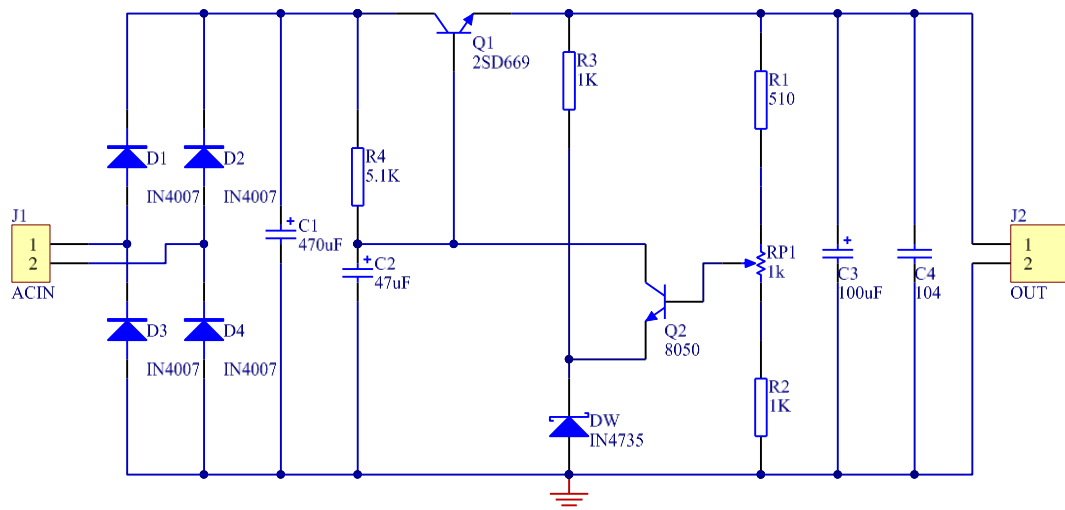


图 2-1-81 电源电路原理图

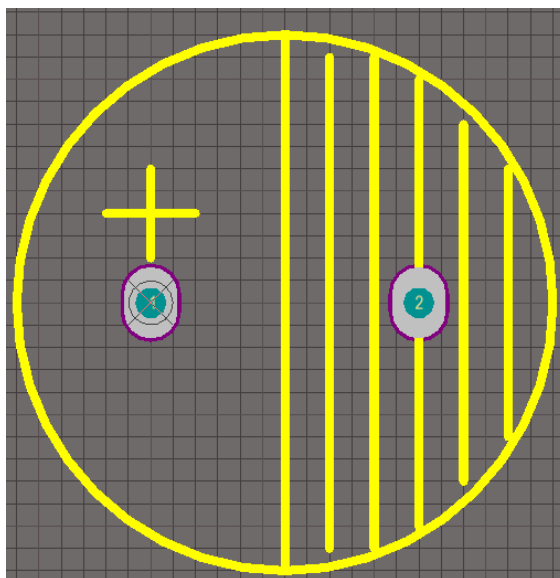


图 2-1-82 自制封装

绘制封装 CAP，焊盘间距 300mil，尺寸 90\*90mil，hole size 40mil，外圆直径 600mil

##### 2.元器件参数清单列表：

表 2-1- 39 元器件参数清单列表：

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	J1, J2		Header 2	Miscellaneo us Connectors	POWER SOCK2	考试下发库



2	D1-D4	1N4007	Diode	Miscellaneous Devices	D0-41	Miscellaneous Devices
3	C1	470uF	Cap Pol1	Miscellaneous Devices	CAP	自制库
4	C3	100uF	Cap Pol1	Miscellaneous Devices	EC5/10	考试下发库
5	C2	47uF	Cap Pol1	Miscellaneous Devices	EC2/5	考试下发库
6	C4	104	Cap	Miscellaneous Devices	CC2.5	考试下发库
7	R1-R4		RES2	Miscellaneous Devices	AXIAL-0.3	Miscellaneous Devices
8	Q1	2SD669	2N3904	Miscellaneous Devices	T0-220	Miscellaneous Devices
9	Q2	8050	<b>2N3904</b>	Miscellaneous Devices	T0-92A	Miscellaneous Devices
10	RP1	1k	RPot	Miscellaneous Devices	DWQ	Miscellaneous Devices
11	DW	IN4735	D Schottky	Miscellaneous Devices	D0-41	Miscellaneous Devices

### 3.步骤

- (1) 创建文件夹 D:\考生序号 ;
- (2) 创建项目 考生序号.PriPCB,
- (3) 创建原理图 test.SchDoc, 采用 A4 图纸, 捕捉栅格 10, 可视栅格为 10, 电气栅格 4
- (4) 创建原理图库文件 test.schlib, 新建原理图元件 \_\_\_\_\_ (本项不做)
- (5) 创建封装库文件 test.pclib, 新建封装元件 CAP;
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查, 并排除错误。
- (8) 创建 PCB, test.PcbDoc, 大小为 2500mil\*1500mil;
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则,  
PCB 为 双面板  
安全间距为 10mil;  
要求布线宽度 20~30mil, 典型值 25mil
- (11) 设置 PCB 左下角为原点, 在 PCB 两角设计安装定位孔 4 个 , 孔内径 100mil, 坐标为 (150mil, 150mil) (2350mil, 1350mil) (150mil, 1350mil) (2350mil, 150mil);
- (12) 按照 IPC 标准和实用性原则, 对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴, 整理丝印标识, 并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件, 格式为 XLS 或 PDF。

### 4.工艺要求:

- (1) 元件布局应模块化, 方便安装、调试, 布线规范。

- 
- (2) PCB 应满足电子产品的工艺设计，具有可测试性、可生产性和可维护性；
  - (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符；
  - (4) 器件之间的最小间距应满足基本间距要求；

## 二、实施条件

台式电脑(2G 以上内存, 200G 以上硬盘, windowXP 以上系统): 一台; Altium Designer 2013 版本及以上应用软件平台。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 2-1-2)

## 40. 试题编号: J1-40 开关电源 PCB 版图设计

### 一、任务描述

根据产品原理图参考资料和所给出的技术参数、工作环境和适用范围等指标,按照 PCB 布局、布线的基本原则,合理的设计出 PCB 图。

1. 如图所示电路原理图与元器件资料

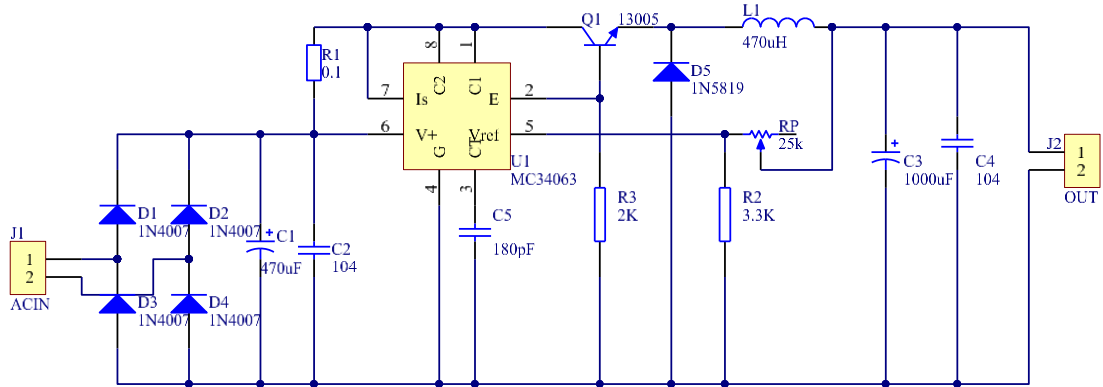


图 2-1-83 原理图

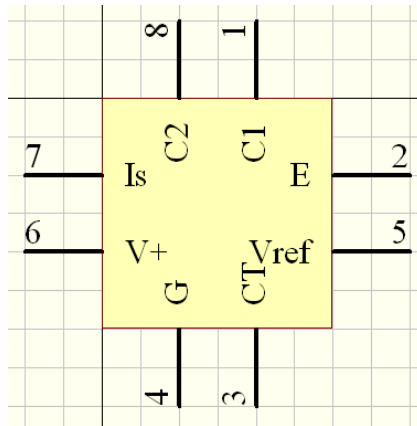


图 2-1-84 自制元件 MC34063

2. 元器件参数清单列表:

表 2-1-40 元器件参数清单列表:

Num	Designator	Comment	Component	LIB	Footprint	LIB
1	J1, J2	ACIN, OUT	Header 2	Miscellaneous Connectors	HDR1X2	Miscellaneous Connectors
2	D1-D5	1N4007 1N5819	Diode	Miscellaneous Devices	D0-41	Miscellaneous Devices
3	C1, C3	1000uF 470uF	Cap Pol1	Miscellaneous Devices	EC5/10	考试下发库
4	C2, C4, C5	104 180pF	Cap	Miscellaneous Devices	CC2.5	考试下发库
5	R1~R3		RES 2	Miscellaneous	AXIAL-0.3	Miscellaneous

				us Devices		Devices
6	U1	MC34063	MC34063	自制库	DIP-8	Miscellaneous Devices
7	Q1	13005	2N3904	Miscellaneous Devices	TO-220-AB	Miscellaneous Devices
8	L1	470uH	Inductor	Miscellaneous Devices	AXIAL-0.4	Miscellaneous Devices

### 3.步骤

- (1) 创建文件夹 D:\考生序号 ；
- (2) 创建项目 考生序号.PriPCB，
- (3) 创建原理图 test.SchDoc，采用 A4 图纸，捕捉栅格 10，可视栅格为 10，电气栅格 4
- (4) 创建原理图库文件 test.schlib，新建原理图元件 MC34063
- (5) 创建封装库文件 test.pcblib，新建封装元件 \_\_\_\_\_ (本项不做)；
- (6) 按照考题所提供的元件列表与电路图完成原理图
- (7) 对原理图运行电气规则检查，并排除错误。
- (8) 创建 PCB，test.PcbDoc，大小为 2500mil\*1500mil；
- (9) 将原理图元件导入到 PCB 中。
- (10) 设置布线设计规则，  
PCB 为 双面板  
安全间距为 10mil；  
要求布线宽度：为 15~25mil，典型值 20mil
- (11) 设置 PCB 左下角为原点，在 PCB 两角设计安装定位孔 4 个，孔内径 100mil，坐标为 (150mil, 150mil) (2350mil, 1350mil) (150mil, 1350mil) (2350mil, 150mil)；
- (12) 按照 IPC 标准和实用性原则，对 PCB 进行布局、布线。
- (13) 对焊盘补泪滴，整理丝印标识，并在 PCB 上标注 年月日和考生号。
- (14) 对 PCB 进行 DRC 校验修正错误
- (15) 生成 BOM 文件，格式为 XLS 或 PDF。

### 4.工艺要求：

- (1) 元件布局应模块化，方便安装、调试，布线规范。
- (2) PCB 应满足电子产品的工艺设计，具有可测试性、可生产性和可维护性；
- (3) PCB 上元器件的选用应保证封装与元器件实物外形轮廓、引脚间距、通孔直径等相符；
- (4) 器件之间的最小间距应满足基本间距要求；

## 二、实施条件

台式电脑(2G 以上内存, 200G 以上硬盘, windowXP 以上系统): 一台; Altium Designer 2013 版本及以上应用软件平台。

### 三、考核时量

调试时间：120 分钟

### 四、评分标准（见表 2-1-2）

## 模块四 小型电子产品设计与开发

### 1. 试题编号：H2-1 基于单片机的雨水检测报警装置设计与制作

#### 一、任务描述

某企业承担了雨水检测报警装置的开发任务，装置原理如下图 1 所示，没有雨水时，雨水检测模块的 DO 口输出高电平；当雨水传感器检测到雨水时，雨水检测模块的 DO 口输出低电平。装置功能设计要求如下：当雨水传感器检测到雨水时，开启声光报警（LED1 亮、蜂鸣器发声）；没有雨水时，声光报警停止。请考生按下列要求完成任务。

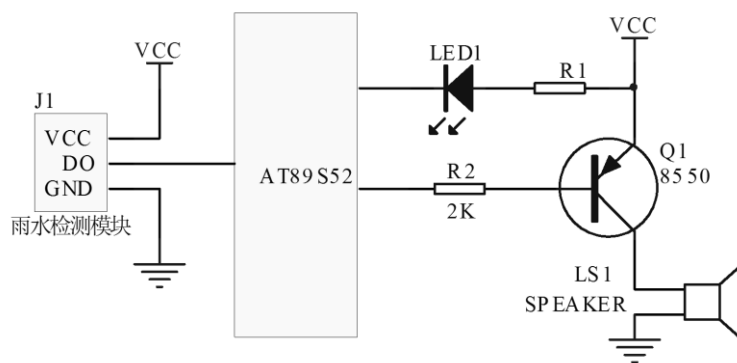


图 2-2-1 硬件参考图

#### 1. 硬件设计与制作

(1) 请将参考电路图的蜂鸣器驱动电路更改为 NPN 型三极管驱动电路，并标注在图上（在答题纸上作答）；

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

#### 2. 软件程序流程设计（在答题纸上作答）

画出程序流程图：

#### 3. 软件编写与调试（提交电子文档）

(1) 在提供的计算机的 E 盘上，以本人准考证号为名新建一个文件夹，并在此文件夹中建立以准考证号为名的项目文件，开始进行软件设计；

(2) 程序编写完毕后，生成 HEX 或 BIN 文件，并通过在线编程写入单片机；

(3) 实现软硬件调试。

#### 4. 产品展示与成果上交

产品完成后，向监考老师一一展示产品功能，并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

## 二、实施条件

直流稳压电源：一台；数字万用表：一块；台式电脑：一台；实验板：一套；测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52，下载软件为使用 progisp1.72\

STC\_ISP\_V480；

实施条件说明：

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件；

3、考试提供调试用的单片机学习开发板，试题中单片机小系统和下载部分用单片机学习开发板上的资源，考生根据考试提供的万能板和元件，完成单片机的外围接口电路的焊接，并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来，完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压，单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率，可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准（见表 2-2-1）

表 2-2-1 软件设计评分细则

评价内容	考核点	配分	评分细则	备注
职业素养 20 分	工作前准备	10	做好装配前准备。不进行清点电路图、仪表、工具、材料等操作扣 5 分，摆放不整齐扣 2 分。	出现明显失误造成元件或仪表、设备损坏等安全事故或严重违反考场记录，造成恶劣影响的本大项记 0 分
	职业素养 6S 考核	10	测试过程仪表、导线摆放凌乱，测试结束后工位清理不整齐、不整洁扣 5 分/次；未遵守安全规则，扣 5 分。	
操作规范 (30 分)	产品设计规范	5	分析功能需求，确定软件功能模块图，模块图每错、漏一处扣 1 分	
		5	要求流程图无逻辑错误、可行，每错误 1 处扣 1 分	
	产品装调操作规范	10	元件选择、成型、插装、焊接不符合规范，一次扣 1 分，出现严重错误造成工具、设备损坏扣 5 分	
		10	能利用 Keil 编程环境建立工程和程序文件、设置编程环境，编译调试程序，每错 1 处扣 2 分	

作品 (50分)	功能分析	5	无软件功能模块图扣 5 分，
	流程图	5	无软件流程图扣 5 分，软件流程图每缺 1 部分扣 2 分
	程序清单	10	无程序清单扣 10 分，程序编辑不规范扣 1-5 分
	测试报告	5	无测试报告扣 5 分，测试报告错、漏一处扣 2 分
	功能指标	25	不能实现设计要求功能扣 1-25 分



## 2. 试题编号：H2-2 基于单片机的彩灯装置设计与制作

### 一、任务描述

某企业承担了彩灯装置的开发任务，功能要求如下：按下 S1 键 8 只 LED 小灯以 1Hz 频率闪烁，按下 S2 键 8 只灯奇偶交替点亮，间隔 0.5s，按下 S3 键，L1-L4 与 L5-L8 灯交替点亮，间隔 0.5s，按下 S4 键熄灭所有灯。请考生按下列要求完成任务。

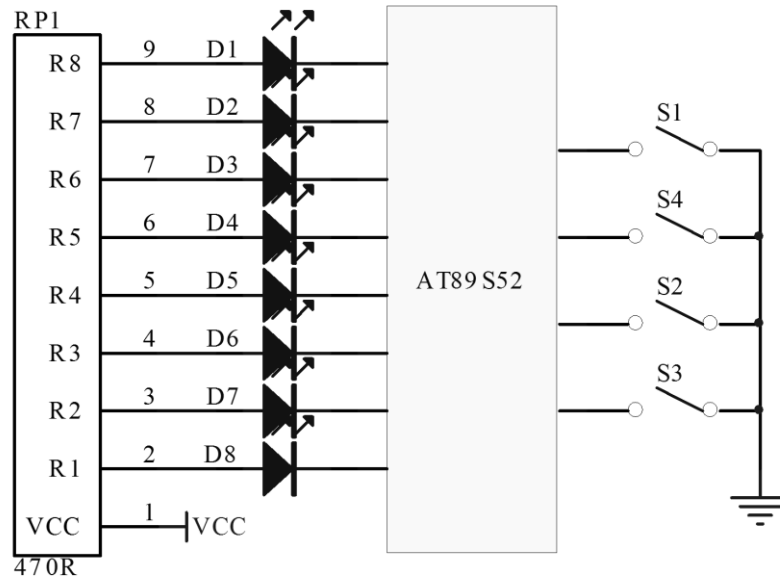


图 2-2-2 硬件参考图

### 1. 硬件设计与制作

(1) 请将参考电路图的蜂鸣器驱动电路更改为 NPN 型三极管驱动电路，并标注在图上（在答题纸上作答）；

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

### 2. 软件程序流程设计（在答题纸上作答）

画出程序流程图：

### 3. 软件编写与调试（提交电子文档）

(1) 在提供的计算机的 E 盘上，以本人准考证号为名新建一个文件夹，并在此文件夹中建立以准考证号为名的项目文件，开始进行软件设计；

(2) 程序编写完毕后，生成 HEX 或 BIN 文件，并通过在线编程写入单片机；

(3) 实现软硬件调试。

---

#### 4. 产品展示与成果上交

产品完成后，向监考老师一一展示产品功能，并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

#### 二、实施条件

直流稳压电源：一台；数字万用表：一块；台式电脑：一台；实验板：一套；测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52，下载软件为使用 progisp1.72\  
STC\_ISP\_V480；

实施条件说明：

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件；

3、考试提供调试用的单片机学习开发板，试题中单片机小系统和下载部分用单片机学习开发板上的资源，考生根据考试提供的万能板和元件，完成单片机的外围接口电路的焊接，并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来，完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压，单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率，可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

#### 三、考核时量

调试时间：120 分钟

#### 四、评分标准（见表 2-2-1）

### 3. 试题编号：H2-3 单片机控制系统的设计与制作

#### 一、任务描述

某企业承担了彩灯装置的开发任务，功能要求如下：按下 S1 键 D1~D4 点亮，D5~D8 熄灭；按下 S2 键 D1~D4 熄灭，D5~D8 点亮；按下 S3 键 D1~D8 全亮；按下 S4 键 D1~D8 全灭。请考生按下列要求完成任务。

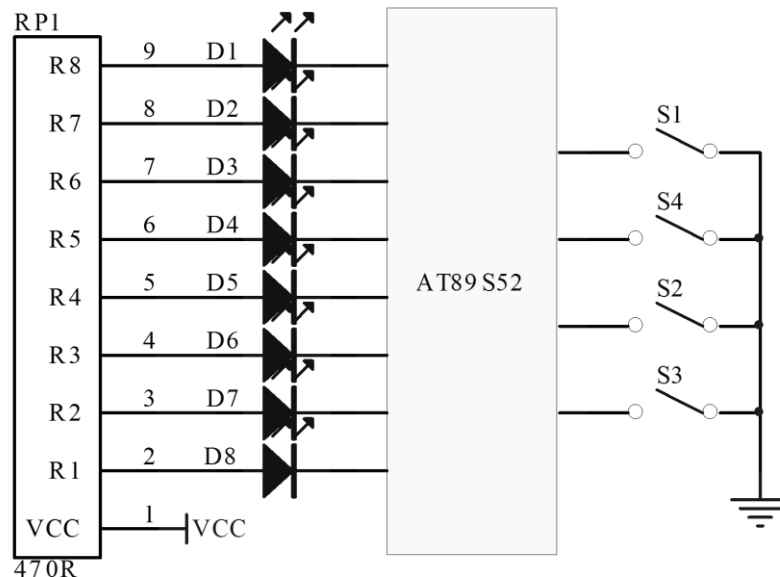


图 2-2-3 硬件参考图

#### 1. 硬件设计与制作

(1) 请将参考电路图的蜂鸣器驱动电路更改为 NPN 型三极管驱动电路，并标注在图上（在答题纸上作答）；

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

#### 2. 软件程序流程设计（在答题纸上作答）

画出程序流程图：

#### 3. 软件编写与调试（提交电子文档）

(1) 在提供的计算机的 E 盘上，以本人准考证号为名新建一个文件夹，并在此文件夹中建立以准考证号为名的项目文件，开始进行软件设计；

(2) 程序编写完毕后，生成 HEX 或 BIN 文件，并通过在线编程写入单片机；

(3) 实现软硬件调试。

---

#### 4. 产品展示与成果上交

产品完成后，向监考老师一一展示产品功能，并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

#### 二、实施条件

直流稳压电源：一台；数字万用表：一块；台式电脑：一台；实验板：一套；测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52，下载软件为使用 progisp1.72\  
STC\_ISP\_V480；

实施条件说明：

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件；

3、考试提供调试用的单片机学习开发板，试题中单片机小系统和下载部分用单片机学习开发板上的资源，考生根据考试提供的万能板和元件，完成单片机的外围接口电路的焊接，并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来，完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压，单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率，可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

#### 三、考核时量

调试时间：120 分钟

#### 四、评分标准（见表 2-2-1）

#### 4. 试题编号：H2-4 单片机控制系统的设计与制作

##### 一、任务描述

某企业承担电气控制系统的设计与制作任务，需要使用单片机实现如下功能：当按下 1 号键时计数值加 1，计数值为 9 时加操作无效；按下 2 号键时计数值减 1，计数值为 0 时减操作无效；计数结果显示在数码管上。

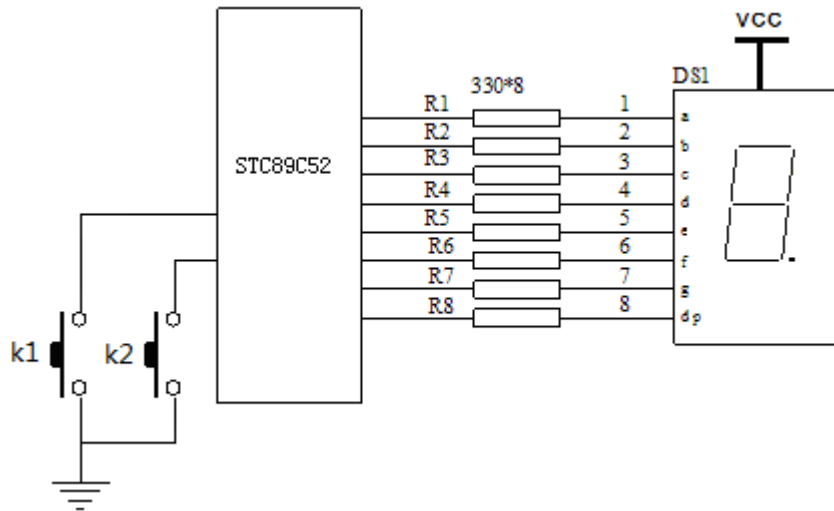


图 2-2-4 硬件参考图

##### 1. 硬件设计与制作

(1) 请将参考电路图的蜂鸣器驱动电路更改为 NPN 型三极管驱动电路，并标注在图上（在答题纸上作答）；

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

##### 2. 软件程序流程设计（在答题纸上作答）

画出程序流程图：

##### 3. 软件编写与调试（提交电子文档）

(1) 在提供的计算机的 E 盘上，以本人准考证号为名新建一个文件夹，并在此文件夹中建立以准考证号为名的项目文件，开始进行软件设计；

(2) 程序编写完毕后，生成 HEX 或 BIN 文件，并通过在线编程写入单片机；

---

(3) 实现软硬件调试。

#### 4. 产品展示与成果上交

产品完成后，向监考老师一一展示产品功能，并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

### 二、实施条件

直流稳压电源：一台；数字万用表：一块；台式电脑：一台；实验板：一套；测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52，下载软件为使用 progisp1.72\

STC\_ISP\_V480；

实施条件说明：

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件；

3、考试提供调试用的单片机学习开发板，试题中单片机小系统和下载部分用单片机学习开发板上的资源，考生根据考试提供的万能板和元件，完成单片机的外围接口电路的焊接，并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来，完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压，单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率，可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

### 三、考核时量

调试时间：120 分钟

### 四、评分标准（见表 2-2-1）

## 5. 试题编号：H2-5 单片机控制系统的设计与制作

### 一、任务描述

某企业承担用单片机实现汽车运行振动报警装置的设计与制作任务，装置原理如下图所示，没有振动时，振动检测模块 DO 口输出高电平，当检测到振动时，模块 DO 输出低电平。装置功能设计要求如下：检测到振动时，指示灯 LED1 点亮，蜂鸣器报警开启；振动停止时，指示灯 LED1 熄灭，蜂鸣器报警停止。请考生按下列要求完成任务。

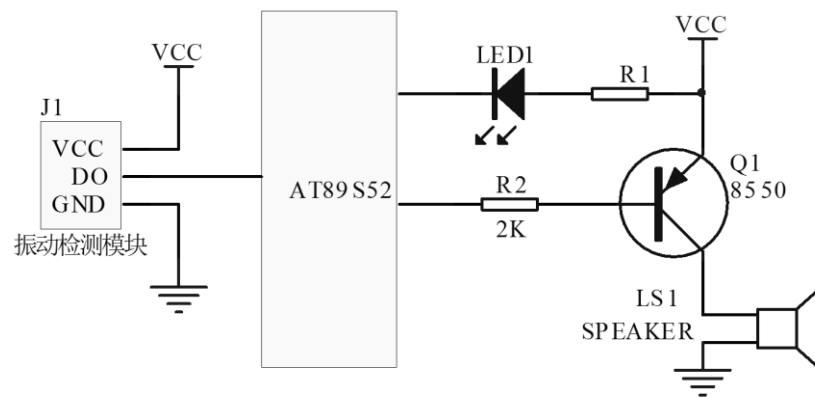


图 2-2-5 硬件参考图

说明：下列要求在答题纸上作答的项目，在试卷上作答无效。

### 硬件设计与制作

- (1) 确定电阻 R1 的大小（在答题纸上作答）；
- (2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；
- (3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

#### 1. 硬件设计与制作

- (1) 请将参考电路图的蜂鸣器驱动电路更改为 NPN 型三极管驱动电路，并标注在图上（在答题纸上作答）；
- (2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；
- (3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

---

2. 软件程序流程设计（在答题纸上作答）

画出程序流程图：

3. 软件编写与调试（提交电子文档）

（1）在提供的计算机的 E 盘上，以本人准考证号为名新建一个文件夹，并在此文件夹中建立以准考证号为名的项目文件，开始进行软件设计；

（2）程序编写完毕后，生成 HEX 或 BIN 文件，并通过在线编程写入单片机；

（3）实现软硬件调试。

4. 产品展示与成果上交

产品完成后，向监考老师一一展示产品功能，并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

## 二、实施条件

直流稳压电源：一台；数字万用表：一块；台式电脑：一台；实验板：一套；测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52，下载软件为使用 progisp1.72\

STC\_ISP\_V480；

实施条件说明：

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件；

3、考试提供调试用的单片机学习开发板，试题中单片机小系统和下载部分用单片机学习开发板上的资源，考生根据考试提供的万能板和元件，完成单片机的外围接口电路的焊接，并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来，完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压，单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率，可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

## 三、考核时量

调试时间：120 分钟

评分标准（见表 2-2-1）



## 6. 试题编号：H2-6 单片机控制系统的设计与制作

### 一、任务描述

某企业承担了为环保部门开发设计噪音检测装置的任务，装置原理如下图 1 所示，声音检测模块在环境声音正常情况下 D0 口输出高电平，当外界环境声音强度超标，模块 D0 输出低电平。装置功能设计要求如下：当外界环境声音强度超标时，开启声光报警（LED1 亮、蜂鸣器发声）；当外界环境声音强度恢复正常时声光报警停止。请考生按下列要求完成任务。

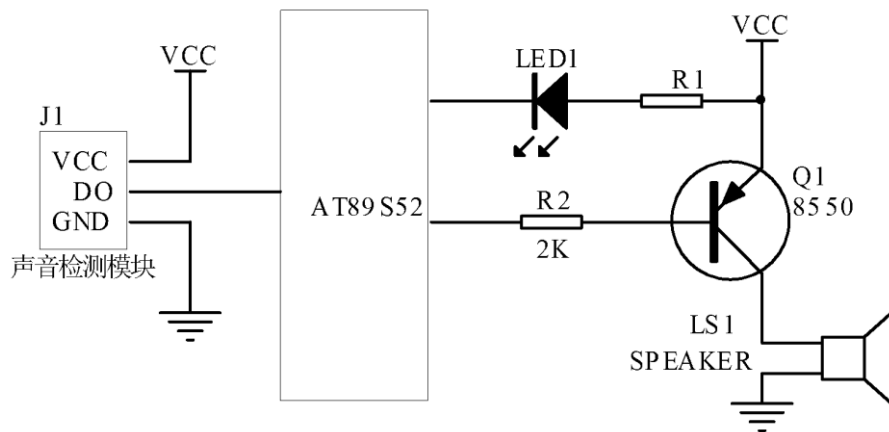


图 2-2-6 硬件参考图

#### 1. 硬件设计与制作

(1) 请将参考电路图的蜂鸣器驱动电路更改为 NPN 型三极管驱动电路，并标注在图上（在答题纸上作答）；

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

#### 2. 软件程序流程设计（在答题纸上作答）

画出程序流程图：

#### 3. 软件编写与调试（提交电子文档）

(1) 在提供的计算机的 E 盘上，以本人准考证号为名新建一个文件夹，并在此文件夹中建立以准考证号为名的项目文件，开始进行软件设计；

(2) 程序编写完毕后，生成 HEX 或 BIN 文件，并通过在线编程写入单片机；

(3) 实现软硬件调试。

#### 4. 产品展示与成果上交

---

产品完成后，向监考老师一一展示产品功能，并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

## 二、实施条件

直流稳压电源：一台；数字万用表：一块；台式电脑：一台；实验板：一套；测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52，下载软件为使用 progisp1.72\

STC\_ISP\_V480；

实施条件说明：

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件；

3、考试提供调试用的单片机学习开发板，试题中单片机小系统和下载部分用单片机学习开发板上的资源，考生根据考试提供的万能板和元件，完成单片机的外围接口电路的焊接，并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来，完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压，单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率，可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

## 三、考核时量

调试时间：120 分钟

评分标准（见表 2-2-1）

## 7. 试题编号：H2-7 单片机控制系统的设计与制作

### 一、任务描述

某企业承担用单片机实现水位自动控制装置的设计与制作任务，装置原理如下图 1 所示，功能设计要求如下：S1、S2 键分别模拟水位的上限和下限位置，当 S1 键按下时，表示水位已达下限位置，电动 M1 自动启动；当 S2 键按下时，表示水位已达上限位置，电动 M1 自动停止。请考生按下列要求完成任务。

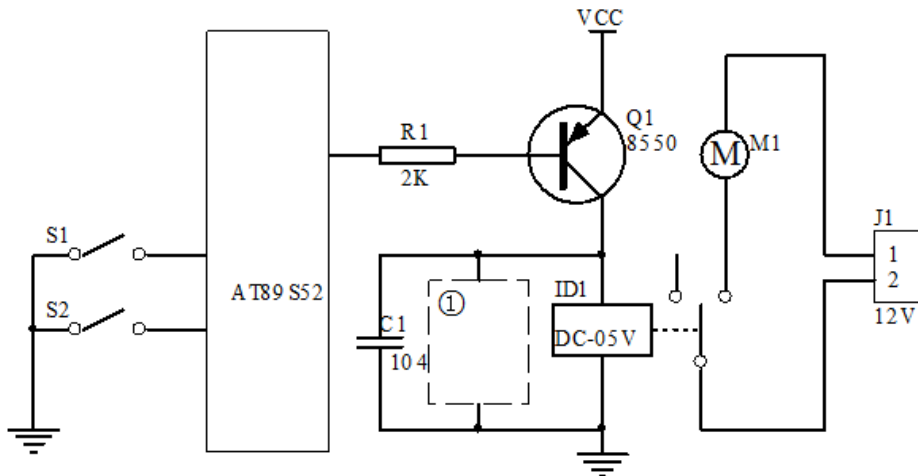


图 2-2-7 硬件参考图

#### 1. 硬件设计与制作

(1) 请将参考电路图的蜂鸣器驱动电路更改为 NPN 型三极管驱动电路，并标注在图上（在答题纸上作答）；

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

#### 2. 软件程序流程设计（在答题纸上作答）

画出程序流程图：

#### 3. 软件编写与调试（提交电子文档）

(1) 在提供的计算机的 E 盘上，以本人准考证号为名新建一个文件夹，并在此文件夹中建立以准考证号为名的项目文件，开始进行软件设计；

(2) 程序编写完毕后，生成 HEX 或 BIN 文件，并通过在线编程写入单片机；

(3) 实现软硬件调试。

#### 4. 产品展示与成果上交

---

产品完成后，向监考老师一一展示产品功能，并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

## 二、实施条件

直流稳压电源：一台；数字万用表：一块；台式电脑：一台；实验板：一套；测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52，下载软件为使用 progisp1.72\

STC\_ISP\_V480；

实施条件说明：

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件；

3、考试提供调试用的单片机学习开发板，试题中单片机小系统和下载部分用单片机学习开发板上的资源，考生根据考试提供的万能板和元件，完成单片机的外围接口电路的焊接，并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来，完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压，单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率，可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准（见表 2-2-1）

## 8. 试题编号：H2-8 单片机控制系统的设计与制作

### 一、任务描述

某企业承担生产线货物自动计数系统的电气控制系统的设计与制作任务，参考电路如图 1 所示。当自动检测开关 SW1 检测到有工件通过时，马上闭合，然后断开，请利用这一特点实现自动流水线货物（SW1 接通次数）计数（0—9）设计，并用数码管显示计数量。

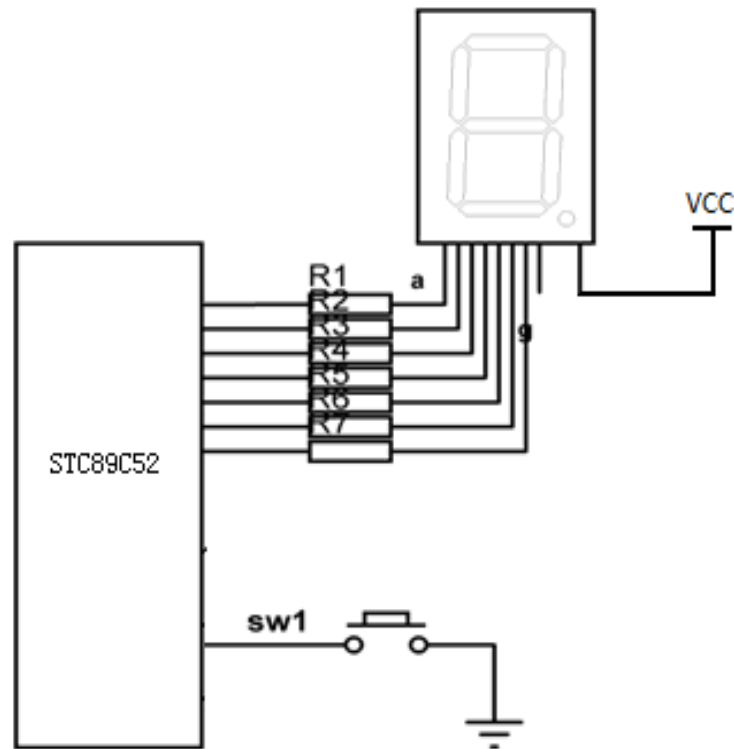


图 2-2-8 硬件参考电路

说明：下列要求在答题纸上作答的项目，在试卷上作答无效。

#### 1. 硬件设计与制作

(1) 已知 LED 发光二极管的驱动电流为 10mA，正向压降为 2V，估算其限流电阻 R 的取值（在答题纸上作答）；

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路板与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

#### 2. 软件程序流程设计（在答题纸上作答）

画出程序流程图：

#### 3. 软件编写与调试（提交电子文档）

---

(1) 在提供的计算机的 E 盘上, 以本人准考证号为名新建一个文件夹, 并在此文件夹中建立以准考证号为名的项目文件, 开始进行软件设计;

(2) 程序编写完毕后, 生成 HEX 或 BIN 文件, 并通过在线编程写入单片机;

(3) 实现软硬件调试。

#### 4. 产品展示与成果上交

产品完成后, 向监考老师一一展示产品功能, 并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

### 二、实施条件

直流稳压电源: 一台; 数字万用表: 一块; 台式电脑: 一台; 实验板: 一套; 测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52, 下载软件为使用 progisp1.72\  
STC\_ISP\_V480;

实施条件说明:

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件;

3、考试提供调试用的单片机学习开发板, 试题中单片机小系统和下载部分用单片机学习开发板上的资源, 考生根据考试提供的万能板和元件, 完成单片机的外围接口电路的焊接, 并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来, 完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压, 单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率, 可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

### 三、考核时量

调试时间: 120 分钟

### 四、评分标准 (见表 2-2-1)

## 9. 试题编号：H2-9 单片机控制系统的设计与制作

### 一、任务描述

某企业承担用单片机实现汽车运行振动检测装置的设计与制作任务，装置原理如下图 1 所示，没有振动时，振动检测模块 DO 口输出高电平，当检测到振动时，模块 DO 输出低电平。装置功能设计要求如下：检测到振动时，绿色指示灯 LED1 点亮，红色指示灯 LED1 熄灭；振动停止时，红色指示灯 LED1 点亮，绿色指示灯 LED1 熄灭；。请考生按下列要求完成任务。

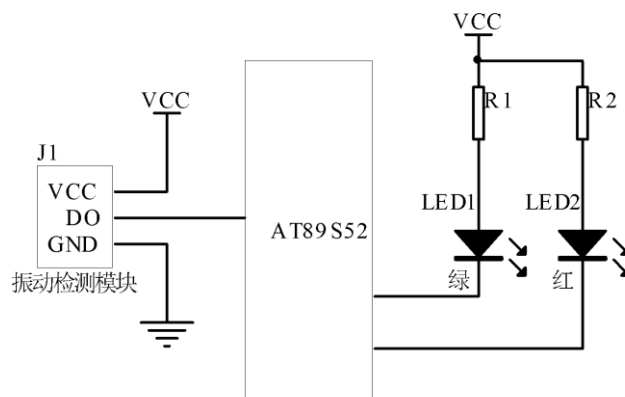


图 2-2-9 硬件参考图

说明：下列要求在答题纸上作答的项目，在试卷上作答无效。

### 硬件设计与制作

- (1) 确定电阻 R1/R2 的阻值大小（在答题纸上作答）；
- (2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；
- (3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

### 2. 软件程序流程设计（在答题纸上作答）

画出程序流程图：

### 3. 软件编写与调试（提交电子文档）

(1) 在提供的计算机的 E 盘上，以本人准考证号为名新建一个文件夹，并在此文件夹中建立以准考证号为名的项目文件，开始进行软件设计；

(2) 程序编写完毕后，生成 HEX 或 BIN 文件，并通过在线编程写入单片机；

(3) 实现软硬件调试。

### 4. 产品展示与成果上交

---

产品完成后，向监考老师一一展示产品功能，并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

## 二、实施条件

直流稳压电源：一台；数字万用表：一块；台式电脑：一台；实验板：一套；测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52，下载软件为使用 progisp1.72\

STC\_ISP\_V480；

实施条件说明：

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件；

3、考试提供调试用的单片机学习开发板，试题中单片机小系统和下载部分用单片机学习开发板上的资源，考生根据考试提供的万能板和元件，完成单片机的外围接口电路的焊接，并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来，完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压，单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率，可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准（见表 2-2-1）



## 10. 试题编号：H2-10 单片机控制系统的设计与制作

### 一、任务描述

某企业承担自动升降装置的设计与制作任务，装置原理如下图 1 所示，功能设计要求如下：当 S1 键按下时，电机正转，装置实现上升功能；当 S2 键按下时，电机反转，装置实现下降功能；当 S3 键按下时，电机停止。请考生按下列要求完成任务。

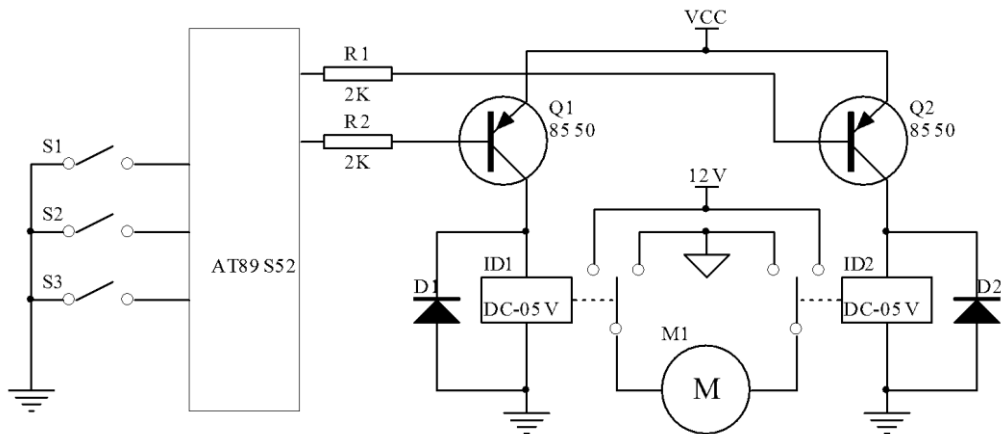


图 2-2-10 硬件参考图

说明：下列要求在答题纸上作答的项目，在试卷上作答无效。

#### 1. 硬件设计与制作

(1) 已知发光二极管 D1 的驱动电流为 10mA，正向压降为 2V，估算出连接发光二极管电阻 R1 的取值（在答题纸上作答）；

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

#### 2. 软件程序流程设计（在答题纸上作答）

画出程序流程图：

#### 3. 软件编写与调试（提交电子文档）

(1) 在提供的计算机的 E 盘上，以本人准考证号为名新建一个文件夹，并在此文件夹中建立以准考证号为名的项目文件，开始进行软件设计；

(2) 程序编写完毕后，生成 HEX 或 BIN 文件，并通过在线编程写入单片机；

(3) 实现软硬件调试。

#### 4. 产品展示与成果上交

---

产品完成后，向监考老师一一展示产品功能，并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

## 二、实施条件

直流稳压电源：一台；数字万用表：一块；台式电脑：一台；实验板：一套；测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52，下载软件为使用 progisp1.72\

STC\_ISP\_V480；

实施条件说明：

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件；

3、考试提供调试用的单片机学习开发板，试题中单片机小系统和下载部分用单片机学习开发板上的资源，考生根据考试提供的万能板和元件，完成单片机的外围接口电路的焊接，并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来，完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压，单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率，可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准（见表 2-2-1）

## 11. 试题编号：H2-11 单片机控制系统的设计与制作

### 一、任务描述

某企业承担了一个计数指示器的设计项目，产品的功能要求为：发光二极管的排布如图 1 所示，每按一次 SW1 键，向左增加点亮一个灯，3 个全亮后，再按一次按键，发光二极管全灭。之后再按键，继续上述动作过程，参考电路如图 2 所示。

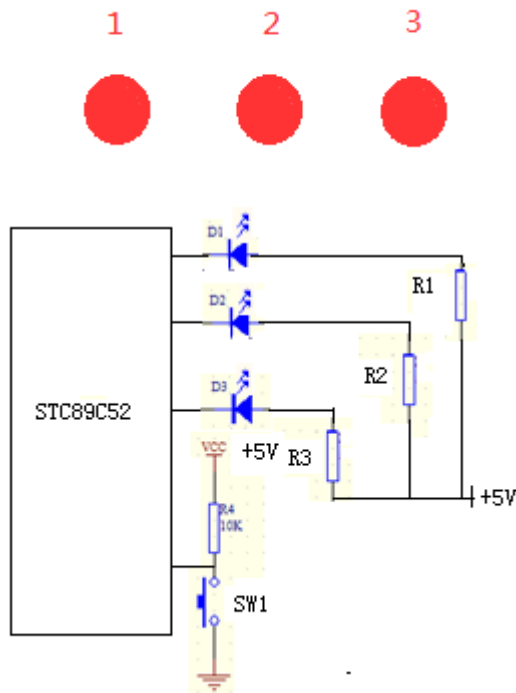


图 2-2-11 计数指示器原理图

说明：下列要求在答题纸上作答的项目，在试卷上作答无效。

#### 1. 硬件设计与制作

(1) 已知发光二极管 D1 的驱动电流为 10mA，正向压降为 2V，估算出连接发光二极管电阻 R1 的取值，并标注在电路图上（在答题纸上作答）；

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路板与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

#### 2. 软件程序流程设计（在答题纸上作答）

画出程序流程图：

#### 3. 软件编写与调试（提交电子文档）

(1) 在提供的计算机的 E 盘上，以本人准考证号为名新建一个文件夹，并在此文件夹

---

中建立以准考证号为名的项目文件，开始进行软件设计；

(2) 程序编写完毕后，生成 HEX 或 BIN 文件，并通过在线编程写入单片机；

(3) 实现软硬件调试。

#### 4. 产品展示与成果上交

产品完成后，向监考老师一一展示产品功能，并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

### 二、实施条件

直流稳压电源：一台；数字万用表：一块；台式电脑：一台；实验板：一套；测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52，下载软件为使用 progisp1.72\

STC\_ISP\_V480；

实施条件说明：

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件；

3、考试提供调试用的单片机学习开发板，试题中单片机小系统和下载部分用单片机学习开发板上的资源，考生根据考试提供的万能板和元件，完成单片机的外围接口电路的焊接，并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来，完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压，单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率，可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

### 三、考核时量

调试时间：120 分钟

### 四、评分标准（见表 2-2-1）

## 12. 试题编号：H2-12 单片机控制系统的设计与制作

### 一、任务描述

某企业承担一个路口交通方向指示灯的设计与制作任务，产品的设计要求是：路口方向交通指示灯为3个一组，按下启动开关后，每组发光二极管流水点亮，指示向右的方向，即：1，12，123，1，……如此循环，时间间隔为1s（不需要精确计时）。交通方向指示灯实物图如图1所示，电路原理图如图2所示。

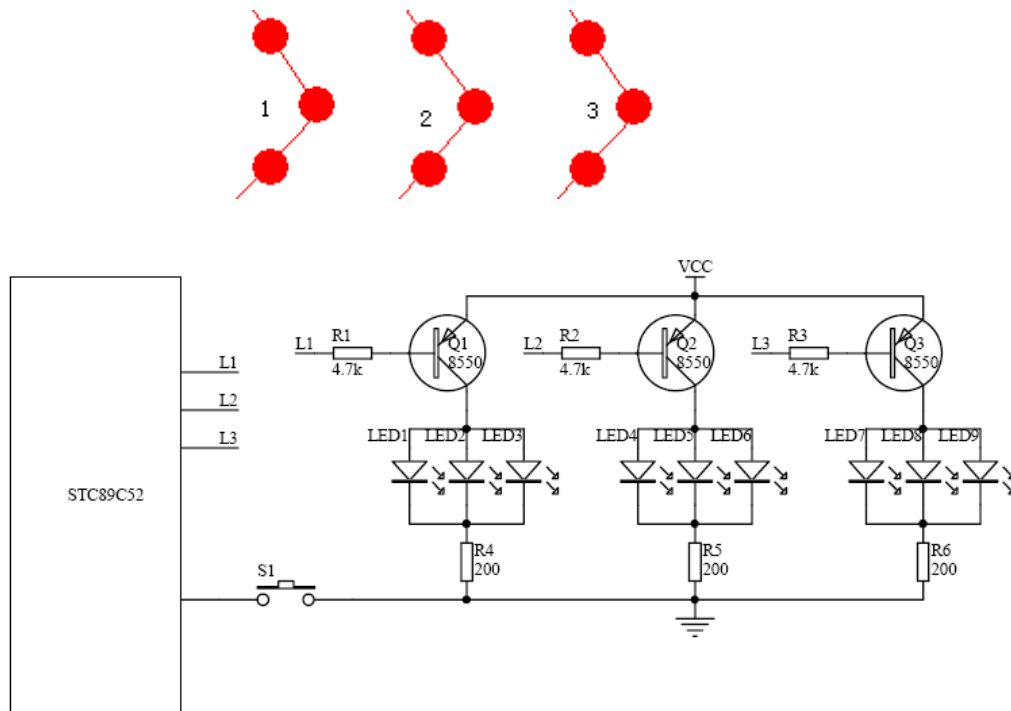


图 2-2-12 交通方向指示灯原理图

### 1. 硬件设计与制作

(1) 请将功能图 2 中的发光二极管组的驱动电路，更改为 NPN 型三极管驱动电路，试画出任意一组的驱动示意图（在答题纸上作答）；

(2) 并按照任务要求，正确选择单片机端口，将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

### 2. 软件程序流程设计（在答题纸上作答）

画出程序流程图：

### 3. 软件编写与调试（提交电子文档）

---

(1) 在提供的计算机的 E 盘上, 以本人准考证号为名新建一个文件夹, 并在此文件夹中建立以准考证号为名的项目文件, 开始进行软件设计;

(2) 程序编写完毕后, 生成 HEX 或 BIN 文件, 并通过在线编程写入单片机;

(3) 实现软硬件调试。

#### 4. 产品展示与成果上交

产品完成后, 向监考老师一一展示产品功能, 并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

### 二、实施条件

直流稳压电源: 一台; 数字万用表: 一块; 台式电脑: 一台; 实验板: 一套; 测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52, 下载软件为使用 progisp1.72\  
STC\_ISP\_V480;

实施条件说明:

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件;

3、考试提供调试用的单片机学习开发板, 试题中单片机小系统和下载部分用单片机学习开发板上的资源, 考生根据考试提供的万能板和元件, 完成单片机的外围接口电路的焊接, 并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来, 完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压, 单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率, 可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

### 三、考核时量

调试时间: 120 分钟

### 四、评分标准 (见表 2-2-1)

### 13. 试题编号：H2-13 单片机控制系统的设计与制作

#### 一、任务描述

某企业承担旅游景区旅客流量计数装置的设计与制作任务，参考电路如图 1 所示。当旅客通过人行通道时，红外检测模块会产生一个低电平信号，请利用这一特点实现旅客流量计数，并用数码管显示计数量（0-9 循环计数）。

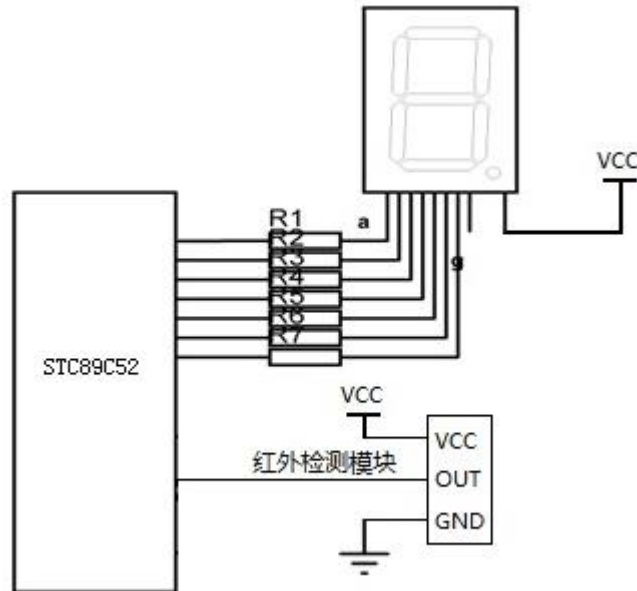


图 2-2-13 硬件参考电路

说明：下列要求在答题纸上作答的项目，在试卷上作答无效。

#### 1. 硬件设计与制作

(1) 已知 LED 发光二极管的驱动电流为 10mA，正向压降为 2V，估算其限流电阻 R 的取值（在答题纸上作答）；

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路板与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

#### 2. 软件程序流程设计（在答题纸上作答）

画出程序流程图：

#### 3. 软件编写与调试（提交电子文档）

(1) 在提供的计算机的 E 盘上，以本人准考证号为名新建一个文件夹，并在此文件夹中建立以准考证号为名的项目文件，开始进行软件设计；

(2) 程序编写完毕后，生成 HEX 或 BIN 文件，并通过在线编程写入单片机；

---

(3) 实现软硬件调试。

#### 4. 产品展示与成果上交

产品完成后，向监考老师一一展示产品功能，并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

### 二、实施条件

直流稳压电源：一台；数字万用表：一块；台式电脑：一台；实验板：一套；测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52，下载软件为使用 progisp1.72\

STC\_ISP\_V480；

实施条件说明：

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件；

3、考试提供调试用的单片机学习开发板，试题中单片机小系统和下载部分用单片机学习开发板上的资源，考生根据考试提供的万能板和元件，完成单片机的外围接口电路的焊接，并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来，完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压，单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率，可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

### 三、考核时量

调试时间：120 分钟

### 四、评分标准（见表 2-2-1）



## 14. 试题编号：H2-14 单片机控制系统的设计与制作

### 一、任务描述

某企业承担电气控制系统的设计与制作任务，需要使用单片机实现如下功能（参考电路如图 1），当按下 K1 键时，数码管 DS1 显示“L”，按下 K2 键时，数码管 DS1 显示“H”。

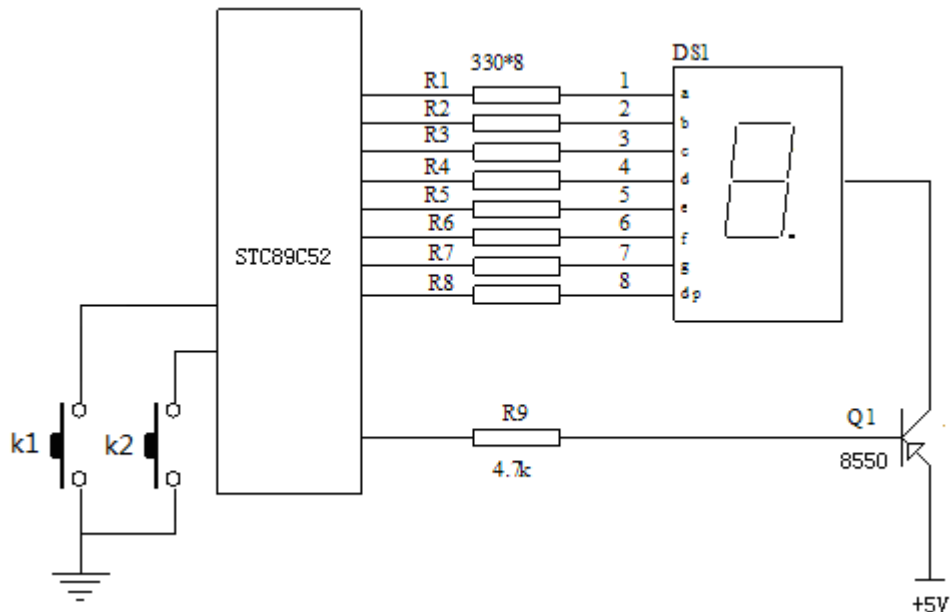


图 2-2-14 硬件参考图

说明：下列要求在答题纸上作答的项目，在试卷上作答无效。

#### 1. 硬件设计与制作

(1) 请在所提供的图纸上标出数码管的笔段名称。

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路板与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

#### 2. 软件程序流程设计（在答题纸上作答）

画出程序流程图：

#### 3. 软件编写与调试（提交电子文档）

(1) 在提供的计算机的 E 盘上，以本人准考证号为名新建一个文件夹，并在此文件夹中建立以准考证号为名的项目文件，开始进行软件设计；

(2) 程序编写完毕后，生成 HEX 或 BIN 文件，并通过在线编程写入单片机；

---

(3) 实现软硬件调试。

#### 4. 产品展示与成果上交

产品完成后，向监考老师一一展示产品功能，并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

### 二、实施条件

直流稳压电源：一台；数字万用表：一块；台式电脑：一台；实验板：一套；测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52，下载软件为使用 progisp1.72\

STC\_ISP\_V480；

实施条件说明：

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件；

3、考试提供调试用的单片机学习开发板，试题中单片机小系统和下载部分用单片机学习开发板上的资源，考生根据考试提供的万能板和元件，完成单片机的外围接口电路的焊接，并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来，完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压，单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率，可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

### 三、考核时量

调试时间：120 分钟

### 四、评分标准（见表 2-2-1）

## 15. 试题编号：H2-15 单片机控制系统的设计与制作

### 一、任务描述

某企业承接了电气装置开发项目,要求设计制作一个障碍物检测装置,其功能要求为:当检测到前方有障碍物时,检测电路输出低电平(用开关 SW1 模拟),红色发光二极管 D1 闪烁;当检测到前方无障碍物时,检测电路输出高电平(用开关 SW1 模拟),绿色发光二极管 D2 闪烁。上电开始检测,闪烁频率为 2HZ。

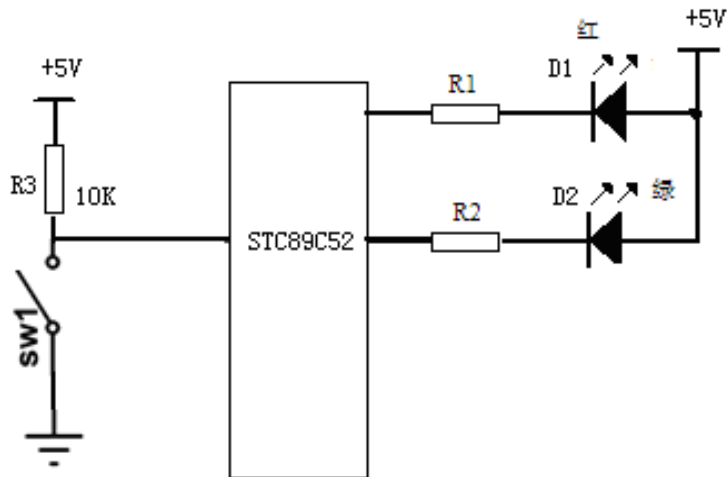


图 2-2-15 硬件参考图

说明：下列要求在答题纸上作答的项目，在试卷上作答无效。

#### 1. 硬件设计与制作

(1) 已知发光二极管 D1 的驱动电流流为 10mA，正向压降为 2V，试估算其限流电阻 R1 的取值（在答题纸上作答）；

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路板与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

#### 2. 软件程序流程设计（在答题纸上作答）

画出程序流程图：

#### 3. 软件编写与调试（提交电子文档）

(1) 在提供的计算机的 E 盘上，以本人准考证号为名新建一个文件夹，并在此文件夹中建立以准考证号为名的项目文件，开始进行软件设计；

(2) 程序编写完毕后，生成 HEX 或 BIN 文件，并通过在线编程写入单片机；

(3) 实现软硬件调试。

---

#### 4. 产品展示与成果上交

产品完成后，向监考老师一一展示产品功能，并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

#### 二、实施条件

直流稳压电源：一台；数字万用表：一块；台式电脑：一台；实验板：一套；测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52，下载软件为使用 progisp1.72\  
STC\_ISP\_V480；

实施条件说明：

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件；

3、考试提供调试用的单片机学习开发板，试题中单片机小系统和下载部分用单片机学习开发板上的资源，考生根据考试提供的万能板和元件，完成单片机的外围接口电路的焊接，并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来，完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压，单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率，可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

#### 三、考核时量

调试时间：120 分钟

#### 四、评分标准（见表 2-2-1）

## 16. 试题编号：H2-16 单片机控制系统的设计与制作

### 一、任务描述

某企业承担了电机启停装置的设计与制作任务，驱动电路原理如下图 1 所示。设计要求：按一下 S1，电机运行，且发光二极管 LED1 亮；按一下 S2，电机停止，且发光二极管 LED1 灭。请考生按下列要求完成任务。

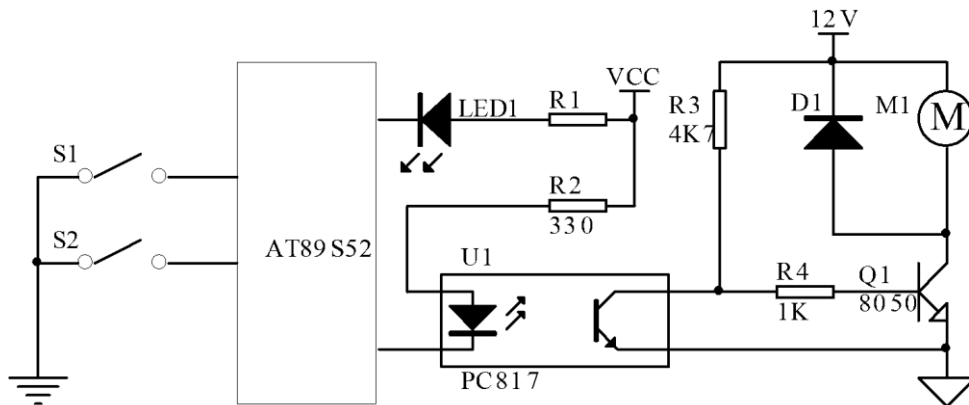


图 2-2-16 硬件参考图

说明：下列要求在答题纸上作答的项目，在试卷上作答无效。

#### 1. 硬件设计与制作

(1) 已知数码管每一段的静态驱动电流为 10mA，正向压降为 2V，估算限流电阻 R 取值（在答题纸上作答）；

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

#### 2. 软件程序流程设计（在答题纸上作答）

画出程序流程图：

#### 3. 软件编写与调试（提交电子文档）

---

(1) 在提供的计算机的 E 盘上, 以本人准考证号为名新建一个文件夹, 并在此文件夹中建立以准考证号为名的项目文件, 开始进行软件设计;

(2) 程序编写完毕后, 生成 HEX 或 BIN 文件, 并通过在线编程写入单片机;

(3) 实现软硬件调试。

#### 4. 产品展示与成果上交

产品完成后, 向监考老师一一展示产品功能, 并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

### 二、实施条件

直流稳压电源: 一台; 数字万用表: 一块; 台式电脑: 一台; 实验板: 一套; 测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52, 下载软件为使用 progisp1.72\  
STC\_ISP\_V480;

实施条件说明:

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件;

3、考试提供调试用的单片机学习开发板, 试题中单片机小系统和下载部分用单片机学习开发板上的资源, 考生根据考试提供的万能板和元件, 完成单片机的外围接口电路的焊接, 并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来, 完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压, 单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率, 可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

### 三、考核时量

调试时间: 120 分钟

### 四、评分标准 (见表 2-2-1)

## 17. 试题编号：H2-17 单片机控制系统的设计与制作

### 一、任务描述

某企业承担用单片机实现四路抢答器的电气控制系统的设计与制作任务，其原理如下图所示。设计要求如下：系统设置单片机复位按钮，主持人按复位键后，才能开始抢答，最先按下的键其键位码(1-4)被数码管显示出来，其他按键无效，等候主持人再次按下单片机复位键后，才能进行第二次抢答。请考生按下列要求完成任务。

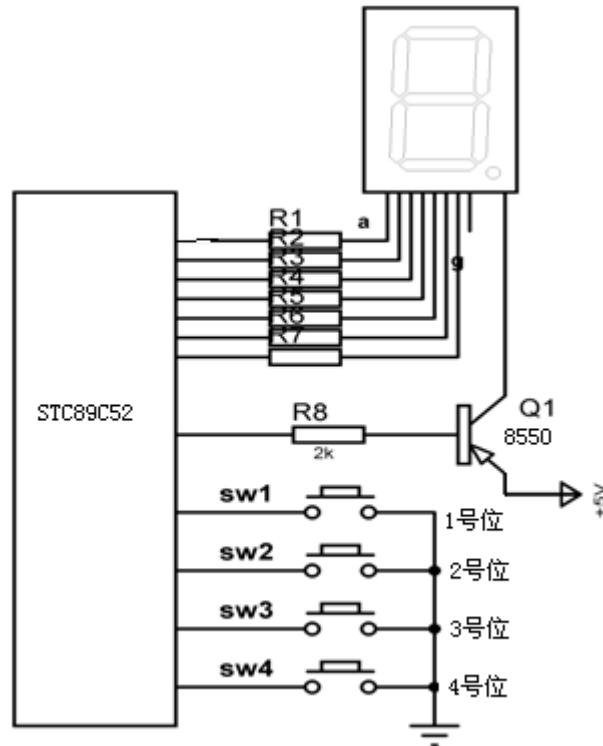


图 2-2-17 硬件参考图

说明：下列要求在答题纸上作答的项目，在试卷上作答无效。

#### 1. 硬件设计与制作

(1) 已知数码管每一段的静态驱动电流为 10mA，正向压降为 2V，估算限流电阻 R1 取值（在答题纸上作答）；

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；

---

(3) 仔细对照电路原理图, 选择合适元件, 在万能板上完成单片机外围接口电路的焊接, 并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来, 完成硬件电路设计。

2. 软件程序流程设计 (在答题纸上作答)

画出程序流程图:

3. 软件编写与调试 (提交电子文档)

(1) 在提供的计算机的 E 盘上, 以本人准考证号为名新建一个文件夹, 并在此文件夹中建立以准考证号为名的项目文件, 开始进行软件设计;

(2) 程序编写完毕后, 生成 HEX 或 BIN 文件, 并通过在线编程写入单片机;

(3) 实现软硬件调试。

4. 产品展示与成果上交

产品完成后, 向监考老师一一展示产品功能, 并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

## 二、实施条件

直流稳压电源: 一台; 数字万用表: 一块; 台式电脑: 一台; 实验板: 一套; 测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52, 下载软件为使用 progisp1.72\

STC\_ISP\_V480;

实施条件说明:

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件;

3、考试提供调试用的单片机学习开发板, 试题中单片机小系统和下载部分用单片机学习开发板上的资源, 考生根据考试提供的万能板和元件, 完成单片机的外围接口电路的焊接, 并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来, 完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压, 单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率, 可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 2-2-1)



## 18. 试题编号：H2-18 单片机控制系统的设计与制作 18

### 一、任务描述

某企业承担用单片机实现双路防盗声光报警器的电气控制系统的设计与制作任务，其原理如下图 1 所示。设计要求：正常时 SW1 为断开状态，SW2 为闭合状态。当小偷翻窗入室，会导致 SW1 闭合或 SW2 断开时，同时启动声光报警：直流蜂鸣器（BUZZER）通电发声，LED1 与 LED2 交替闪亮，交替时间为 0.5 秒（时间精度不作严格要求），即 BUZ1 连续发出声音，同时 LED1 亮时，LED2 灭，LED1 灭时，LED2 亮。请考生按下列要求完成任务。

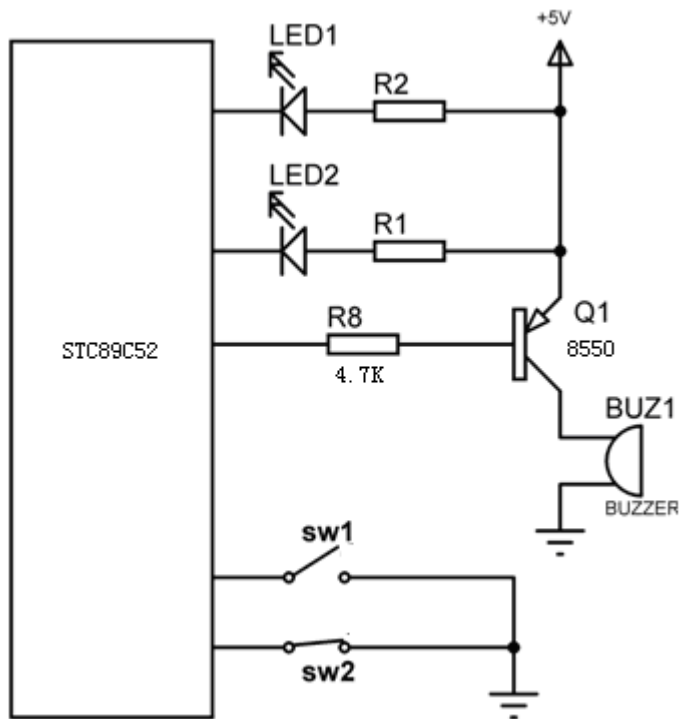


图 2-2-18 硬件参考电路

说明：下列要求在答题纸上作答的项目，在试卷上作答无效。

#### 1. 硬件设计与制作

(1) 已知 LED2 的驱动电流为 8mA，正向压降为 2.2V，估算其限流电阻 R 的取值（在答题纸上作答）；

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；

---

(3) 仔细对照电路原理图, 选择合适元件, 在万能板上完成单片机外围接口电路的焊接, 并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来, 完成硬件电路设计。

2. 软件程序流程设计 (在答题纸上作答)

画出程序流程图:

3. 软件编写与调试 (提交电子文档)

(1) 在提供的计算机的 E 盘上, 以本人准考证号为名新建一个文件夹, 并在此文件夹中建立以准考证号为名的项目文件, 开始进行软件设计;

(2) 程序编写完毕后, 生成 HEX 或 BIN 文件, 并通过在线编程写入单片机;

(3) 实现软硬件调试。

4. 产品展示与成果上交

产品完成后, 向监考老师一一展示产品功能, 并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

## 二、实施条件

直流稳压电源: 一台; 数字万用表: 一块; 台式电脑: 一台; 实验板: 一套; 测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52, 下载软件为使用 progisp1.72\

STC\_ISP\_V480;

实施条件说明:

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件;

3、考试提供调试用的单片机学习开发板, 试题中单片机小系统和下载部分用单片机学习开发板上的资源, 考生根据考试提供的万能板和元件, 完成单片机的外围接口电路的焊接, 并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来, 完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压, 单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率, 可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

## 三、考核时量

调试时间: 120 分钟

## 四、评分标准 (见表 2-2-1)

## 19. 试题编号：H2-19 单片机控制系统的设计与制作 19

### 一、任务描述

某企业承担用单片机实现裁判三人表决器的电气控制系统的设计与制作的任任务，其原理如下图 1 所示。设计要求：SW1 为主裁判按键，SW2、SW3 为副裁判按键。主裁判具有否决权，只有在主裁判表决有效时，至少有一名副裁判表决有效，才说明整体表决有效，否则为无效。整体表决有效时，LED1 亮，直流蜂鸣器发声 2 秒（时间精度不作严格要求）。整体表决无效时，直流蜂鸣器（BUZZER）通电发声，直至复位解除，但 LED1 不亮。请考生按下列要求完成任务。（本任务只需考虑在主裁判表决有效时的四种情况）

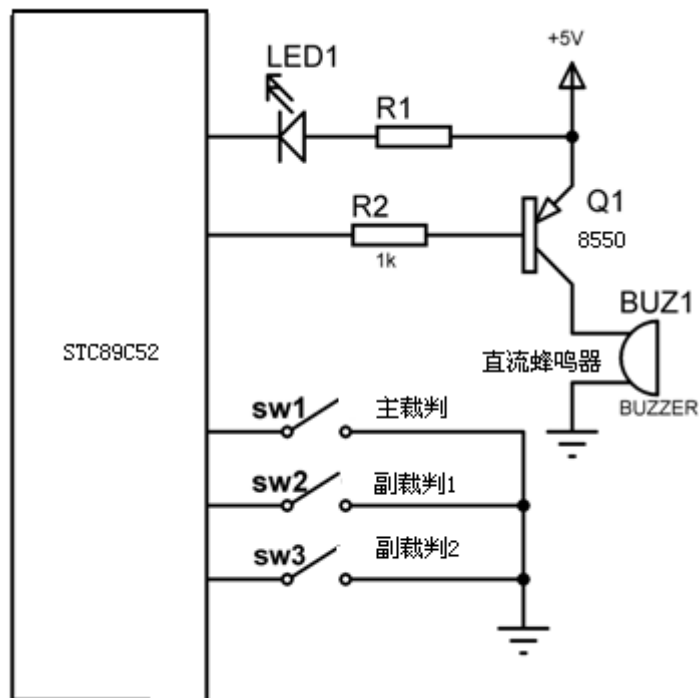


图 2-2-19 硬件参考图

说明：下列要求在答题纸上作答的项目，在试卷上作答无效。

#### 1. 硬件设计与制作

(1) 已知 LED1 的驱动电流为 10mA，正向压降为 2V，估算其限流电阻 R 取值（在答题纸上作答）；

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端

---

口标注在电路图上（在答题纸上作答）；

（3）仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

2. 软件程序流程设计（在答题纸上作答）

画出程序流程图：

3. 软件编写与调试（提交电子文档）

（1）在提供的计算机的 E 盘上，以本人准考证号为名新建一个文件夹，并在此文件夹中建立以准考证号为名的项目文件，开始进行软件设计；

（2）程序编写完毕后，生成 HEX 或 BIN 文件，并通过在线编程写入单片机；

（3）实现软硬件调试。

4. 产品展示与成果上交

产品完成后，向监考老师一一展示产品功能，并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

## 二、实施条件

直流稳压电源：一台；数字万用表：一块；台式电脑：一台；实验板：一套；测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52，下载软件为使用 progisp1.72\

STC\_ISP\_V480；

实施条件说明：

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件；

3、考试提供调试用的单片机学习开发板，试题中单片机小系统和下载部分用单片机学习开发板上的资源，考生根据考试提供的万能板和元件，完成单片机的外围接口电路的焊接，并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来，完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压，单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率，可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准（见表 2-2-1）

## 20. 试题编号：H1-20 单片机控制系统的设计与制作

### 一、任务描述

某企业承担用单片机实现汽车转向指示的电气控制系统设计与制作任务，其原理如下图所示。设计要求如下：当 S1 键打到 LEFT 档时，左转向指示灯 D1 闪烁；S1 键打到 RIGHT 档时，右转向指示灯 D2 闪烁；S1 键打到 NOP 档时，指示灯闪烁停止。转向时，只允许对应的一盏指示闪烁，闪烁频率为 1HZ。请考生按下列要求完成任务。

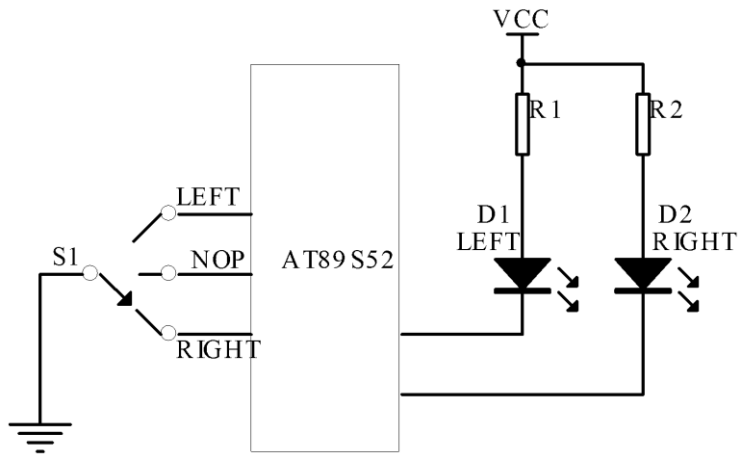


图 2-2-20 硬件参考图

说明：下列要求在答题纸上作答的项目，在试卷上作答无效。

#### 1. 硬件设计与制作

(1) 已知数码管每一段的静态驱动电流为 10mA，正向压降为 2V，估算限流电阻 R 取值（在答题纸上作答）；

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

(2) 按照任务要求，正确选择单片机端口，并将外围接口功能电路与单片机连接的端口标注在电路图上（在答题纸上作答）；

(3) 仔细对照电路原理图，选择合适元件，在万能板上完成单片机外围接口电路的焊接，并通过杜邦线将焊接的接口电路与考试提供的单片机学习开发板连接起来，完成硬件电路设计。

#### 2. 软件程序流程设计（在答题纸上作答）

---

画出程序流程图：

### 3. 软件编写与调试（提交电子文档）

（1）在提供的计算机的 E 盘上，以本人准考证号为名新建一个文件夹，并在此文件夹中建立以准考证号为名的项目文件，开始进行软件设计；

（2）程序编写完毕后，生成 HEX 或 BIN 文件，并通过在线编程写入单片机；

（3）实现软硬件调试。

### 4. 产品展示与成果上交

产品完成后，向监考老师一一展示产品功能，并按要求上交产品、试卷及软件编写与调试过程产生的所有文件。

## 二、实施条件

直流稳压电源：一台；数字万用表：一块；台式电脑：一台；实验板：一套；测试导线若干。

1、考试用的单片机为 STC89C52/AT89S52，下载软件为使用 progisp1.72\  
STC\_ISP\_V480；

实施条件说明：

2、考试提供 Keil uVision2\Keil uVision4\WAVE 6000 三款单片机开发软件；

3、考试提供调试用的单片机学习开发板，试题中单片机小系统和下载部分用单片机学习开发板上的资源，考生根据考试提供的万能板和元件，完成单片机的外围接口电路的焊接，并通过杜邦线将焊接的接口电路与单片机学习开发板连接起来，完成硬件电路设计。

4、单片机学习开发板所需电源为 5V 直流电压，单片机小系统供电可用下载器提供的 5VUSB 电源。外围接口电路的电源根据电路电压和功率，可选用考场提供的可调直流稳压电源或单片机学习开发板上提供的 5V 电源。

## 三、考核时量

调试时间：120 分钟

## 四、评分标准（见表 2-2-1）

